

mensuel no.64 octobre 1983 12 FF/97 FB

électronique pour labo et loisirs

anémomètre à maxima et minima

thermostatextext

Basicode:
 l'espéranto
 des BASIC

quantificateur:
 module pour
 synthétiseur

enquête elektor: les résultats

M1531-64-12FF



selektor	10-19
régulateur transistorisé pour alternateur	10-22
éprogrammateur sans interface	10-26
thermostat extérieur	10-27
commutateur d'antennes	10-34
anémomètre	10-36
Basicode-2	10-42
circuits imprimés en libre service	10-45
tort d'Elektor	10-46
adaptateur pour le secteur	10-49
le Junior Computer et Basicode-2	10-52
circuit de remise en forme pour signal FSK	10-58
quantificateur	10-62
alimentation programmable	10-68
enquête elektor	10-71
marché	10-73



The answer, my friend, is blowin' in the wind . . . Non, l'anémomètre sur la couverture de ce numéro n'est pas une allusion aux très nombreuses réponses que vous, lecteurs, avez bien voulu donner aux questions de notre enquêtes... bien qu'à certains moments (généralement juste après le passage du facteur) c'est bien un vent de panique qui soufflait sur la rédaction! Au contraire, ce montage très sérieux est un nouvel appareil pour la série "météo" qui comporte déjà un baromètre et divers thermomètres.

Le mois prochain:

La nouvelle carte CPU
présentée d'une part comme
un module autonome, et
d'autre part en association
avec la carte VDU pour
constituer

un nouveau terminal vidéo.

Un régulateur de vitesse pour modèle réduit ferroviaire. Les modélistes se réjouiront également de trouver

un convertisseur alternatif/continu pour les locos de la marque Märklin.

Un métronome à deux sons qui permet non seulement d'indiquer les temps forts, mais aussi les temps faibles d'une mesure.

Un témoin lumineux pour sonnerie de porte d'entrée ou sonnerie de téléphone, appelé le

phonophore

Bref! Un sommaire taillé sur mesure pour les premières longues soirées d'hiver régulateur transistorisé pour alternateur elektor octobre 1983

régulateur transistorisé pour alternateur

La quasi-totalité des véhicules quittant les chaînes d'assemblage actuelles est pourvue d'un alternateur à régulateur électronique, alternateur qui constitue la "centrale" du système électrique du véhicule. Le montage que nous allons décrire ici devrait intéresser les possesseurs de voitures un peu plus anciennes dont l'alternateur est équipé d'un régulateur électromécanique. A la fin de l'article, nous indiquerons comment procéder au montage dans le véhicule et donnerons les réglages à effectuer.

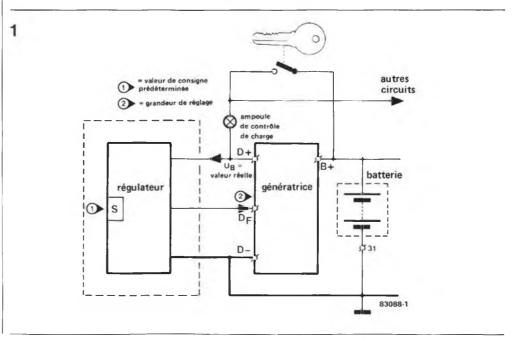
de l'électronique automobile

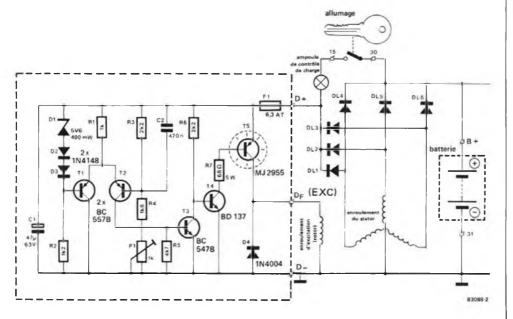
Comme nous le disions en début d'article, les voitures modernes quittent la chaîne équipées d'un régulateur électronique. Certains constructeurs nostalgiques ont mis un certain temps avant de se résigner à passer du régulateur électromécanique à son homologue électronique.

La durée de vie d'un régulateur électromécanique n'est pas éternelle: au bout d'un "certain temps" (aurait dit Fernand Raynaud), les contacts sont grillés, le ressort de rappel est "fatigué". Si la seule conséquence de ces pannes est une mauvaise charge de la batterie, il n'y a que demi-mal. Il suffira de pousser sa voiture jusqu'au garage le plus proche et de faire remplacer le régulateur de tension défectueux. Si, au contraire, les suites de la panne du régulateur provoquent une surcharge de la batterie, les conséquences sont tout autres, puisque la batterie se met simplement à bouillir et ne tarde pas à rendre l'âme et, dans le pire des cas, le régulateur de tension la suit dans son décès: la facture risque d'être salée.

Le régulateur de tension électronique ne connaît pas d'usure et possède d'autre part deux avantages non négligeables. Si le circuit est monté à proximité de la batterie, la température de cette dernière est également prise en compte dans la boucle de régulation. Le remplacement d'un régulateur électromécanique par sa version électronique élimine d'autre part une grande partie des parasites occasionnés par le premier cité, ce qui permet de jouir "à pleins tubes" de l'installation stéréo dont on vient de doter son véhicule (restent les parasites dûs à l'allumage, malheureusement).

Figure 1. Schéma synoptique illustrant le principe de la régulation. Il est le même, que le régulateur soit électromécanique ou électronique.





Réguler: pourquoi et où?

Pour éviter de devoir démarrer son véhicule à la manivelle, comme cela était fréquent il n'y a quère plus d'un quart de siècle, les voitures se sont vues dotées l'une après l'autre d'une batterie, d'un démarreur et d'une génératrice (une dynamo remplacée plus tard par un alternateur). Les lampes à acétylène qui équipaient les premières Renault et autres Ford furent elles aussi remplacées par des phares électriques. Si on veut recharger la batterie, il faut disposer d'une certaine tension. Il est bien évident qu'il est impossible de faire dépendre l'intensité lumineuse des phares de la vitesse de rotation du moteur. Il faut faire en sorte que la tension fournie par le générateur reste constante dans un domaine bien défini. Mais comme la vitesse de rotation de la génératrice est fonction de celle du moteur (puisqu'elle lui est accouplée) et qu'elle varie de ce fait constamment, et que parallèlement à la vitesse de rotation du moteur c'est également la tension fournie par l'enroulement d'excitation du rotor qui détermine la tension de sortie, le régulateur a bien évidemment un effet sur cette tension.

La figure 1 donne le schéma synoptique du système électrique d'un véhicule. La tension de sortie du générateur disponible au point D+ sert aussi de tension de fonctionnement et de valeur réelle pour le régulateur. Le régulateur, qui possède une valeur de consigne interne, déduit une grandeur de réglage de la différence entre la valeur réelle et la valeur de consigne. Dans ce cas-ci, cette valeur de réglage est la tension d'excitation du générateur. Si la tension de sortie du générateur augmente (à la suite d'une augmentation de la vitesse de rotation), le régulateur diminue la tension d'excitation jusqu'à ce que la tension de sortie corresponde à la valeur de consigne.

Le circuit

L'ensemble du circuit est illustré par le schéma de principe de la figure 2. On y retrouve le régulateur, la batterie et l'alternateur (rotor + stator). Nous aurions bien évidemment pu remplacer l'alternateur soit par une génératrice de courant continu, soit par une génératrice triphasée à double redressement au lieu du redressement simple phase réalisé à l'aide des diodes DL4...DL6. Cela n'aurait rien changé au principe de fonctionnement du régulateur de tension. Il nous faut cependant signaler une limitation du montage: le régulateur décrit ici est destiné aux véhicules fonctionnant en 12 V, et ne s'applique pas pour cette raison aux véhicules plus anciens fonctionnant en 6 V, ni aux poids lourds dont le système électrique travaille en 24 V.

Nous n'avons pas l'intention d'entrer dans les détails de fonctionnement d'une génératrice. Si le sujet vous intéresse, nous ne pouvons que vous conseiller de vous pencher sur un manuel d'électricité décrivant le principe d'une génératrice de courant triphasé. Il n'y a qu'un fait important à nos yeux: lorsqu'un courant traverse l'enroulement d'excitation, et que le rotor tourne (le courant d'excitation doit pour cette raison être envoyé par l'intermédiaire de la bague du collecteur), il naît un "courant" triphasé dans l'enroulement du stator. Ce "courant" triphasé est redressé par l'intermédiaire de DL1...DL3 pour le régulateur, et à l'aide de DL4...DL6 pour la batterie et autres circuits consommateurs annexes. Ce courant continu pulsé arrive au régulateur à travers la borne D+. Nous en arrivons ainsi à l'objet de notre intérêt: le circuit du régulateur.

Le condensateur Cl est chargé de fournir une tension de fonctionnement lissée au régulateur. Les diodes Dl, D2 et la diode zener D3 fournissent à elles trois la valeur

Figure 2. Schéma de principe du régulateur électronique. Pour plus de clarté il comprend également la génératrice triphasée (l'alternateur), l'allumage, l'ampoule de contrôle de charge et la batterie.

régulateur transistorisé pour alternateur elektor octobre 1983

Résistances: R1 = 1 k R2 = 1 k2 R3,R6 = 2k2 R4 = 1 k8 R5 = 4k7 R7 = 68 Ω/5 ... 9 W

Liste des composants

Condensateurs: C1 = 47 µ/63 V (électrolytique) C2 = 470 n

Semiconducteurs: T1,T2 = BC 557B T3 = BC 547 B T4 = BD 137/139 T5 = MJ 2955 D1 = diode zener 5V6/400 mW D2,D3 = 1N4148 D4 = 1N4004

Divers: F1 = fusible lent 6,3 A radiateur T0-3 pour T5

Figure 3. Représentation du dessin du circuit imprimé et implantation des composants. On retrouvera le premier dans les pages spéciales "circuits imprimés libre service".

de consigne. La chute de tension sur cette triplette atteint 6,9 V environ. Les transistors T1...T3 forment un amplificateur différentiel. La base de T1 constitue l'entrée inverseuse, la base de T2 l'entrée non-inverseuse. La sortie se trouve au collecteur de T3.

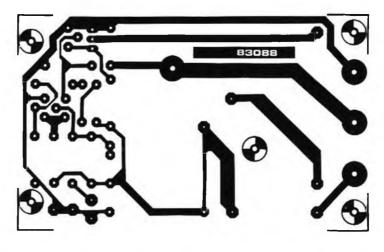
Lors d'un démarrage, un courant arrive à la base de T4 après avoir traversé l'ampoule de contrôle de charge et la résistance R6. T4 devient passant, ce qui permet à T5 de conduire et d'ouvrir au courant la voie vers l'enroulement d'excitation. Le moteur (et la génératrice) commencent à tourner et, à partir de 150 tr/mn environ, l'enroulement du stator se met à produire une tension en rapide augmentation. L'ampoule de contrôle de charge s'éteint parce que les tensions de cathode de DL1...DL3 et DL4...DL6 sont identiques. Comme le "fournisseur de valeur de consigne" (D1...D3) maintient la tension de base de T1 à une valeur constante et que T2 se voit appliquer à travers le diviseur de tension R3/R4/P1 une tension de base en rapide augmentation, T2 devient passant. T3 reçoit alors une tension de base et force ainsi le potentiel de la base de T4 vers la masse. T4 et, par son intermédiaire, T5 s'ouvrent, ce qui a pour effet de faire chuter le courant d'excitation. La tension totale

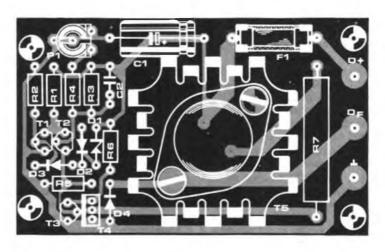
fournie par la génératrice chute; la tension de base de T1 (qui reste constante) dépasse alors la tension de base de T2. T2 se ferme et entraîne T3 dans le même mouvement, T4 et T5 deviennent passants. Le cycle de régulation est bouclé.

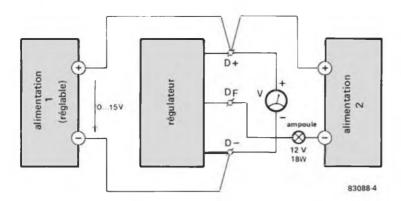
Il nous reste à préciser les fonctions de deux composants; C2 sert de condensateur d'antiparasitage et arrête les signaux parasites produits par le système électrique du véhicule, avant qu'ils ne puissent atteindre le régulateur. La diode D4 a une fonction très importante lors de l'arrêt du moteur. Comme n'importe quelle bobine, la bobine d'excitation emmagasine de l'énergie (magnétique). Lors de l'arrêt, il peut naître des tensions d'induction très élevées qui s'opposent à la tension originelle. Dans ce cas, la bobine d'excitation est court-circuitée par l'intermédiaire de la diode D4.

Lors de l'introduction, nous avons indiqué que les véhicules les plus récents possédaient un régulateur électronique. Dans la plupart des cas, il est intégré dans le boîtier de l'alternateur. Cette intégration présente bien évidemment quelques avantages, mais souffre également d'un défaut: pour ce type de régulateur aussi, la valeur de consigne est très souvent fixée à l'aide de diodes. Les diodes D2 et D3 possèdent

3







un coefficient de température négatif. Ainsi, une augmentation de la température entraîne une diminution de la valeur de consigne et de la tension totale fournie par la génératrice. Si, au contraire, on positionne le circuit du régulateur aux alentours de la batterie, lorsque la température de cette dernière augmente, sa charge diminue automatiquement: un processus d'autorégulation très utile qui ne peut qu'être bénéfique pour la durée de vie de la batterie, avantage dont il ne peut être question de disposer dans le cas d'un régulateur intégré.

Montage et réglage

Le dessin du circuit imprimé correspondant au montage que nous venons de décrire est donné en figure 3. L'utilisation d'une platine reprenant ce dessin devrait permettre de se prémunir contre un certain nombre de problèmes. Le transistor de puissance MJ2955 doit être monté sur radiateur T0-3.

L'étalonnage est un peu plus délicat. Il est important de le faire avant de mettre le montage en place dans le véhicule. Pour effectuer ce réglage, nous avons besoin d'un voltmètre numérique (à défaut un voltmètre analogique haute impédance très precis), de deux alimentations indépendantes (si possible), et d'une ampoule de voiture 12 V/18 W.

La figure 4 donne le câblage provisoire à effectuer pour pouvoir procéder au réglage. L'alimentation numéro l doit pouvoir fournir 100 mA au minimum à une tension devant pouvoir monter jusqu'à 15 V (cette fois-ci, le mieux n'est pas l'ennemi du bien !!!). L'alimentation numéro 2 est chargée de donner la puissance, et doit pouvoir fournir une tension stable de 12 V. Si l'on dispose d'une seconde alimentation, on la règle de manière à ce qu'elle fournisse une tension de 12 V environ, et ceci avant de commencer la procédure de réglage proprement dite. Cette alimentation doit pouvoir délivrer un courant de 1.5 A au minimum. Si l'on ne dispose que d'une seule alimentation répondant aux critères fixés pour la première, la batterie du véhicule (extraite de son logement) peut tenir lieu de seconde alimentation.

Lorsque le câblage décrit par le schéma de la figure 4 est en place, on augmente la tension de sortie de l'alimentation 1 en partant de la tension la plus faible qu'elle puisse fournir, et l'on suit attentivement l'indication donnée par le voltmètre (l'indication donnée par le galvanomètre propre de l'alimentation n'est pas fiable!). A partir de 3...5 V, l'ampoule devrait commencer à briller. L'intensité de l'illumination de l'ampoule suit l'augmentation de la tension. À 14,3 V l'ampoule doit s'éteindre. Ce point de basculement est fixé par action sur Pl. Au cours de ce réglage, il faut procéder par augmentation de tension et donc abaisser à chaque fois suffisamment la tension.

Lorsque l'on a effectué le réglage correct de ce point de basculement, on procède à une ultime vérification. Pour cela, on fixe la tension de sortie de l'alimentation l à 15 V et on la diminue lentement. L'ampoule devrait se rallumer aux alentours de 13,9...14 V. Cette hystérésis de quelques 0,3 V est influencée par la valeur de R3. Les diverses valeurs citées ont été relevées à une température ambiante de 20° C environ. Si vous effectuez cet étalonnage cet hiver, il faudra le faire à l'intérieur, ou dans un garage chauffé.

Ceux qui ne disposent que d'une seule alimentation puissante appliqueront la procédure de réglage suivante: supprimer "mentalement" l'alimentation 2; la connexion de l'ampoule libérée par cette manœuvre (figure 4) est tout simplement reliée à la masse. La suite du réglage est identique à celui décrit plus haut. Pour vous simplifier la mise en place dans le véhicule, nous avons repris la dénomination des bornes selon les normes DIN (figure 2). Si vous possédez un véhicule ne répondant pas à ces normes, il faudra faire preuve d'un peu d'imagination et déterminer avec certitude les bornes D+, D- et Dr. Cela ne devrait pas poser de problème insurmontable, sachant que le régulateur électromécanique est pourvu

lui aussi de ces trois connexions.

Figure 4. Avant de mettre le régulateur en place dans son véhicule, il faut effectuer un réglage soigné. Ce schéma donne le "câblage" provisoire permettant de le réussir. Le texte décrit par ailleurs comment effectuer ce réglage si l'on ne dispose que d'une seule alimentation.

Dans le courrier de nos lecteurs il est une question qui revient souvent: "Comment puis-je utiliser l'éprogrammateur avec la carte principale du Junior Computer sans interface ?" ou encore "Comment réaliser un programmateur d'EPROM simple mais autonome à partir d'un Junior Computer ?" Avec la contribution de deux lecteurs qui nous ont soumis les propositions de modification décrites ci-après, nous pensons donner une réponse satisfaisante à ces questions.

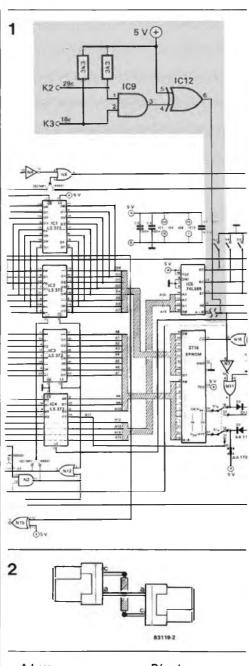
eprogrammateur sans interface

les EPROM 2716 programmées facilement avec le Junior Computer!

Figure 1. Tant que l'on se contente de programmer des 2716, il est très facile d'utiliser le programmateur d'EPROM avec la carte principale du Junior Computer sans carte d'interface. Le nouveau décodage d'adresses est effectué sur la carte principale du Junior Computer. Deux portes logiques encore disponibles sur l'éprogrammateur combinent les signaux de décodage prélevés sur le connecteur à 64 broches conformément au tableau 1.

Figure 2. Suggestion de couplage des deux cartes à l'aide de connecteurs à 64 broches. Faites des essais préalables et veillez à respecter l'orientation des connecteurs!

Tableau 1. Pour adresser une EPROM de 2 K, il faut deux signaux K que l'on combine selon ses besoins.



Adresse	Déco	dage
0800 - 0FFF	K2 - 28c	K3 - 18c
0C00 - 13FF	K3 - 18c	K4 - 17a
1000 - 17FF	K4 - 17a	K5 - 15a
1400 - 1BFF	K5 - 15a	K6 - 15c

L'utilisation des mémoires mortes programmables et effaçables se généralise dans les applications les plus diverses. Sous leur forme la plus courante (2716 = 2 Koctets), ces composants servent au stockage non seulement de programmes, mais aussi, et de plus en plus, de tables de consultation établies à des fins de conversion de code et autres générations de caractères; voir par exemple les applications récentes dans l'Elekterminal (nouveau générateur de caractères avec minuscules), le nouveau clavier ASCII (conversion de code), ou encore dans le quantificateur de ce mois-ci (échelles musicales), etc... Pour une utilisation réellement commode, il est indispensable de disposer d'un programmateur grâce auquel l'introduction des données (tamponnées en RAM) dans l'EPROM soit aisée.

Un compromis

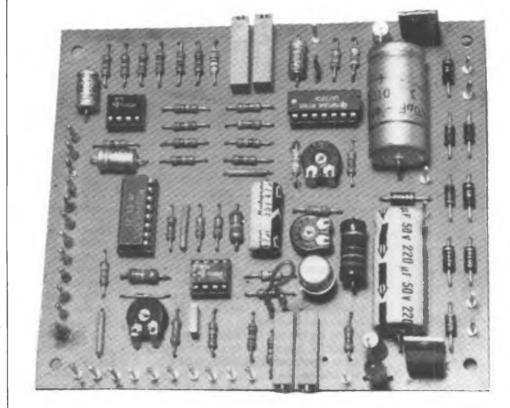
La combinaison de la carte principale du Junior Computer et de l'éprogrammateur publié en Janvier 1982, Elektor nº 43 page 1-60, se présente comme un compromis intéressant, moyennant une petite modification du décodage d'adresses. Hormis deux résistances supplémentaires, il n'y a aucun nouveau composant. Au contraire, certains composants initialement prévus sur l'éprogrammateur peuvent être omis: R1...R4, S3...S6, et surtout IC5. Si l'on ne souhaite pas supprimer ce circuit intégré (74LS85), il faut toutefois interrompre la liaison entre sa broche 6 et la broche 5 d'IC 10 (N7) ainsi que les broches 2 et 12 d'IC 8 (FF1/FF2).

De sorte que le circuit de décodage d'adresses original de l'éprogrammateur est définitivement mis hors de service. Il sera remplacé par le nouveau circuit de la partie supérieure de la figure 1. Cette combinaison de deux portes logiques délivre un signal Chip Select (actif au niveau logique haut) à partir de deux signaux K (1 Koctet chacun) produits par IC 6 de la carte prin-

cipale du Junior Computer. La porte OU exclusif est di

La porte OU exclusif est disponible dans IC 12 (sortie broche 6, entrées broches 4 et 5), tandis que la porte ET est disponible dans IC 9 (sortie broche 3, entrées broches 1 et 2; on remarque au passage que ces deux entrées doivent être munies de résistances de polarisation au niveau logique haut !). Il reste à établir deux des huit liaisons indiquées sur le tableau 1; le choix sera fait en fonction du décodage d'adresses souhaité. Celui-ci ne permet la programmation que d'EPROM 2716 (la programmation de 2732 nous a paru sortir du cadre de ce genre de bricolage...)! On trouve sur la figure 2 une suggestion pour la réalisation du couplage entre les deux cartes à l'aide de deux connecteurs à 64 broches (femelles). Comme on le voit sur ce croquis, il est chaudement recommandé de munir les connexions "c" d'une gaine isolante.

Pour toute information complémentaire, on se réfèrera à l'article mentionné ci-dessus ainsi qu'aux livres consacrés au Junior Computer.



- utilisable tant avec une installation de chauffage central (C.C.) au gaz qu'avec un C.C. fonctionnant au fuel avec vanne de mélange (pour ce dernier type, d'où nécessité d'une adaptation personnalisée)
- réglage aisé de la courbe de chauffage par définition de deux de ses points
- étalonnage facile: les températures sont lisibles sans conversion à l'aide d'un multimètre (voltmètre)
- hystérésis variable
- la position nocturne ne consiste pas en un simple décalage de la courbe diurne; le système dispose en effet de deux courbes de chauffage (diurne et nocturne) totalement indépendantes

A la suite de l'article "thermostat extérieur pour chauffage central" publié l'an dernier avant le début de la nouvelle saison de chauffe, les lettres n'ont cessé d'affluer, comportant plus de questions que de réponses; certaines d'entre elles comportaient même des photographies de réalisations nées de cet article. Nous avons été quelque peu surpris de prime abord par le nombre important de lecteurs intéressés par les économies d'énergie. Après quelques secondes de réflexion, nous les comprenons mieux. Quelques lettres réclamaient un dessin de circuit imprimé (c'est tellement plus facile), d'autres auraient bien aimé trouver une nouvelle version du montage dotée de possibilités supplémentaires. Nous avons repris le tout à zéro, l'avons pourvu d'un dessin de circuit imprimé et espérons que cela répondra à de nombreux souhaits.

thermostat extérieur

à courbe de chauffage ajustable à 100 %

Note: Nous ne recommandons pas l'usage de ce thermostat sur des installations à brûleur unique commun au circuit des radiateurs et au circuit de l'eau sanitaire.

Pour commencer, nous nous permettons de rafraîchir la mémoire de nos lecteurs par quelques rappels. A quoi peut bien servir un thermostat extérieur ? Un thermostat extérieur est un interrupteur thermostatique connecté en série avec le thermostat d'ambiance et chargé de faire en sorte que la température de l'eau de l'installation de chauffage central garde une relation "raisonnable" avec la température extérieure. Un thermostat extérieur de ce type comporte deux capteurs de température: le premier prend la température de l'eau du chauffage central, le second détecte la température extérieure. Si, pour une raison ou une autre, la température de l'eau de chauffage dépasse celle qui, en fonction des conditions de température extérieure, paraît suffisante, le thermostat extérieur prend la décision

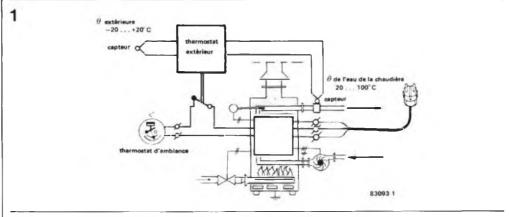
de couper le chauffage central.

Le schéma de principe de la figure 1 montre l'agencement d'une installation de chauffage central ordinaire auquel on a ajouté le thermostat extérieur. Certaines installations de chauffage ne possèdent même plus de thermostat d'ambiance. Pour en savoir plus à ce sujet, nous vous renvoyons à l'article précité daté du mois d'octobre 1982 (pages 10-49 à 10-53). Par défaut de place, nous ne pouvons reprendre ici toutes les informations.

L'adjonction d'un thermostat extérieur permet-elle des économies d'énergie ? Car c'est en fait de cela qu'il s'agit dans le fond, n'est-ce-pas ?

Une réponse de Normand convient parfaitement ici: (peut-être ben qu') oui et (peut-être ben qu') non. Dans le cas d'une installation de chauffage bien dimensionnée

Figure 1. Par l'intermédiaire des deux capteurs dont il est équipé, un thermostat extérieur prend en compte la température de l'air extérieur et celle de l'eau quittant la chaudière. Si la relation entre ces deux températures devient "anti-économique", il corrige les instructions du thermostat d'ambiance.



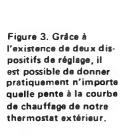
dont on utilise le thermostat avec discernement, un thermostat extérieur n'apporte pas d'amélioration. Mais dans tous les autres cas, sa caractéristique ''économies d'énergie'' permet de diminuer les frais de chauffage de manière sensible (certains appareils n'hésitent pas à parler de 15 à 20 % !!!). Prenons un exemple.

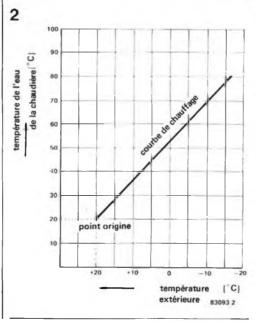
Si l'on ne fait pas attention à bien fermer les portes, il pourrait fort bien se faire que le thermostat d'ambiance réglé à 200 C, rafraîchi par les courants d'air nés de ces ouvertures de portes répétées, demande au chauffage central "d'envoyer de l'eau chaude". Ce processus peut entraîner une augmentation conséquente de la température de l'eau, bien que cela ne soit quère utile pour une température extérieure de 18° C par exemple. Dans de telles conditions, un thermostat extérieur devient intraitable et coupe résolument l'arrivée de gaz à la chaudière, quelles que soient les demandes frénétiques du thermostat d'ambiance. On peut évidemment, dans ce cas-ci, parler d'économies d'énergie.

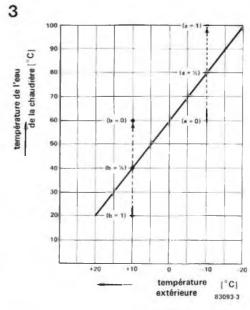
La courbe de chauffage

Le lecteur curieux peut trouver des informations supplémentaires en (re)lisant l'article précédemment cité. Le fond du problème est qu'il est toujours antiéconomique de travailler avec une température d'eau de la chaudière supérieure à ce qui est strictement nécessaire. Un thermostat extérieur peut très souvent faire en sorte que la relation entre la température extérieure et celle de l'eau de chauffage soit plus ''raisonnable'' Même en l'absence de thermostat extérieur, il y a toujours une certaine relation entre ces deux températures. C'est ce que l'on appelle la courbe de chauffage, dont on retrouve un exemple en figure 2. En ordonnée est indiquée la température de l'eau de chauffage en degrés Celsius, tandis qu'en abscisse est donnée la température extérieure. Le début de la courbe, 200 C dans l'exemple choisi, s'appelle point origine; lorsque la température extérieure dépasse celle du point origine, il n'y a pas de chauffage. Chaque installation de chauffage possède sa courbe de chauffage propre au tracé légèrement différent. La forme optimale de la courbe dépend de plusieurs facteurs: la capacité de la chaudière, le type des radiateurs utilisés, les dimensions de la maison, et (à ne pas perdre de vue) le confort désiré. En ce qui concerne ce dernier: chaque courbe de chauffage est un compromis entre ce confort d'une part, et la meilleure utilisation (donc la plus économique) de l'énergie nécessaire. Si l'on choisit le confort maximal, la courbe









de chauffage doit être aussi pentue que possible; en effet, une température d'eau élevée garantit le chauffage le plus rapide. Une courbe relativement plate assure le chauffage le plus rentable.

Sachant que le thermostat extérieur pourvu de ses deux capteurs est capable de surveiller la température de l'air extérieur et celle de l'eau de la chaudière, il devrait être possible, en principe, de le doter d'organes de commande vous permettant de tracer la courbe de chauffage de votre choix. Dans le montage décrit l'an dernier, nous avions utilisé un principe identique en permettant le réglage du point origine de la courbe de chauffage et de sa pente. En fait cela aurait dû suffire, mais cette façon de procéder avait une limitation. Si l'on avait mis sur papier millimétré la courbe de chauffage choisie, la procédure de réglage nécessaire pour transformer cette courbe en réalité pouvait s'avérer, dans certains cas, longue et délicate. L'une des exigences que nous nous sommes posées, lors de la conception de ce nouveau thermostat extérieur, fut de simplifier le réglage de la courbe de chauffage.

Simple comme bonjour

On peut s'attaquer au problème de la réalisation d'une courbe ajustable, telle celle d'une courbe de chauffage, de deux manières différentes. On peut faire en sorte de pouvoir déplacer un point (le point origine par exemple), et combiner cette possibilité à celle d'une pente ajustable (coefficient angulaire), c'est ce que nous proposions dans le montage précédent.

Il est encore plus aisé de déterminer le tracé d'une ligne droite si l'on connaît deux points sur cette droite. Si l'on conçoit un montage grâce auquel il est possible de faire varier deux des points de la "courbe" de chauffage, il doit vous paraître évident que toutes les variations sont possibles. Le dessin de la figure 3 illustre nos intentions et montre le domaine de réglage de notre thermostat "nouvelle mouture". On constate qu'il possède deux valeurs de référence pour la température extérieure, - 100 C et + 100 C; chacun des points possède un réglage permettant de faire varier la température de l'eau de la chaudière de façon conséquente. A - 100 C le réglage a balaie un domaine qui s'étend de 100° C à 60° C. A + 10° C, le réglage b permet de sélectionner une température de l'eau comprise entre 20° C et 60° C. On dispose ainsi de la possibilité de choisir une courbe de chauffage allant de l'horizontale (a = 0, b = 0) à une pente plus proche de la verticale (a = 1, b = 1). La mise en pratique est très simple. Il suffit de dessiner sur papier quadrillé la courbe de chauffage désirée; à partir des points - 10° C et + 10° C de l'abscisse, on trace deux lignes verticales; noter les valeurs des températures d'eau correspondant aux deux intersections, et donner aux deux dispositifs de réglage a et b les valeurs précédemment relevées. Le réglage est terminé.

Si l'on ne connaît pas la courbe de chauffage, la procédure de réglage est légèrement différente: mettre les dispositifs de réglage a et b en position médiane. Un jour de température extérieure positive (aux alentours de + 10° C si possible), la position du système de réglage b est modifiée de manière à avoir une température intérieure agréable. En cas de température extérieure négative (si possible aux environs de - 10° C), on agira sur le système de réglage a. Il ne faut pas perdre de vue qu'il faut un certain temps avant de noter une modification de la courbe de chauffage (ne corriger que le jour suivant).

Cette facilité de réglage de la courbe de chauffage est la caractéristique la plus frappante de notre thermostat extérieur. Mais il est doté d'autres qualités remarquables. Ce montage convient tant aux chaudières au gaz (marche/arrêt) qu'à celles alimentées en fuel (analogiques) et pourvues d'une vanne de mélange (après adaptation de l'étage de sortie). En raison, malheureusement, de la diversité des vannes de mélange existant sur le marché, nous n'avons pas pu prévoir une adaption universelle entre le thermostat et la vanne; il n'est pas possible de procéder à un couplage direct. Dans certains cas, cela peut poser un problème. Avant toute décision, il est indispensable de vérifier (avec votre installateur) que la vanne de mélange de votre chaudière peut être commandée, à l'aide d'un montage d'adaptation, par le thermostat extérieur.

Le thermostat extérieur possède, d'autre part, une hystérésis ajustable (différence entre les points de mise en route et de coupure de la chaudière) et on peut le faire passer le soir sur une courbe de chauffage nocturne, régable elle aussi, (à l'aide d'une horloge programmable bon marché, par exemple). Il possède également une tension de référence spéciale qui permet de lire directement en degrés Celsius la température extérieure et celle de l'eau de chauffage par simple branchement d'un multimètre à la sortie des capteurs de températures. Ceci simplifie "bigrement" le réglage.

Concept de base

Nous en arrivons à l'électronique. Il nous faut, pour commencer, disposer de deux capteurs de température qui nous fourniront les informations indispensables de température extérieure et de celle de l'eau de la chaudière. En sortie, il nous faut un

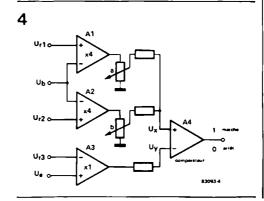


Figure 4, Schéma synoptique du montage. Les températures de référence permettant de modifier la pente de la courbe de chauffage ont reçu les dénominations U_{r1} et U_{r2}. Le "déplacement" lui-même se fait par l'intermédiaire des dispositifs de réglage de gain a et b.

étage capable de commander la vanne de gaz ou la vanne de mélange analogique de la chaudière concernée.

Ces deux parties ne posent pas trop de problèmes.

Il nous faut maintenant concevoir l'électronique de régulation permettant d'obtenir la courbe de chauffage variable décrite en figure 3. Quelques essais et quelques calculs nous ont donné le schéma synoptique de la figure 4. Le cerveau de notre thermostat extérieur comprend trois amplificateurs différentiels, un comparateur, trois tensions de référence et deux potentiomètres.

Le montage commence par comparer deux températures. Le comparateur A4 se charge de cette opération. Les deux tensions appliquées à ses entrées (U_X et U_Y) représentent respectivement les informations de température extérieure et de celle de l'eau de la chaudière. Lorsque U_X dépasse U_Y, la chaudière est mise en fonction; au contraire, si U_X tombe en dessous de U_Y, la chaudière est coupée.

La tension U_y pose peu de problèmes. Elle est obtenue par l'intermédiaire d'un amplificateur différentiel (A3) qui compare la tension U_e , fournie par le capteur de température de l'eau, à une tension constante qui représente une température de référence $U_r3:U_y=U_e-U_r3$. La tension U_r3 a une fonction de "constante de sécurité" dans le sens où elle évite dans les cas extrêmes que la courbe de chauffage bascule du mauvais côté.

L'obtention de l'information de température extérieure U_X indispensable au comparateur est plus délicate que celle de U_Y . Nous désirions garder la possibilité de faire basculer la courbe de la figure 3 aux points – 10° C et + 10° C. Ceci fut obtenu par la mise en œuvre de deux amplificateurs différentiels (A1 et A2) et par représentation des points – 10° C et + 10° C par deux tensions de référence (U_{r1} et U_{r2} respectivement).

La tension (Ub) mesurée à l'aide du capteur de température extérieure est appliquée aux entrées inverseuses de Al et de A2; les entrées non-inverseuses se voient appliquer les tensions de référence. Les potentiomètres a et b permettant d'agir sur les gains de Al et de A2, nous pouvons exprimer Ux à l'aide de la formule suivante: $U_x = 2a (U_{r1} - U_b) + 2b (U_{r2} - U_b).$ A + 100 C (= U_{r1}), le niveau de U_{x} est déterminé par le réglage de a, tandis qu'à - 100 C (= U_{r2}) il l'est par le réglage de b. La figure 3 indique également les "plages" des dispositifs de réglage. Pour une température extérieure de - 10° C et un gain de a = 1, il faut que la température de l'eau de la chaudière commence par atteindre 1000 C avant que Ux ne soit inférieure à U_V (ou que U_V dépasse U_X) et qu'alors le fonctionnement de la chaudière soit arrêté par ordre du comparateur A4. Pour un gain choisi a = 0, cet arrêt se fait dès que la température atteint 60° C. A une température extérieure de + 100 C et pour un gain b = 1, il faudra que la température de l'eau de la chaudière commence par tomber à 200 C avant que Ux

ne dépasse U_y et que la chaudière ne soit mise en fonction par l'intermédiaire de A4; pour un gain b = 0, ce processus se fait dés que la température tombe à 60° C.

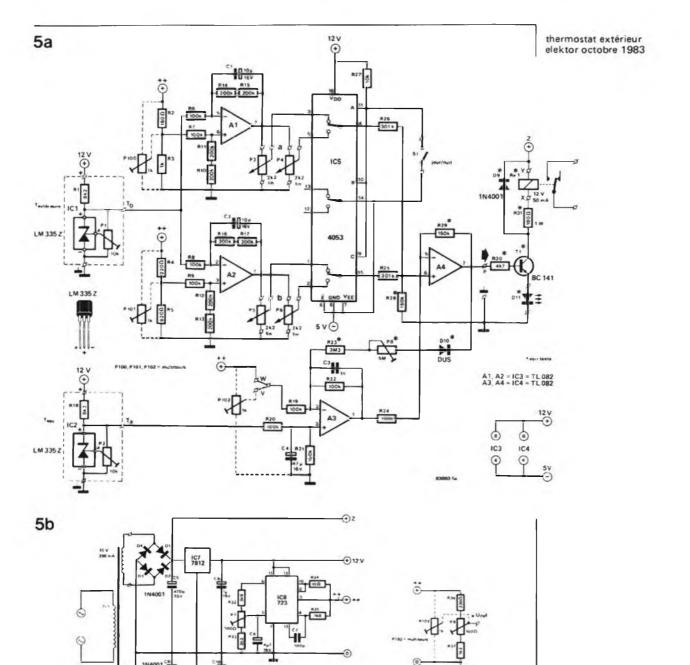
Le schéma

Le schéma de principe complet du thermostat extérieur est donné en figure 5. La similitude avec le schéma synoptique de la figure 4 ne manquera pas de vous frapper.

A gauche apparaissent les deux capteurs de température (LM 335Z); IC1 mesure la température extérieure, IC2 se charge de celle de l'eau de la chaudière. Nous retrouvons nos trois amplificateurs différentiels (A1, A2 et A3), et nous découvrons à droite notre comparateur (A4). La sortie de A4 (point P) peut servir de sortie analogique pour commander une chaudière à vanne de mélange. Dans la version destinée aux chaudières à gaz, la sortie de A4 est suivie par un étage de commande construit autour d'un transistor de commutation (T1) qui commande la vanne du brûleur par l'entremise d'un relais. La LED D11 signale que la température d'eau autorisée n'est pas encore atteinte; elle s'éteint lorsque la chaudière est mise hors-fonction par l'intermédiaire du thermostat extérieur. Les deux potentiomètres a et b de la figure 4 sont en fait doubles. Cela nous permet de dissocier totalement les courbes de chauffage diurne et nocturne. En ce qui concerne la "courbe diurne", P3 correspond au dispositif de réglage a, P5 à b; parallèlement, la courbe nocturne est réglée par action sur P4 et P6 respectivement. La commutation d'une paire de potentiomètres à l'autre se fait par l'intermédiaire de commutateurs électroniques (contenus dans IC5), eux-mêmes commandés par \$1. Cet inverseur permet de sélectionner soit la courbe diurne, soit la courbe nocturne (S1 ouvert = diurne, S1 fermé = nocturne). Nous en arrivons aux différentes tensions représentant les températures de référence (U_{r1}...U_{r3} de la figure 4). Penchons-nous quelques secondes sur le schéma de la figure 5b qui représente l'alimentation du thermostat extérieur. Les deux tensions d'alimentation nécessaires (+ 12 V et - 5 V) sont produites de la manière la plus simple possible, c'est-à-dire à l'aide de régulateurs de tension intégrés (IC6 et IC7). Un régulateur de tension du type 723 (IC8) extrait la tension "++" de la tension stabilisée de 12 V. Après réglage, cette tension vaut 3,34 V très exactement; elle sert de tension de référence pour A3 (Ur3 de la figure 4). Les tensions de référence Url et Ur2 sont extraites de cette tension "++" par l'intermédiaire de diviseurs de tension (R2/R3 et R4/R5).

Uref et hystérésis

Dès leur fabrication, les capteurs de température IC1 et IC2 sont étalonnés en Kelvin (273K = 0° C). Ainsi, à une température de 0° C, on trouve aux points Ta et Tb une tension de 2,73 V. Sachant que le réglage est énormément simplifié si à une température de 0° C correspond



une tension de 0 V, nous avons extrait de la tension "++", par l'intermédiaire d'un diviseur de tension, une tension Uref qui, après réglage correct par action sur P9, vaut très exactement 2,73 V. Si l'on connecte un voltmètre entre les points Ta (ou Tb) et Uref, on peut lire sans autre forme de procès la température en °C mesurée par le capteur; chaque centième de volt (10 mV) représente 1° C.

Un mot en ce qui concerne l'hystérésis. Pour la créer, on injecte sur l'entrée inverseuse de A3 une petite tension de correction ajustable par action sur P8, tension prise à la sortie de A4. Quelle peut bien être l'utilité d'une hystérésis? Pour une chaudière au gaz, elle permet d'éloigner l'un de l'autre les points de mise en fonction et d'arrêt de celle-ci. Sans hystérésis, les intervalles séparant l'allumage et l'extinction

du brûleur seraient très brefs si le dispositif voulait maintenir l'eau à la bonne température. Cela deviendrait débile. Il est plus raisonnable de faire en sorte que la chaudière cesse de fonctionner lorsque la température de l'eau atteint la valeur désirée, et qu'elle se remette en fonction lorsque la température de l'eau est tombée de 2° C en-dessous de la valeur choisie. Cette différence s'appelle l'hystérésis. P8 permet d'obtenir une hystérésis maximale de 10° C. Le réglage préférentiel de l'hystérésis est atteint si, par une journée d'hiver, la chaudière se met en route quelques 6 fois par heure environ.

La construction

Nous voici arrivés au côté pratique de la chose. La figure 6 donne le dessin du circuit

Figure 5. Schéma de principe complet. Les dispositifs de réglage e et b du schéma synoptique réapparaissent sous la forme de P3...P6 (P3 et P5 pour la courbe diurne, P4 et P6 pour la courbe nocturne).

Liste des composants

Résistances: R1,R18 = 8k2 $R2,R31 = 180 \Omega 1 \%$ R3 = 1 k 1 % $R4_R36 = 220 \Omega 1 \%$ $R5 = 820 \Omega 1 \%$ R6...R9,R19...R22 = 100 k 1 % R10...R17 = 200 k 1 % R23 = 3M3 R24.R28.R29 = 150 kR25.R26 = 301 k 1 % R27 = 10 kR30 = 4k7R32 = 3k9 R33 = 3k3 $R34 = 10 \Omega$ R35 = 1k8R37 = 1k2P1,P2 = 10 k ajustable P3...P6 = 2k2 lin.

Condensateurs:

 $C1.C2 = 10 \mu/16 V$

P7 ≈ 500 \(\Omega \) ajustable P8 = 5 M ajustable P9 = 100 \(\) ajustable P100...P103 = 1 k 10 tours

C3 = 1 n

 $C4 = 47 \mu/16 V$

 $C5 = 470 \mu/35 V$

 $C6,C10 = 1 \mu/16 V$

C7 = 100 p

 $C8 - 4\mu 7/16 V$ $C9 = 220 \,\mu/35 \,V$

Semiconducteurs:

D1...D9 = 1N4001

D10 = 1N4148

D11 - LED T1 = BC 141

IC1,IC2 = LM 335 Z

(National Semiconductor)

IC3,IC4 = TL 082

IC5 = 4053

IC6 = 7905

IC7 = 7812

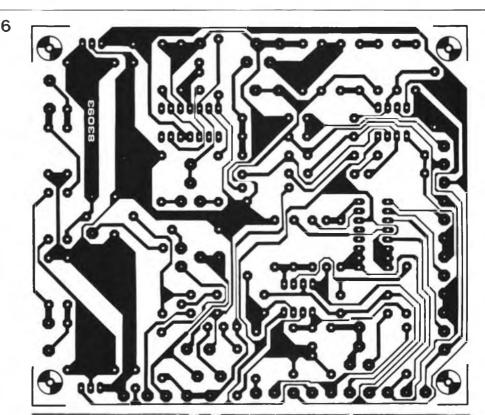
IC8 = 723

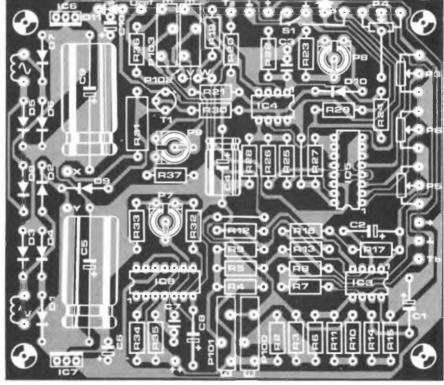
Divers:

Re1 = n'importe quel relais du type 12 V convient puisqu'il n'est pas implanté sur le circuit imprimé Tr1 = transfo secteur 2 x 15 V/200 mA S1 = interrupteur unipolaire

Attention I C6 et C10 sont montés verticalement.

Figure 6. Représentation du dessin du circuit imprimé et implantation des composants du thermostat extérieur.





imprimé sur lequel viennent prendre place les divers composants. L'implantation des composants ne demande que peu d'explications. A noter cependant le positionnement vertical des condensateurs électrochimiques C6 et C10. Le circuit imprimé comporte de nombreux points de connexion qui, de par leurs dénominations précises, ne devraient guère vous poser de problème. Tous les composants prennent place sur le circuit imprimé... à l'exception du transformateur, des potentiomètres, du relais et des deux capteurs de température (cela

ne vous rappelle-t-il pas certaines règles de grammaire ???). Le capteur IC2 est fixé sur la conduite d'eau sortant de la chaudière à l'aide d'une pince (ajouter éventuellement un peu de pâte thermoconductrice). En ce qui concerne IC1, il faudra lui trouver un emplacement sur un mur extérieur où il ne soit pas exposé directement au soleil et où il soit à l'abri de la pluie; le vent, au contraire, doit avoir une prise aussi grande que possible sur ce capteur.

Comme indiqué dans les deux encadrés

en pointillés du schéma 5, les résistances R1 et R18, ainsi que les potentiomètres P1 et P2, sont directement soudées sur IC1 et IC2 respectivement; lorsque cela est fait, on "tire" un câble blindé bifilaire vers les connexions "+ 1 Ta" et "+ 1 Tb" du circuit imprimé.

Nous avons signalé dès le début qu'il y aurait deux versions du thermostat extérieur: la première est une version marche/arrêt avec hystérésis destinée aux chaudières à gaz dont le brûleur ne connaît que deux états: soit en fonction, soit coupé. La seconde version est la version analogique destinée aux installations à vanne de mélange. La version 1 (marche/arrêt) respecte le schéma donné en figure 5, mais sans mise en place des résistances R28 et R29. En ce qui concerne la version analogique au contraire, R28 et R29 sont mises en place, mais on supprime R23, P8, D10, R30, T1, D11, R31, D9 et le relais. Lors d'une augmentation de la température, la tension présente à la sortie analogique (point P) suit une courbe linéaire; si l'on respecte les valeurs du schéma pour R28 et R29, le gain de A4 est égal à 1 et la tension vaut 10 mV par oC. Cette tension de sortie pourra être adaptée aux besoins par simple modification des valeurs de ces deux résistances

Une dernière remarque importante pour finir. Si l'on veut obtenir un fonctionnement précis du montage, il faut utiliser des composants aux caractéristiques précises. D'où la présence d'un certain nombre de suffixes 1 % derrière un nombre non négligeable de résistances. Si l'on est moins exigeant, on peut utiliser des résistances à 5 %. Sachant que les "paires-série" R10/R11, R12/R13, R14/R15 et R16/R17 font très exactement 400 k, il faudra, dans le cas d'utilisation de résistances à 5 %, les remplacer respectivement par une 180 k et une 220 k (total 400 k). R25 et R26 deviennent alors des 330 k.

Réglage

La procédure de réglage de ce thermostat extérieur est extrêmement simple puisqu'il suffit de disposer d'un bon voltmètre (numérique) à haute impédance. Nous décrivons ici la procédure de réglage de la version 1 (sans R28 et R29). Le point 4 de la procédure de réglage saute dans le cas de la version 2 (analogique), mais il faudra dans ce cas effectuer le réglage de l'interface entre la sortie P et la vanne de mélange (ce réglage est différent d'une chaudière à l'autre).

- 1) Ajuster la tension "++" à 3,34 V par action sur l'ajustable P7.
- Par action sur P9, ajuster à 2,73 V la valeur de la tension U_{ref}.
- 3) Etalonner les capteurs IC1 et IC2 à l'aide de P1 et de P2; brancher le voltmètre entre Uref et la sortie du capteur et comparer l'information de température fournie à celle donnée par un bon thermomètre (10 mV = 1° C).
- Au départ, mettre P8 en position médiane. Si lors d'une demande de température, la température de l'eau semble augmenter trop lentement, il

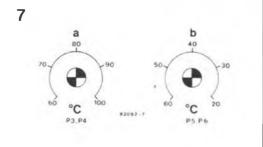
faut tourner P8 vers la droite. Si au contraire la température de l'eau réagit trop vite et que la chaudière passe trop fréquemment d'un état à l'autre (ce que l'on constate par observation de D11), il faudra augmenter l'hystérésis en tournant P8 vers la gauche.

La calibration des ajustables de la courbe de chauffage P3...P6 est très simple. La plage de ces potentiomètres est en effet fixe. Les positions extrêmes de P3 et de P4 correspondent à 60°C et 100°C respectivement. Les positions extrêmes de P5 et de P6 correspondent à 60°C et 20°C. Entre ces deux points, la fonction est linéaire, ce qui permet aisément de tracer l'échelle correspondante pour les potentiomètres (voir figure 7).

Modifications

Le schéma de la figure 5 comporte quatre potentiomètres dessinés en pointillés (numérotés de P100 à P103) dont nous n'avons pas encore parlé. A quoi peuvent-ils bien servir? Normalement, vous devriez pouvoir les ignorer. Ils ne sont utiles que si l'on désire essayer d'autres valeurs pour les températures de référence que celles que nous avons choisies (à savoir +10°C et -10°C). Ces potentiomètres permettent de trouver le réglage correct. Leurs places sont réservées sur le circuit imprimé (on ne sait jamais). Dans ce cas, les diviseurs de tension R2/R3, R4/R5, R36/P9/R37 sont supprimés et le strap W est remplacé par le strap V. Pour P100 . . . P103, on choisira de préférence des potentiomètres 10 tours de l k. Il est vraisemblable qu'il faille également adapter le diviseur de tension R32/P7/R33 et de sorte que la tension "++" soit égale ou supérieure à la tension de référence la plus élevée.

Le choix de températures de référence autres que celles prévues à l'origine modifie également l'échelle P3... P6. Il ne faut pas l'oublier.



Utilisation

Lorsque l'on a terminé la construction et le réglage du montage, la suite est un jeu d'enfant. On ajuste la courbe de chauffage diurne choisie par action sur P3 et P5, celle de la nuit par action sur P4 et P6. Le soir (ou tôt le matin??), avant d'aller se coucher, il suffit de mettre S1 en position nuit.

Avant de nous endormir, il reste une remarque: ne pas oublier de mettre le thermostat présent sur la chaudière à sa position maximale, sinon la courbe de chauffage choisie sera déréglée.

Figure 7. Exemple d'échelles convenant aux ajustables du ''dispositif de réglage de la courbe de chauffage'', P3, P4, P5, P6.

commutateur d'antennes elektor octobre 1983

commutateur d'antennes

d'après une idée de C. Abegg

simple et n'entraînant pas de perte

Qui peut bien avoir besoin de changer d'antenne de temps à autre? Un pigeon, une colombe, un corbeau ou un amateur de radiocommunications, bien sûr. Dans notre numéro de mars nous avions ouvert nos colonnes à deux articles concernant le domaine bien particulier des amateurs de communications DX (distance X (inconnue)), que ce soit en radio ou en TV (plus rares). Leur soif insatiable de contacts les force à disposer d'un nombre aussi élevé que possible d'antennes de formes et de tailles les plus diverses. Il faut alors intervertir les prises, brancher ce connecteur dans cette prise-ci, tirer cette prise-là et la mettre ici... Car il n'est pas aussi facile qu'il y paraît à première vue de réaliser un sélecteur d'antennes qui n'occasionne pas de perte de signal (ce qui se traduit par l'affaiblissement de ce dernier).

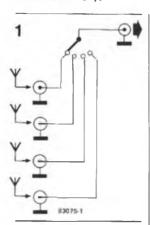
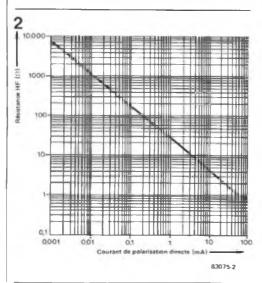


Figure 1. En ondes moyennes et ondes courtes, un commutateur ordinaire fait encore l'affaire. Dès que l'on passe dans le domaine de la HF, en VHF ou UHF, il n'est plus question de sélecter l'antenne de cette façon.

Figure 2. Courbe caractéristique de la résistance HF d'une diode PIN prise au hasard en fonction du courant appliqué à ses bornes. Après cette introduction relativement pessimiste laissons filtrer une petite lueur d'espoir. Il est en effet possible de réussir le tour de force de construire un commutateur d'antennes sans intercaler de commutateur dans la ligne le trajet du signal et donc sans occasionner de pertes.

Ces pertes dues à la présence d'un commutateur dans la ligne sont au cœur du problème. Tant qu'il ne s'agit que de fréquences relativement faibles (ondes moyennes et ondes courtes), le phénomène n'est pas trop sensible, mais dés que l'on travaille en VHF ou en UHF, on ne peut plus se payer le luxe d'intercaler un commutateur dans la ligne d'antenne, sans ressentir les



effets de sa présence, quand bien même il s'agit de la méthode de loin la plus fréquente parce que la plus simple; elle se trouve illustrée par le schema de la figure 1. Il existe cependant une technique permet tant de contourner l'écueil d'une commutation de ce type à très hautes fréquences. Faire remplir cette fonction par une diode PIN qui paraît être le composant idéal pour ce genre de commutation.

La diode PIN?

"Encore un composant exotique", direzvous. Il ne s'agit pas d'une diode à épingler au mur!!! Cette diode a été baptisée PIN parce qu'elle comporte une région P+, suivie d'une région intrinsèque (ou legèrement dopée N), d'où le I et, finalement une région N*. Il s'agit d'une diode de commutation spéciale dont la caractéristique principale est de posséder pour les signaux HF une capacité propre très faible et de représenter une résistance pratiquement pure. Jusqu'à 100 MHz environ, la diode PIN se comporte à peu près comme une diode à jonction PN courante. Par contre, aux fréquences très élevées, elle agit plutôt à la façon d'une résistance variable commandée par la polarisation continue. On peut ainsi faire varier cette résistance entre 1 et 10000 ohms par exemple, grace à un courant continu (courant de polarisation). Le graphique de la figure 2 montre à différents courants l'évolution de la résistance HF d'une diode PIN prise au hasard. Ce qui saute immédiatement aux yeux est que la résistance diminue de manière parfaitement linéaire sur une plage très étendue lors de l'augmentation du courant qui la traverse. Ce comportement remarquable est en principe un sésame pour les applications les plus diverses. Si l'on fait varier son courant de polarisation, la diode PIN peut servir à atténuer, des signaux HF, à les niveller ou même à les moduler en amplitude. Si l'on choisit de découper (commuter très rapidement), le courant de polarisation, on ouvre les domaines de la modulation d'impulsion et du déphasage des signaux HF.

Dans le montage du commutateur d'antennes, les diodes travaillent selon une technique très simple, celle de la commutation HF. Le courant de polarisation choisi est relativement élevé; un interrupteur est le seul composant qu'il faut ajouter à ''la source de courant de polarisation''. Le schema de la figure 3 est un exemple de simplicité. Il montre le principe de fonctionnement du montage. Lorsque l'interrupteur est fermé, un courant traverse la diode

commutateur d'antennes elektor octobre 1983

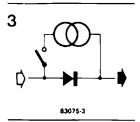


Figure 3. Schéma de synoptique illustrant le principe de fonctionnement d'un commutateur à diode PIN.

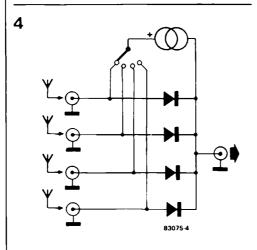
Figure 4. Commutateur d'antennes à diodes PIN. On rend conductrice l'une des diodes grâce à un commutateur à 4 positions et une source de courant.

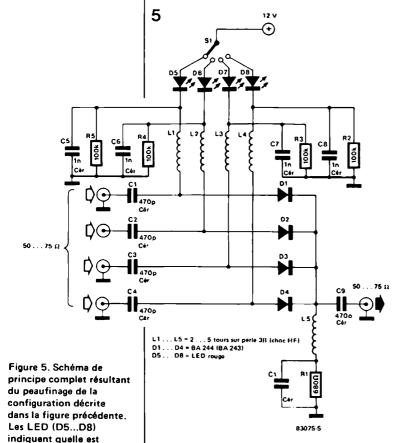
l'antenne en fonction.

devenue passante; dès que l'interrupteur s'ouvre la diode bloque.

Le circuit

Un commutateur à diodes PIN pour 4 antennes par exemple, ne devrait pas exiger des talents de magicien. Il nous faut une source de courant (sous une forme ou une autre), un commutateur à 4 positions et, 4 diodes bien évidemment. La figure 4 donne le schéma synoptique de ce montage "ultra-sophistiqué"! Pour réaliser un montage qui fonctionne, il faut ajouter quelques composants, mais il n'y a pas de quoi se ruiner. On retrouve dans le schéma de principe de la figure 5, tous les composants que nous avons mentionnés précédemment. Toute alimentation fournissant + 12 volts peut remplir les fonctions de source de





courant (un transformateur, un pont redresseur, un régulateur de tension intégré et le tour est joué). Les LED D5...D8 sont prises en série dans la ligne reliant la source de courant aux différentes antennes; elles permettent de voir immédiatement quelle antenne est sélectionnée.

En fonction de la position donnée au commutateur S1, le courant de polarisation commence par traverser l'une des LED, puis une des selfs d'amortissement (L1...L4), l'une des diodes PIN dont nous avons longuement parlé (D1...D4), avant de traverser la bobine L5 et la résistance R1 pour atteindre la masse. La résistance R1 permet d'ajuster la grandeur du courant que l'on désire voir circuler dans le montage. Si l'on respecte les valeurs données sur le schéma, le courant qui circule dans le montage atteint quelques 15 mA, ce qui est largement suffisant pour permettre d'une part aux diodes de commuter de manière fiable et, aux LED de produire leur petit effet (optique) d'autre part. La présence des condensateurs C1...C4 et C9 s'explique par le désir d'éliminer tout risque de présence de tension continue aux entrées et sorties du montage. Les selfs d'amortissement L1...L5 doivent faire en sorte que le signal HF ne puisse pas s'écouler vers la masse à travers les lignes de l'alimentation fournissant le courant de polarisation. C5...C8 servent au découplage HF de la tension de polarisation.

A quoi peuvent bien servir les résistances R2...R5. Elles font en sorte que les anodes des diodes hors-circuit se trouvent bien au potentiel de la masse et qu'elles soient effectivement bloquées, pour ne pas risquer de retrouver à la sortie un "mélange" des divers signaux présents aux diverses antennes.

Réalisation

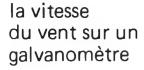
que négliger.

Etant donné le faible nombre de composants nécessaires, la construction du commutateur d'antenne ne devrait pas poser de gros problèmes. Le seul point sur lequel il faut insister est de raccourcir autant que possible les connexions, raccourcissement indispensable, pour garantir un fonctionnement correct.

Les selfs d'amortissement L1...L5 ne demandent pas une dextérité extraordinaire. On utilise du fil de cuivre émaillé de 0,3 mm de diamètre que l'on fait passer à travers une perle de ferrite. S'il s'agit d'UHF, on effectue 2 spires sur cette petite perle de ferrite. Pour de la VHF le nombre de spires passe à 5 environ. Rien n'interdit d'utiliser des petites selfs d'amortissement toutes faites, disponibles dans le commerce: pour de l'UHF prendre une valeur de $1 \mu H$. pour de la VHF, de 5 μ H environ. Le montage est prévu pour une impédance d'entrée de l'antenne comprise entre 50 et 75 ohms. L'isolation entre les diverses antennes mises en œuvre atteinte par ce commutateur est de 30 dB au minimum. Les pertes entraînées par la mise en place du commutateur dans la ligne sont, quoiqu'il en soit, inférieures à 1 dB, une valeur

extrêmement faible que l'on peut en prati-

anémomètre



Si vous avez déjà eu l'occasion de visiter la tour de contrôle d'un aérodrome, l'anémomètre a sans doute été l'un des appareils qui a dû attirer votre attention. Deux cadrans carrés sur lesquels "battent" deux grandes aiguilles noires. La première en constante balade est l'indicateur de vitesse instantanée; la seconde, quasiment immobile, donne la vitesse

ment immobile, donne la vitesse moyenne. Les deux ont ici leur importance pour la sécurité des aéronefs. L'anémomètre que nous allons décrire ne donne que la vitesse instantanée, il possède cependant la capacité de mémoriser les valeurs extrêmes.

Même la météorologie n'est pas à l'abri des coups de boutoir de l'électronique. Le capteur de vitesse reste mécanique, mais le traitement des informations qu'il fournit se prête admirablement à la mise en œuvre d'une solution électronique à 100%.

100%. Existe-t-il beaucoup d'électroniciens à ne pas savoir de quoi il s'agit lorsque l'on prononce le mot "capteur anémométrique"? Nous en doutons! Pour ceux qui l'ignoreraient, il s'agit d'une roue à aubes comportant un certain nombre de godets, roue mise en mouvement par le déplacement d'air (le vent). La vitesse de rotation de ce capteur est mesurée mécaniquement ou électroniquement, et indiquée sur un affichage soit numérique, soit analogique (un galvanomètre, par exemple). Pourquoi cet appareil serait-il réservé aux aérodromes et aux stations météo? Pouvoir déterminer soimême la vitesse du vent est l'une des facettes les plus attrayantes pour le météorologue amateur qui sommeille dans n'importe lequel d'entre nous (quel temps fera-t-il dimanche pour le pique nique ou la planche à voile?). Au cours des mois passés, nous avons eu l'occasion de décrire un certain nombre d'appareils qui, rassemblés, permettent de construire une station météo amateur tout ce qu'il y a de plus respectable: baromètre tout silicium, thermomètre électronique...et si nous utilisions l'hydromètre (novembre 1981) comme pluviomètre?

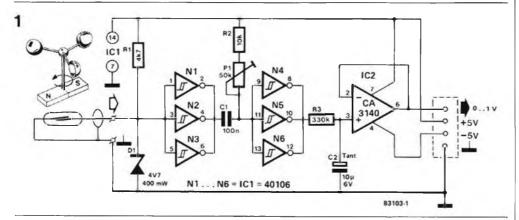
La photographie d'illustration de cet article montre à quoi ressemble cet appareil étrange que l'on appelle un anémomètre. Le capteur est en fait une poignée surmontée par une roue à aubes comprenant trois ou quatre godets. La force appliquée sur ces godets par le fluide en déplacement (l'air) entraîne la rotation de la roue. Sa vitesse de rotation est fonction de la vitesse du vent. La manière la plus commode pour indiquer la vitesse du vent est l'échelle de Beaufort. Cette échelle comprend 12 subdivisions et essaie de fixer une relation entre la vitesse du vent et le comportement de la mer. Elle est due à l'amiral anglais Sir Francis Beaufort et fut proposée en 1808. De nos jours, la vitesse du vent s'exprime en nœuds ou en métres/seconde (m/s). Le tableau 1 donne la correspondance entre ces différentes unités.

Le circuit électronique est conçu pour un capteur pourvu d'un petit aimant fermant un contact-reed une fois par tour. L'information obtenue est ensuite traitée électroniquement pour fournir une vitesse affichée sur un galvanomètre ou un affichage numérique. On ne saurait se contenter de la vitesse instantanée seule; il est en effet très important pour un météorologue amateur de connaître les vitesses minimale et maximale atteintes par le vent au cours d'une période donnée. Le montage décrit ici dispose de ces informations dans sa

"mémoire".

Tableau 1. Correspondance entre l'échelle de Beaufort et la vitesse du vent.

Echelle de Beaufort -	Dénomination usuelle		Vitesse du vent							
		m/s	km/h	nœuds						
0	Calme	0 0,2	0 1	0 1						
1	Très légère brise	0,3 1,5	2 5	1 3						
2	Légère brise	1,6 3,3	6 11	4 6						
3	Petite brise	3,4 5,4	12 19	710						
4	Jolie brise	5,5 7,9	20 28	1116						
5	Bonne brise	8,010,7	29 38	1721						
6	Vent frais	10,813,8	39 49	2227						
7	Grand frais	13,917,1	50 61	2833						
8	Coup de vent	17,220,7	62 74	3440						
9	Fort coup de vent	20,824,4	75 88	4147						
10	Tempête	24,528,4	89102	4855						
11	Violente tempête	28,532,6	103117	5663						
12	Ouragan	>32,6	>117	>64						



De la vitesse du vent à une tension continue

La majorité des anémomètres rotatifs de la catégorie que l'on pourrait qualifier de "bon marché" (c'est-à-dire restant à la portée (!!!) de la bourse d'un amateur) transforme la rotation de la roue à godets en un certain nombre d'impulsions. C'est pour cela que nous évoquions l'utilisation d'un aimant et d'un contact-reed un peu plus haut. Le petit aimant est fixé sur l'axe de la roue à godets, le contact-reed étant quant à lui mis dans le boîtier du capteur anémométrique. Au cours de chaque rotation, l'aimant passe à proximité du contact-reed qu'il ferme momentanément. Le nombre de fermetures par seconde donne la vitesse de rotation de la roue à godets. Ou pour s'exprimer différemment, le nombre d'impulsions par seconde fourni par le contact-reed est directement proportionnel à la vitesse du vent.

Le traitement ultérieur du signal concerné serait grandement facilité si l'on pouvait disposer d'une tension plutôt que d'une fréquence. C'est là la raison de la présence d'un petit circuit de conversion transformant en tension continue la fréquence des impulsions fournies par le contact-reed. La figure 1 en donne le schéma. Le contact-reed du capteur est branché entre la masse et les entrées des triggers de Schmitt N1...N3. La résistance R1 force au niveau logique haut ("1") les entrées de N1...N3 tant que le contact-reed est ouvert. La diode zener D1 protège les entrées contre d'éventuelles tensions parasites qui pourraient

naître dans le capteur ou le long de lignes de transfert trop étendues.

Le circuit construit à l'aide de N1 . . . N6, Pl, R2 et Cl est un multivibrateur monostable. Chaque flanc montant appliqué aux entrées des triggers de Schmitt N1...N3 entraîne la présence instantanée d'un niveau logique bas aux entrées de N4...N6. En raison de la présence de C1/R2 + P1, il s'écoule une certaine durée (la constante de temps RC) avant que la tension d'entrée de N4...N6 n'atteigne le seuil de déclenchement supérieur des portes. On dispose ainsi à la sortie des portes N4...N6 d'une impulsion d'une durée immuablement constante. Le circuit produit cette impulsion à chaque ouverture du contact-reed. Une petite remarque au passage en ce qui concerne les triggers de Schmitt: la mise en parallèle de trois d'entre eux permet la fourniture du courant de sortie relativement élevé nécessaire.

Un intégrateur constitué par la paire R3/C2 transforme ensuite les impulsions présentes aux sorties de N4...N6 en une tension continue. Pour terminer, on trouve IC2 chargé de tamponner cette tension continue.

L'ajustable P1 permet l'étalonnage du circuit de manière à ce qu'il fournisse une tension fixe à une vitesse donnée du vent (1 V pour 30 m/s par exemple), ceci en raison de l'existence de types de capteurs anémométriques divers. Cette tension continue pourrait en principe être directement appliquée à un galvanomètre à bobine mobile (1 V pleine échelle) ou à un multimètre numérique.

Figure 1. Le circuit de conversion transforme en tension continue les impulsions fournies par le capteur anémométrique. Il comprend un multivibrateur monostable suivi d'un intégrateur et d'un tampon.

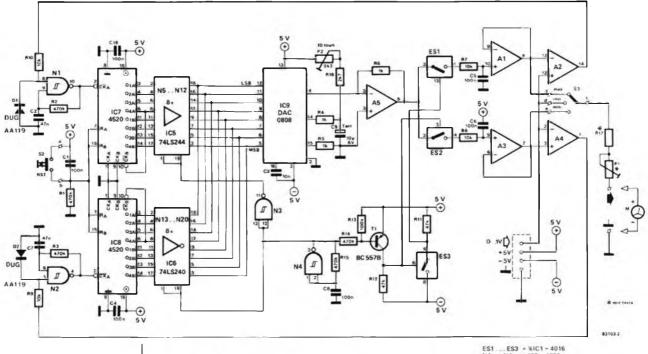


Figure 2. La mémoire. Les valeurs extrêmes de la vitesse du vent sont mémorisées. Le compteur IC7 contient la valeur maximale, IC8 contenant quant à lui la valeur minimale. En permanence, le contenu des compteurs est comparé à la vitesse instantanée du vent par l'intermédiaire du convertisseur N/A et de l'ensemble construit autour de A1...A4. Lorsque les conditions météorologiques (le vent uniquement) l'exigent. le contenu du compteur correspondant prend une nouvelle valeur fonction de la valeur extrême concernée.

Le circuit de mémorisation

On retrouve son schéma en figure 2. On ne peut pas dire qu'il s'agisse d'un circuit simple; cela est dû au fait qu'il n'est pas aisé de mémoriser une valeur analogique pendant une durée importante. Pour cette raison, nous commençons par transformer cette valeur analogique en son équivalent numérique qui est ensuite mémorisé dans un compteur. Si l'on désire connaître à tout moment les valeurs extrêmes de la vitesse du vent au cours d'une période donnée, il est indispensable de comparer à tout instant la vitesse instantanée du vent avec les valeurs extrêmes précédemment mémorisées. Cette comparaison ne peut se faire qu'entre éléments similaires, raison pour laquelle la valeur numérique commence par être transformée en son équivalent analogique grâce à un convertisseur N/A (numérique/analogique). IC7 et IC8 constituent les "mémoires" des vitesses maximale et minimale du vent. Il s'agit de compteurs binaires doubles sur quatre bits. Le bouton-poussoir S2 permet de remettre les compteurs à zéro. L'entrée d'horloge de chacun des compteurs est connectée à un générateur de signaux rectangulaires (N1 pour IC7 et N2 pour IC8) travaillant à une fréquence de 200 Hz environ. Les amplificateurs opérationnels

A2 et A4 permettent de mettre en fonction ou de couper les deux générateurs que nous venons de mentionner. Les diodes D1 et D2 et les résistances R9 et R10 doivent empêcher l'application incongrue d'une tension négative sur les entrées de N1 et de N2 (il ne faut pas oublier que l'alimentation des amplificateurs opérationnels est symétrique). Des tampons haute-impédance (tri-state) sont connectés aux sorties de IC7, tandis que les sorties de IC8 sont reliées à des tampons haute-impédance inverseurs. Les sorties de ces différents tampons sont connectées aux entrées d'un convertisseur N/A, IC9. L'oscillateur construit autour des portes N3 et N4 (travaillant à une fréquence située aux alentours de 100 Hz) détermine lequel des deux compteurs est relié aux entrées du convertisseur N/A. Lorsque c'est la sortie de N3 qui se trouve au niveau logique bas, les tensions de sortie de IC7 sont transmises à IC9; lorsque c'est au tour de la sortie de N4 de se trouver au niveau logique bas, les signaux de sortie inversés de IC8 sont transférés à IC9. Les tampons du compteur non sélectionné présentent une haute impédance.

En fonction des signaux d'entrée numériques qui sont appliqués au convertisseur N/A, ce circuit intégré fournit une tension de sortie comprise dans un domaine allant de 0 à

anémomètre elektor octobre 1983

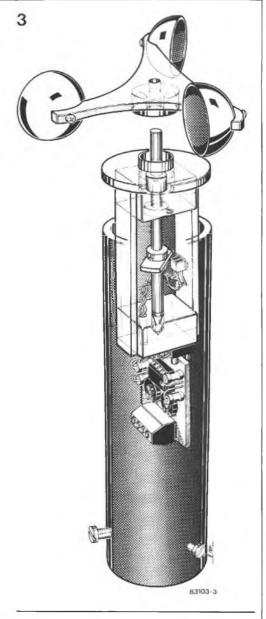
1 V. Cette tension continue est disponible à la sortie de l'amplificateur opérationnel A5. L'ajustable P2 permet de fixer la tension

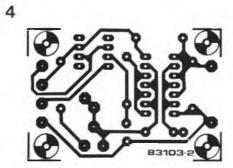
de sortie maximale.

Le circuit comparateur est construit à l'aide des commutateurs électroniques ES1, ES2 et des amplificateurs opérationnels Al, A2, A3 et A4. Un troisième commutateur électronique ES3 et le transistor T1 commandent les deux premiers commutateurs électroniques mentionnés. ES3 et T1 permettent d'adapter le signal de sortie de l'oscillateur N3/N4 à la tension d'alimentation symétrique utilisée dans l'ensemble comparateur. ES1 se ferme dès l'instant où IC7 est connecté à IC9. Le condensateur C5 se charge par l'intermédiaire de R7 jusqu'à atteindre le niveau de la tension continue fournie par A5. Al sert de tampon pour C5, puis cette tension est comparée à la tension instantanée "due au vent momentané" par l'intermédiaire de A2. Dans le cas inverse (IC8 est relié à IC9), c'est ES2 qui est fermé. Dans ces conditions, le condensateur C6 se charge et la tension disponible à la sortie du tampon A3 est comparée à la tension "vent momentané" par l'intermédaire de A4.

Après avoir vu la partie théorique, intéressons-nous maintenant au fonctionnement de l'appareil. Le signal de sortie du circuit de conversion arrive à A2, A4 et au commutateur S3. Si ce commutateur se trouve en position médiane, l'affichage indique la vitesse du vent instantané. Par l'entremise de A2 et de A4, cette tension instantanée est comparée à la tension existant aux bornes de C5 et de C6. La tension aux bornes de C5 représente la valeur maximale, celle existant aux bornes de C6 la valeur minimale. Si la valeur de la tension instantanée dépasse celle de la tension sur C5. la tension de sortie de A2 passe à + 5 V. Ceci libère l'oscillateur N1 et le contenu du compteur IC7 augmente. En conséquence, la tension régnant aux bornes de C5 augmente. Ce processus se poursuit jusqu'à ce que la tension aux bornes du condensateur soit très légèrement supérieure à la tension instantanée. A cet instant, la sortie de A2 bascule à - 5 V et l'oscillateur N1 est bloqué. Sachant que le compteur ne peut être qu'incrémenté, il conserve la valeur la plus élevée. Ainsi, dès que la valeur instantanée dépasse le contenu du compteur, l'état de celui-ci s'adapte à cette nouvelle valeur maximale.

Le principe de fonctionnement pour la mémorisation de la valeur minimale est quasiment identique. La tension aux bornes de C6 est comparée à la valeur instantanée. La seule différence est que la sortie de A4 monte à + 5 V lorsque la valeur instantanée est inférieure à la tension aux bornes du condensateur. Dans ces conditions, l'oscillateur N2 est libéré et le compteur IC8 se met à compter. Sachant que les portes N13...N20 sont inverseuses, la tension de sortie du convertisseur N/A diminue, de sorte que la tension aux bornes de C6 diminue elle aussi. De cette manière, on obtient une diminution de la tension régnant sur C6 lors d'une augmentation du contenu du compteur. Chaque fois que la tension





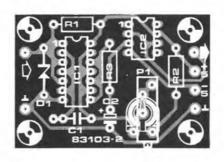


Figure 3. Pour peu que I'on ait quelques dons de bricoleur, on pourra construire soi-même le capteur anémométrique. Le dessin donne une vue éclatée d'un exemple de réalisation

Liste des composants Circuit de conversion

Résistances: R1 = 4k7

R2 = 10 k

R3 = 330 k

P1 = 50 k ajustable

Condensateurs:

C1 = 100 n

C2 = $10 \mu/6 V$ tantale

Semiconducteurs:

D1 = zener 4V7/400 mW IC1 = 40106

IC2 = CA 3140

Divers:

Galvanomètre 100 µA (autres galvanomètres possibles moyennant correction à l'aide de résistances) Capteur: anémomètre type WM13

Figure 4. Représentation du dessin du circuit imprimé pour le circuit de conversion.

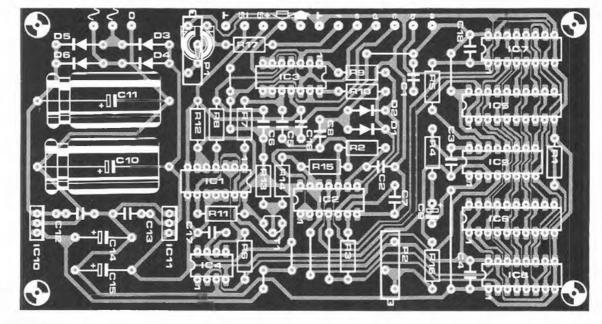


Figure 5. Représentation du dessin du circuit imprimé sur lequel prennent place l'alimentation et le circuit de mémorisation de notre anémomètre.

instantanée tombe en-dessous de la valeur minimale mémorisée dans le compteur, l'état de celui-ci est modifié pour correspondre à ce nouvel état de fait.

La seule raison qui nous ait poussé à mettre en œuvre cette commutation continuelle entre les deux compteurs est d'éviter de devoir utiliser un second convertisseur N/A; elles sont loin d'être bon marché ces "bêtes-là" !!!

Comme indiqué précédemment, une pression sur le bouton-poussoir S2 permet de remettre les "mémoires" à zéro. Cela permet de faire des relevés à intervalles fixes (toutes les 12 ou 24 heures par exemple). Le commutateur S3 permet de lire les valeurs extrêmes; lorsque celles-ci ont été relevées, une pression sur S2 et on repart pour la période d'observation suivante.

Les valeurs à donner à R17 et P1 sont fonction de la sensibilité du galvanomètre choisi; en cas d'utilisation d'un galvanomètre à bobine mobile de 100 µA, R17 aura une valeur de 6k8 et P1 sera un 5 k.

L'alimentation ne demande guère d'explications. Deux régulateurs intégrés fournissent une tension d'alimentation symétrique de \pm et \pm 5 V.

Le capteur anémométrique

Plusieurs fabricants proposent des capteurs anémométriques rotatifs. Leur prix moyen reste malheureusement relativement élevé; la plupart approchent les 1000 F. Le capteur le moins cher que nous ayons trouvé coûtait aux alentours de 350 F. Sa référence: WM-13. Notre montage a été réalisé avec un capteur de ce type. Il fournit un nombre d'impulsions fixe à une vitesse du vent bien déterminée. La procédure de réglage décrite ultérieurement s'applique à ce type de capteur anémométrique.

Nous avons tenté de construire notre propre capteur anémométrique; cela est loin d'être une sinécure, mais ceux d'entre nos lecteurs qui ont quelques dons pour le bricolage (et qui n'en pas aujourd'hui ???) peuvent



6

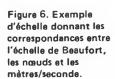


Figure 7. Circuit additionnel générant la fréquence de 50 Hz permettant de régler le circuit de conversion.

Liste des composants

Circuit de mémorisation

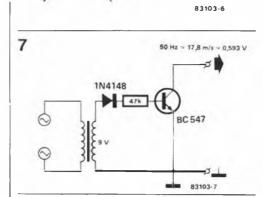
Résistances:
R1...R3,R14,R15 = 470 k
R4,R5 = 1 k
R6 = 1 k 1 %
R7...R10 = 10 k
R11,R12 = 47 k
R13 = 100 k
R16 = 2k7
R17 = voir texte
P1 = voir texte
P2 = 2k2 10 tours

Condensateurs: C1,C4...C6,C8,C12, C13,C16...C18 = 100 n C2,C7 = 47 n C3 = 10 n C9 = $10 \, \mu/6 \, V \, tantale$ C10,C11 = $1000 \, \mu/25 \, V \, C14$,C15 = $1 \, \mu/16 \, V \, V \, C14$

Semiconducteurs: D1,D2 = AA119 D3...D6 = 1N4001 T1 = BC 557B IC1 = 4016 IC2 = 4093 IC3 = TL 084 IC4 = LF 356 IC5 = 74LS244 IC6 = 74LS240 IC7,IC8 = 4520 IC9 = DAC 0808 (National Semiconductor) IC10 = 7805 IC11 = 7905

Divers:

S1 = interrupteur secteur bipolaire S2 = bouton poussoir (contact travail) S3 = commutateur 1 circuit, 3 positions F1 = fusible 100 mA retardé Tr1 = transfo secteur 2 x 8 . . . 12 V/250 mA



KL 2.0

fort bien arriver à construire un capteur très honnête. Le dessin de la figure 3 donne une vue éclatée de ce que l'on peut tenter de faire soi-même. Le seul problème que pose ce capteur-fait-maison est qu'il n'est pas étalonné, et qu'il est de ce fait difficile de faire des mesures précises de la vitesse du vent, à moins de pouvoir effectuer une comparaison précise avec un autre capteur (étalonné celui-ci).

Le capteur anémométrique sera monté à un endroit qui le mettra à l'abri de perturbations dues à la proximité qui d'une cheminée, qui d'une antenne, obstacles qui "faussent" les vents. La meilleure façon de fixer le capteur est de le positionner sur l'équerre fournie par le fabriquant du capteur anémométrique.

Construction de la partie électronique

L'utilisation d'un circuit imprimé produit à partir des dessins des figures 4 et 5 garantit les meilleures chances de succès, lors de la construction des sous-ensembles de conversion et de mémorisation de l'anémomètre. Lorsque le montage de ces deux circuits est terminé, on pourra les mettre dans un boîtier qui recevra également les bouton-poussoir, galvanomètre, transformateur et autres commutateur et inverseur. La figure 6 donne une échelle parfaitement adaptée à notre anémomètre, avec les correspondances entre l'échelle de Beaufort, les nœuds et les mètres/seconde.

Il est temps maintenant de passer au réglage de l'ensemble. Le réglage du sous-ensemble de conversion exige l'utilisation d'un petit montage additionnel décrit en figure 7. Ce petit circuit (que l'on retrouve d'ailleurs fréquemment: pour construire un comptetours électronique, par exemple) fournit une fréquence de 50 Hz; pour le réglage, il est branché à l'entrée du sous-ensemble

de conversion. En cas d'utilisation du capteur WM-13, il faut agir sur Pl de manière à obtenir en sortie de IC2 une tension de 0,593 V (à mesurer avec un multimètre numérique, bien évidemment). En cas d'utilisation d'un type de capteur différent, il faudra effectuer les calculs nécessaires pour trouver la tension de sortie adéquate. Supposons que nous voulions disposer d'une échelle "grimpant" jusqu'à 30 m/s et que la tension de sortie maximale atteigne 1 V; on peut dans ces conditions calculer quelle vitesse de vent correspond à une fréquence de 50 Hz et quelle tension de sortie correspond à cette dernière fréquence. Le fabricant du capteur anémométrique indique en effet le nombre d'impulsions par seconde produit par celui-ci à une vitesse du vent bien déterminée.

On trouve dans le commerce des capteurs anémométriques dont la détection de la vitesse de rotation est optique et non magnétique. Aucun problème, le montage fonctionne parfaitement avec ce type de capteur également. La procédure d'étalonnage est la même que celle que nous venons de décrire.

Il nous reste, pour finir, à régler la tension de référence du convertisseur N/A. A nouveau, l'utilisation d'un multimètre (numérique) précis est indispensable. Le multimètre est connecté à la broche MIN de S3 (ou à la sortie de A3). On agit ensuite sur S2 que l'on maintient enfoncé pendant que l'on règle P2 de manière à ce que le multimètre indique 1 V très précisément. Ensuite, S2 restant enfoncé, on agit sur P1 de façon à obtenir le débattement pleine échelle du galvanomètre. Nous venons de terminer l'étalonnage et le réglage du montage.

Une petite astuce encore: il peut être intéressant de disposer de deux échelles, l'une de 0...10 m/s, l'autre de 0...30 m/s par exemple. Il est très facile de réaliser cette modification. Il suffit d'ajouter un inverseur donnant le choix entre une sortie sur R17 et P1 d'une part, et une sur R17 et P1' (qui auront une résistance 3 fois plus élevée environ que leurs homologues). On agit sur ce dernier potentiomètre de manière à obtenir le débattement pleine échelle du galvanomètre pour une tension de 0,333 V (sur la gamme 0...10 m/s).

Autres applications

Le circuit de mémorisation conçu pour cet anémomètre est relativement universel. On peut lui imaginer d'autres applications que celle indiquée ici. On pourrait par exemple s'en servir pour mémoriser les valeurs extrêmes de la température d'un thermomètre électronique. On montera dans ce cas le circuit de mémorisation et l'on remplacera le circuit de conversion donné ici par un circuit mesurant la température et convertissant celle-ci en une tension continue de l V au maximum. On équipera dans ce cas le galvanomètre d'une échelle graduée... en degrés (évidemment !!!).

basicode-2 elektor octobre 1983 La plupart des ordinateurs domestiques ont le BASIC pour "langue maternelle". En fait, il serait plus exact de parler des BASIC, car presque chaque système à son dialecte propre. Ce qui rend à peu près impossibles les échanges directs (par modem ou cassette) de programmes entre ordinateurs différents (cette impossibilité existe même parfois entre systèmes issus d'une même famille). Dura lex, sed lex... c'est la loi du marché! Plutôt que de nous y attarder, contournons cet obstacle avec le Basicode qui est un standard de communication universel conçu pour l'échange direct de programmes en BASIC entre systèmes par ailleurs sans aucune affinité élective et apparemment inconciliables. S'agit-il d'une velléité promise à un échec prochain ou est-ce le début d'un nouvel espéranto? C'est à vous, lecteurs, d'en décider.

basicode-2

un standard pour l'échange de programmes écrits en BASIC! Il y a deux ans environ, les responsables d'une émission de radio d'une chaîne néerlandaise émettaient l'idée de créer un standard pour réconcilier les BASIC ennemis et les ordinateurs de marque et de conception différentes. Le premier obstacle rencontré surgit au niveau du vecteur de transmission utilisé, à savoir le type de modulation du signal émis et/ou enregistré pour le transfert de données. Le deuxième obstacle de taille est la diversité des dialectes BASIC et leur irréductible incompatibilité dès qu'il s'agit de programmes un tant soit peu élaborés. Fallait-il abandonner l'idée ?

Il faut dire qu'il y avait là de quoi décourager les plus obstinés... Le temps a passé, et il existe désormais le standard Basicode qui porte au premier chef sur la mise en forme du signal audio de transmission. Cette standardisation autorise n'importe quel micro-ordinateur à charger des programmes émis par n'importe quel autre micro-ordinateur. Mais le standard Basicode ne se contente pas de régir le format du signal audio enregistré sur bande ou émis par radio ou téléphone, mais aussi, et c'est non moins important, la structure même des programmes: il impose une limitation du jeu d'instructions utilisables, une numérotation normalisée des lignes, un choix des variables et une gestion déterminée de l'écran.

Bien que jeune, le Basicode existe déjà en deux versions, dont la seconde fait appel à un certain nombre de routines standardisées elles aussi. C'est à cette seconde version que nous nous attacherons, puisque l'on peut la considérer comme plus "universelle" que la première. D'où l'appellation "Basicode-2"...

Le signal de transmission selon Basicode

Les deux fréquences utilisées par le format Basicode sont 1200 et 2400 Hz. Un niveau logique bas correspond à une période complète de 1200 Hz, tandis qu'un niveau logique haut correspond à deux périodes complètes de 2400 Hz. La transmission est sérielle et le taux est de 1200 bauds. Le format utilisé est le suivant:

- 1 bit de départ (niveau logique bas)
- 8 bits de données (le bit de poids le plus faible en premier)
- 2 bits d'arrêt (niveau logique haut).

 Le fichier BASIC est transmis caractère par caractère, exactement sous la forme obtenue à l'aide d'une instruction LIST. Il n'est pas fait usage de la notation interne au système: tous les chiffres, toutes les lettres et tous les autres caractères et signes apparaissent sous la forme de leur code ASCII (à noter que le huitième bit de poids le plus fort est toujours forcé au niveau logique haut). Chaque instruction BASIC doit être suivie d'un espace, tandis que chaque ligne doit être achevée par un CR (retour chariot; hex 8D).

Un programme complet est transmis comme suit:

- un signal d'en-tête de 5 secondes consistant en une fréquence fixe de 2400 Hz
- un caractère ASCII STX (start of text; début de texte) hex 82
- la séquence des codes ASCII de tous les caractères du programme BASIC
- un caractère ASCII EOT (end of text; fin de texte) hex 83
- une somme de vérification
- un signal de fin de transmission de 5 secondes consistant en une fréquence fixe de 2400 Hz.

La somme de vérification est un procédé bien connu qui permet, comme son nom l'indique, de comparer rapidement les caractères reçus aux caractères émis. La somme consiste en une opération EXOR appliquée systématiquement à chaque octet transmis sans qu'il soit tenu compte de la retenue, de sorte que la somme de vérification ne comporte toujours qu'un seul octet, quelque soit le nombre d'octets transmis et leur somme arithmétique réelle.

Le protocole Basicode-2

Conventions générales Les instructions admises sont celles d'une police supposée commune à tous les sysbasicode-2 elektor octobre 1983 tèmes susceptibles de communiquer à l'aide du protocole Basicode. Le tableau 1 en donne la liste (sur laquelle nous reviendrons plus tard)

Certains numéros de lignes sont réservés à des routines à fonction déterminée, notamment des opérations qu'il n'est pas possible d'effectuer directement en BASIC standard. C'est encore un point dont nous aurons à reparler. Ces routines ne sont pas transmises avec le programme BASIC; elles font partie du programme de conversion Basicode et devront être chargées séparément avant l'exécution du programme transmis.

Le format de l'écran est fixé à 24 lignes de 40 caractères. Comme il existe des systèmes aux performances inférieures à ce standard exigeant, il est préférable de ne pas utiliser plus de 16 lignes par écran, ainsi que les maintenir aussi courtes que possible. Une ligne ne doit pas comporter plus de 60 signes, numéro de ligne, espaces et CR inclus.

La structure des programmes

Le protocole de numérotation des lignes selon Basicode-2 est le suivant:

O à 999: zone réservée aux routines ("obligées") spécifiques au système pour lequel elles ont été écrites. Elles sont fournies par le programme de conversion ou sont chargées séparément.

1000: première ligne du fichier proprement dit. Sa forme est obligatoirement la suivante:

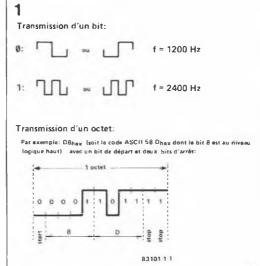
1000 A = valeur: GOTO 20
REM nom du programme
où valeur est le nombre maximal de
caractères utilisés par toutes les chaînes
de caractères. Le saut vers la ligne 20
permet aux ordinateurs qui en ont
besoin de réserver une zone de mémoire
pour les chaînes de caractères.

1010: première ligne disponible pour le programme proprement dit.

1010 à 32767: zone disponible pour ce programme.

La structure interne des programmes n'a pas été uniformisée, bien qu'il existe quelques recommandations auxquelles il est conseillé d'accorder le plus possible

Figure 1. Le format de transmission selon Basicode-2. On notera que la transmission d'un octet commence toujours par le bit de poids le plus faible.



d'attention:

1000 à 19999: zone réservée au programme principal

20000 à 24999: zone réservée aux sousprogrammes du programme principal, comportant des instructions interdites par Basicode-2.

25000 à 29999: données (data statements) 30000-32767: instructions REM et commentaires; à la fin, nom et adresse de l'auteur du programme.

L'incrémentation recommandée pour les numéros de ligne est de 10. Les sous-programmes de 20000 à 24999 doivent être évités autant que possible; s'il n'y a aucun moyen de s'en passer, il faut veiller à les commenter efficacement.

Les routines standard de Basicode-2 La structure de ces routines est, dans une large mesure, spécifique au système. De sorte que l'on ne trouvera aucun exemple détaillé ci-après, mais uniquement une description de leur fonction.

GOSUB 100: Cette routine efface le contenu de l'écran et remet le curseur en haut à gauche.

GOSUB 110: Avec cette routine, on place le curseur à un endroit déterminé; la position souhaitée doit figurer dans les variables HO (horizontal) et VE (vertical). Comme le format adopté est de 24 lignes de 40 caractères, les valeurs de HO et VE seront respectivement comprises entre 0 et 39, et entre 0 et 23. Les valeurs de HO et VE ne doivent pas être modifiées par cette routine.

GOSUB 120: Cette routine place les coordonnées du curseur dans les variables HO et VE; HO = 0 correspond à l'extrême gauche d'une ligne, tandis que que VE = 0 correspond à la première ligne en haut de l'écran. Cette routine, associée à la précédente, pourra être utilisée pour déplacer le curseur. GOSUB 200: Cette routine détermine si une touche est enfoncée et la mémorise, le cas échéant, à l'aide de la variable INS. Si aucune touche n'est enfoncée, INS est vide. En principe les caractères de commande peuvent être utilisés aussi, mais avec circonspection, car tous les systèmes ne les interprètent pas forcément

GOSUB 210: Cette routine attend qu'une touche soit actionnée et la mémorise à l'aide de la variable IN\$. Notez que la routine précédente n'attend pas!
GOSUB 250: Lorsque c'est possible, cette routine assure l'émission d'un signal sonore

de la même manière (à l'exception de

est 13 (décimal)).

la commande RETURN dont le code ASCII

routine assure l'émission d'un signal sonore dont la hauteur et la durée ne sont pas uniformisées.

GOSUB 260: Cette routine attribue à la variable RV un nombre aléatoire entre 0 et 1.

GOSUB 270: Cette routine calcule le nombre d'octets encore disponibles pour l'attribution de variables (les variables existantes ne sont pas effacées). La variable FR est attribuée à ce nombre.

GOSUB 300: cette routine fait de la variable SR une chaîne SR\$, laquelle ne doit comporter d'espace ni au début ni à la fin.

La déclaration STR\$ n'est pas autorisée par Basicode-2.

GOSUB 310: Cette routine établit une chaîne SR\$ de la façon suivante: le contenu de SR\$ est égal à la valeur de la variable SR, et ceci en notation à virgule fixe. La longueur totale de SR\$ compte CT caracteres: le nombre de caractères après la virgule est déterminé par CN. Lorsque le nombre ne peut se conformer au format indiqué, SR\$ comporte CT astérisques. Si nécessaire, il y a arrondissement de SR. CT, CN et SR ne sont pas modifiés par cette routine. Par exemple: CT = 7, CN = 3 et SR = 0.6666; SRS sera " 0,667' GOSUB 350: Cette routine assure l'impression de SR\$ sur l'imprimante, sans instruction de fin de ligne, de sorte qu'il reste possible d'accoler plusieurs chaînes de caractères sur une même ligne. GOSUB 360: Emission des commandes CR et LF après une ligne à imprimer.

Variables

Pour garantir une interchangeabilité raisonnable des programmes, il a fallu fixer quelques règles d'attribution des variables:

- les variables numériques sont réelles
- et à simple précision;
- une variable ne sera jamais désignée par plus de deux caractères dont le premier doit toujours être une lettre. Pour les chaînes, on rajoute le signe "\$". L'utilisation des minuscules est prohibée dans la désignation des variables;
- pour les variables logiques, il n'est permis d'effectuer que des opérations 'vrai ou faux'', à l'exclusion de toute utilisation de valeurs de substitution éventuellement attribuées par l'ordinateur, comme par exemple + 1 pour ''vrai'', et 0 pour ''faux''
- il ne convient pas de considérer que le lancement d'un programme assure automatiquement l'initialisation des
- les chaînes ne peuvent comporter plus de 255 caractères;
- la première des deux lettres désignant une variable ne doit jamais être un "O" celui-ci étant réservé aux routines spécifiques au système, dites routines standard ou "obligées"
- les combinaisons de lettres suivantes sont interdites pour la désignation de variables: AS, AT, FN, GR, IF, PI, ST, TI, TI\$ et TO:
- pour les échanges entre le programme BASIC et les routines standard, il convient de faire usage des variables suivantes: HO, VE, FR, SR, CN, CT, RV, IN\$ et SR\$.

Autres limitations importantes

Le tableau 1 donne les instructions, opérateurs et déclarations utilisables avec Basicode-2. Même en-deçà de ces limites, les possibilités de variantes sont nombreuses, et une uniformisation est nécessaire. Le fond est toujours le même, aussi importe-t-il que la forme le soit aussi!

C'est pourquoi nous mentionnerons encore quelques détails importants. Ainsi, l'instruction GOSUB et l'instruction GOTO ne sont

pas acceptées avec une variable comme destination; la forme A = 1000: GOTO A est par conséquent à proscrire. IF sera toujours suivi de THEN. Par exemple IF...THEN A = 5 ou

IF...THEN GOSUB 20000, ou encore IF...THEN 1000; tandis que la forme IF...THEN...ELSE est interdite.

Un INPUT ne doit jamais être suivi ni d'un texte à imprimer, ni de plus d'une seule variable.

Ainsi la forme INPUT "La valeur ="; A\$ est-elle interdite.

L'instruction RUN n'assure pas l'initialisation des variables. Il n'est pas permis de faire suivre l'instruction RUN par un numéro de ligne.

Avec l'instruction TAB, il ne faut pas oublier que certains ordinateurs commencent à compter à zéro, tandis que d'autres commencent à un!

La pratique

Voilà pour ce qui concerne l'essentiel des conventions à respecter si l'on veut utiliser le standard Basicode-2 pour la transmission de programmes en BASIC. Il resterait à examiner le programme de conversion et les routines "obligées" ou standard; mais comme celles-ci sont, par définition, spécifiques à chaque ordinateur, il est impossible de les détailler toutes. Un article entier a été consacré ailleurs dans ce numéro aux routines "obligées" du Junior Computer; nous y renvoyons le lecteur désireux de pratiquer le Basicode-2 avec le Junior Computer.

Aux Pays-Bas et, dans une moindre mesure, en République Fédérale d'Allemagne, la pratique du Basicode est généralisée, ou tout au moins bien rodée, alors qu'en France tout reste à faire. Dans les deux pays mentionnés ci-dessus, il existe des émissions de radio et de télévision consacrées (en partie) à l'émission de programmes à l'aide de ce standard.

Les responsables de l'émission Hobbyscoop de la radio néerlandaise, avec qui nous avons établi de bons contacts, nous ont déjà signalé que, ici ou là, des auditeurs français avaient manifesté leur intérêt. C'est bon signe! En tous cas, voici les coordonnées de l'émission: dimanche soir, 19h10, Hilversum 2, NOS Hobbyscoop, en modulation de fréquence (ne peut être recue en France) et en modulation d'amplitude (ondes moyennes, 747 kHz) dont la réception est possible dans les régions septentrionales de notre pays et sans difficulté en Belgique. Ce numéro comporte également un article dans lequel nous décrivons un circuit de remise en forme du signal FSK spécialement conçu pour permettre une bonne transmission des programmes, même lorsque les conditions de réception ne sont pas idéales. Voici d'autre part l'adresse des responsables de l'émission: Hans G. Janssen/Hobbyscoop, Postbus 1200, 1200 BE Hilversum, Pays-Bas. C'est à cette adresse que l'on peut notamment se procurer un fascicule contenant le protocole Basicode-2 complet (n'oubliez pas de signaler que c'est Elektor qui vous a mis la puce à l'oreille!).

basicode-2 elektor octobre 1983

ABS

AND ASC ATN CHR\$ cos DATA DIM **END** FOR GOSUB GOTO INT IF INPUT LEFT\$ LEN LET LOG MID\$ NEXT NOT ON OR PRINT READ REM RESTORE RETURN RIGHT\$ RUN SGN SIN SQR STEP STOP TAB TAN THEN TO VAL

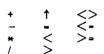


Tableau 1. Instructions, déclarations et opérateurs utilisables avec Basicode-2.

SECUCE

circuits imprimés en libre-service

Vu l'enthousiasme des réactions à la suite de la publication des pages de "circuits imprimés en libre-service", nous avons décidé de poursuivre l'expérience et de publier dans les prochains numéros les dessins des circuits imprimés des montages qui v sont décrits. Nous avons choisi de ne pas inclure dans ces pages, pour des raisons de place et de difficulté de réalisation par un amateur, les circuits imprimés double face à trous métallisés de grande taille. Les dessins donnés par transparence (comme vus dans un miroir), devraient vous permettre de réaliser vos propres platines, si vous respectez les indications données cidessous

Si vous avez décidé de réaliser votre circuit imprimé vous-même, pour quelque raison que ce soit, il faut commencer par faire un saut chez votre revendeur de composants habituel: il devrait pouvoir vous fournir une bombe aérosol de produit transparent (transparent spray). Ce produit rend le papier translucide, pour la lumière ultraviolette en particulier. Il faut également acheter soit du circuit imprimé photosensible dont on enduira le circuit imprimé.

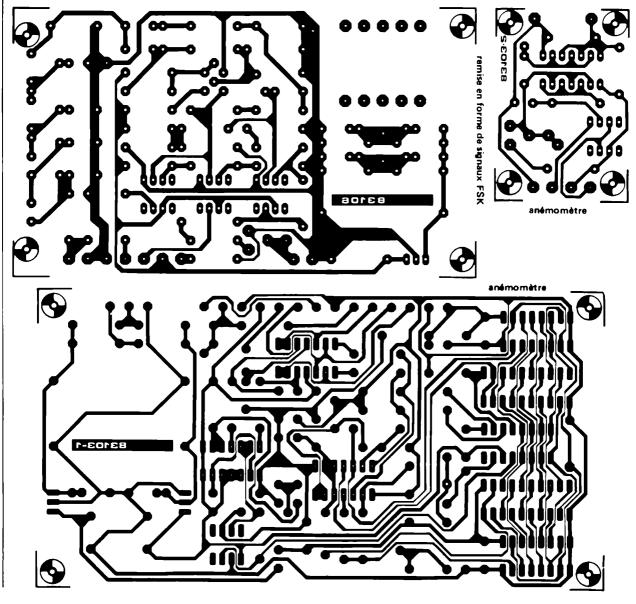
On recouvre la surface cuivrée photosensible ou photosensibilisée d'une bonne couche de produit transparent. La reproduction du dessin du circuit choisi est découpée et posée sur la surface humide, dessin appliqué sur le cuivre. On presse ensuite fortement de manière à éliminer les dernières petites bulles d'air qui auraient pu être emprisonnées entre les deux surfaces.

On peut maintenant exposer l'ensemble aux rayons UV. Il n'est pas nécessaire de poser une plaque de verre par dessus le tout, le produit transparent assure une bonne adhérence. Ne perdez pas trop de temps entre l'application du dessin sur le cuivre et l'insolation proprement dite, le produit devant assurer la transparence ayant tendance à sécher et à décoller du circuit imprimé. Si l'insolation doit durer un certain temps, il est préférable de mettre en place la plaque de verre que nous avons mentionnée plus haut, sans oublier dans ce cas-là d'augmenter la durée d'insolation légèrement, la plaque de verre constituant un léger écran pour les rayons UV. Le verre cristallin et le

plexiglas n'ont pas l'inconvénient que nous venons de souligner.

La durée d'insolation dépend de nombreux facteurs: le type de lampe UV utilisé, la distance lampe – circuit, le matériau photosensible, le type de circuit imprimé choisi. Avec une lampe UV de 300 W insolant un circuit situé à 40 cm la durée d'insolation d'un dessin recouvert de plexiglass peut varier entre 4 et 8 minutes.

A la fin du processus d'insolation, on retire le dessin du circuit imprimé (il devrait éventuellement pouvoir resservir), et on rince le circuit insolé à grande eau. On procède ensuite au développement de la surface photosensible dans une solution de soude caustique, (9 grammes pour 1 litre d'eau), on peut alors effectuer la gravure du circuit imprimé dans une solution de perchlorure de fer (Fe₃Cl₂, 500 grammes pour un litre d'eau). Lorsque la gravure est terminée, on rince à grande eau (le circuit et les mains!!!) et on enlève la couche photosensible à l'aide d'une éponge à récurer. Il ne reste plus qu'à percer les trous.





64 K sur la carte 16 K DRAM

Elektor n° 63, septembre 1983, page 9-33

L'enfer est pavé de bonnes intentions. Nous nous sommes donné la peine de publier un dessin de circuit imprimé (figure 3) avec les corrections à effectuer, non sans préalables et scrupuleuses vérifications. Et pourtant, le mauvais génie des pistes cuivrées a encore frappé! Sur la figure 3, page 9-35, une liaison a été établie entre le +5 V (piste épaisse dans la partie supérieure) et la masse (piste épaisse dans la partie inférieure). C'est faux! Cette liaison, à l'extrême droite de la figure 3, est à établir entre le +5 V et la broche 8 d'IC 12...IC19, conformément aux indications de la figure 2 et du texte. Que les alimentations ayant subi un court-circuit ne nous tiennent pas rigueur de ce lapsus cuivré.

cadenas électronique à combinaison de trois chiffres

juillet/août 1983 page 8-01

Si on respecte le schéma, le cadenas se trouve doté d'une caractéristique pour le moins fâcheuse! En effet, il s'ouvre déjà en cas de pression continue sur la touche 5. Il suffit de procéder à une action prolongée sur les différentes touches et attendre que le cadenas s'ouvre... et ce n'est pas là le but de la manoeuvre...

Ce problème est résolu par la mise en série d'une résistance de 1 k dans la ligne reliant l'opto-coupleur à ES3 et par l'adjonction d'une diode sur les commutateurs électroniques ES2 et ES3. Il faut d'autre part diminuer la résistance de R7 et lui donner une valeur de 220 ohms.

vigi-LED n°38

Juillet/Août 83 page 7-52

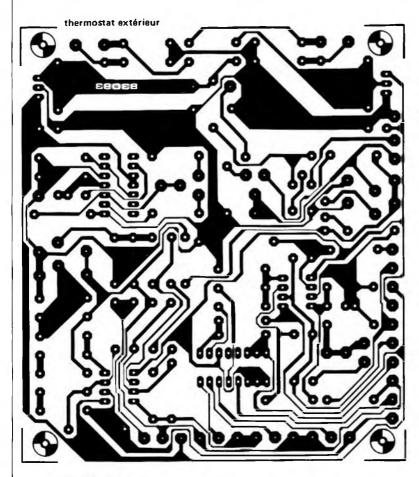
II faut inverser la dénomination des points A et B de la figure 2. Comme le dit le texte, la source de référence (le schéma gauche de la figure 2) est appliquée au point B. Le point B est le point du dessin gauche, et inversement, le point A est le point relié à l'indicateur de température.

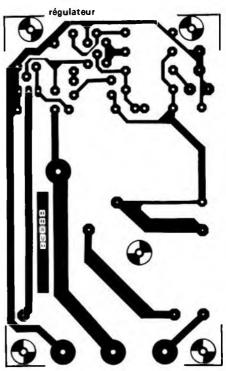
décodage morse avec le Z80A

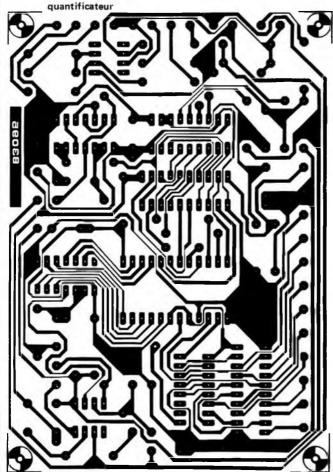
mai 1983, page 5-48...

Le tableau 1 donnant le vidage mémoire de l'EPROM 2716 de la carte CPU Z80A utilisée pour le décodage morse comporte une inversion de lignes. Il faut intervertir les données des lignes 200 et 220. La ligne 200 ne contient que des 00.

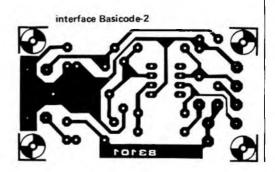


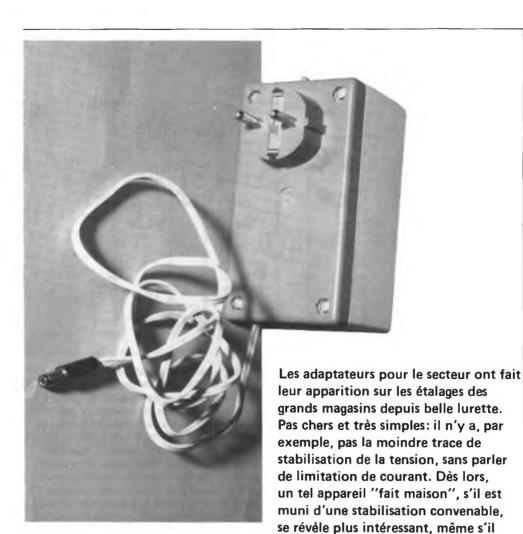












adaptateur pour le secteur

Lorsque l'on s'amuse à désosser un de ces adaptateurs pour le secteur de fabrication industrielle, on s'expose à de sérieux risques... de déception ! Le plus souvent, on n'y trouve rien de plus qu'un transformateur (éventuellement à secondaires multiples), un redresseur ou quatre diodes, et un condensateur de filtrage; un point, c'est tout! Que l'on ne s'étonne pas de la médiocrité des résultats obtenus avec un tel engin comme alimentation de substitution d'un lecteur de cassette... Ce n'est pourtant pas sorcier de doter l'adaptateur d'un circuit de stabilisation de la tension et de limitation du courant. On pense évidemment et immédiatement à mettre en œuvre un de ces régulateurs intégrés à trois broches dont les louanges ne sont plus à faire. Mais l'on ne pense pas toujours à certains composants "de fond de tiroir" encore parfaitement

utilisables. C'est du moins ce que nous avons pensé en concevant le circuit proposé ici. Comme on le voit sur la figure 1, le montage perd en compacité, mais ne perd rien en efficacité, et les composants utilisés sont vraiment de vieux coucous!

est un peu moins bon marché.

Le circuit

A gauche, on trouve le redresseur constitué de quatre diodes, précédé par un transformateur d'alimentation et suivi par le condensateur de filtrage C1. La partie du circuit entourant T1 et T2 est le dispositif de limitation du courant; nous y reviendrons. La bête de somme de cette alimentation, c'est le BD139, monté en transistor-série, dont la base est commandée par la sortie du comparateur de tensions IC1. On remarque que l'amplificateur opérationnel

du courant continu en basse tension disponible directement sur une prise murale (220 V).

1N4001

D5

T3

D3

D1

BD 139

R4

D3

R1

6

C1

T1

T1

BC

S57

TUP

BC

S57

TUP

S500 mA

1N4001

BC

S47

TUP

S500 mA

1N4001

ATOP

ATO

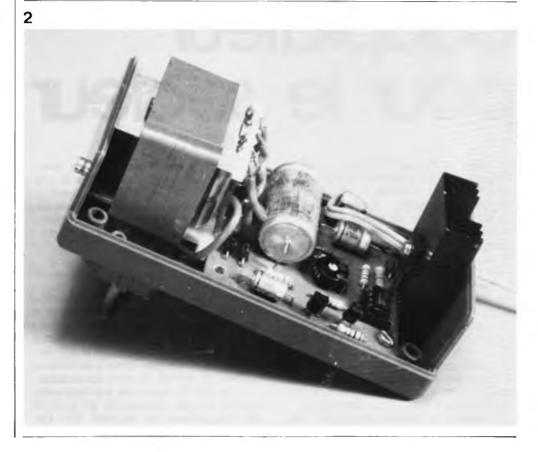
Figure 1. Le circuit de l'adaptateur pour secteur a été conçu dans l'idée de mettre en œuvre, autant que possible, des composants de fond de tiroir. Ce qui ne l'empêche pas d'avoir sa limitation de courant, sa protection thermique et sa tension de sortie variable.

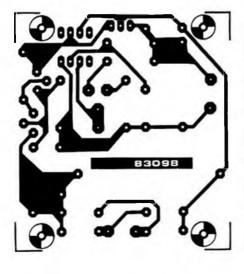
741 est alimenté par une tension prélevée en amont du transistor de régulation, ceci afin de ménager une plage de régulation aussi grande que possible. Le condensateur C3 contribue à lisser la tension de sortie. Voyons à présent le principe de la régulation. L'entrée non-inverseuse de ICl est polarisée par une tension de référence que lui fournissent R4 et D6, tandis que l'entrée inverseuse reçoit la tension prélevée sur le curseur de Pl, lequel constitue, avec R5 et R6, un diviseur de tension variable. Lorsque la tension de sortie du montage augmente, la tension à l'entrée inverseuse en fait autant. Le potentiel en sortie de IC1 baisse, de sorte que T3

devient moins conducteur. Lorsque la tension de sortie chute par contre, la tension sur l'entrée non-inverseuse est supérieure à la tension sur l'entrée inverseuse: le potentiel de sortie de ICl a tendance à croître, et ainsi T3 redevient plus conducteur. Dans un cas comme dans l'autre, il s'établit une espèce d'équilibre entre la tension prélevée par le diviseur de tension en sortie et la tension de commande de la base de T3. C'est du moins ainsi que les choses se passent tant que la limitation de courant n'est pas effective.

La résistance R2 tient lieu de senseur de courant. Lorsque la chute de tension à travers elle dépasse les quelques 0,6 à 0,7 V

Figure 2. Sur cette photographie apparaissent les détails de la mise en boîte de l'adaptateur dans un boîtier spécial (prise électrique mâle moulée).





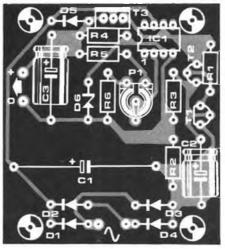


Tableau 1.

Transfo	R5	P1	R6	Plage de tensions de sortie théorique effective				
10 V	15 k	10 k	22 k	4,8 7	4,3 6,7			
12 V	22 k	10 k	15 k	6,210,3	6,010,6			
15 V	56 k	10 k	22 k	9,113,2	9.014.6			

pour I_{sortie} ≈ 250 mA

nécessaires pour rendre T1 conducteur, celui-ci est traversé par un courant issu de la sortie de IC1 à travers R1 et s'écoulant vers la masse. Du fait de la chute de tension à travers R1, T2 (un transistor PNP) se met à conduire à son tour (son émetteur est à un potentiel plus positif que sa base). De sorte qu'il circule également un courant du collecteur de T2 vers la base de T1: les deux transistors s'entretiennent mutuellement en état de conduction. Le courant de base de T3 est maintenant dérivé vers la masse par le circuit que nous venons de décrire: ce transistor se bloque et la tension de sortie s'effondre. Cependant le courant de sortie de IC1 reste suffisant pour entretenir la conduction des transistors Tl et T2.

Ce circuit est très efficace contre les courtscircuits, mais il présente deux petits inconvénients: il n'est pas doté d'un dispositif indicateur et ne comporte pas d'organe d'initialisation. De sorte qu'après l'entrée en service du dispositif de limitation de courant (protection contre les courtscircuits) il n'y a guère qu'une solution pour revenir au mode de fonctionnement normal: débrancher tout le circuit pour le rebrancher aussitôt... ou plus tard, après avoir supprimé la cause du court-circuit! Ce dispositif de limitation de courant tient également lieu de protection thermique. La tension base-émetteur nécessaire à l'entrée en conduction de T1 diminue au

fur et à mesure que la température augmente (Δ UBE = -2mV/°C). Ainsi, lorsque la température augmente à l'intérieur du boîtier en raison d'une consommation importante, le dispositif de limitation sera mis en service plus rapidement.

Montage et mise en boîte

Tous les composants de l'adaptateur (hormis le transformateur) peuvent être logés sur le circuit imprimé, si l'on s'inspire du dessin des pistes de la figure 3. La photographie montre le prototype que nous avons réalisé avec un boîtier avec prise mâle moulée sur le fond. Il est important de prévoir des orifices d'aération judicieusement placés. Pour qui le souhaite, il y a également la possibilité de mettre un axe sur le potentiomètre P1, de sorte que celui-ci reste accessible directement de l'extérieur. Le tableau 1 donne les valeurs de R5. P1 et R6 à utiliser selon le type de transformateur disponible; on y trouve également les valeurs de tension de sortie théoriques et effectives (mesurées sur le prototype). Le courant de sortie maximal se situe entre 250 et 300 mA, avec une chute assez nette en cas de surchauffe (voir ci-dessus). L'ondulation résiduelle n'est que 2 mV crête à crête pour un courant de sortie de 250 mA.

Figure 3. Dessin des pistes cuivrées et sérigraphie pour l'implantation des composants de l'adaptateur pour secteur. Tous les composants, à l'exception du transformateur, y sont casés. On retrouve ce dessin dans les nouvelles pages spéciales "libre service" pour la reproduction par transparence.

Tableau 1. Les possibilités du circuit varient en fonction de la tension d'entrée disponible: la plage totale couvre toutes les tensions comprises entre 4,3 V et 14,6 V. Ceci doit pouvoir combler la plupart des lacunes où l'utilisation d'un tel circuit est envisageable.

Liste des composants

Résistances: R1 = 1 k

 $R2 = 2.2 \Omega/0.5 W$

R3 = 4.7 k

 $R4 = 680 \Omega$

R5 = 56 k* R6 = 22 k*

P1 = 10 k ajustable

"voir tableau 1

Condensateurs:

 $C1 = 470 \,\mu\text{F}/40 \,\text{V}$

C2 = $100 \mu F/4 V$ C3 = $100 \mu F/25 V$

Semiconducteurs: T1 = TUN

T2 = TUP

T3 = BD 139

D1...D5 = 1N4001

D6 = zener 3V3/400 mW

IC1 = 741

Divers:

Radiateur pour T3
(8,6°C/W)

Boîtier avec prise
électrique moulée (par
exemple OKW 9021387)

Tr1 = transformateur
secteur 10...15 V/0,5 A
(voir texte)

le Junior Computer et Basicode-2 elektor octobre 1983 Décrire le standard Basicode-2 est une bonne chose (nous l'avons fait ailleurs dans ce numéro), mais cela ne suffit pas. Car, même si ce mode d'échange est encore quasi inconnu en France, il n'est pas difficile d'imaginer qu'il sera accueilli avec enthousiasme par tous les BASICophiles. La mise au point d'un accès pratique et original à ce nouveau code s'imposait. C'est chose faite aussi avec le présent article, qui décrit le mariage du Junior Computer et de son BASIC avec le standard Basicode-2. Dès lors, notre ordinateur préféré (le Junior Computer, bien sûr) est à même de pratiquer des échanges de programmes en BASIC avec toute autre machine accordée elle aussi au standard Basicode-2.

le Junior Computer et Basicode-2

un standard de communication (en BASIC) entre ordinateurs de familles différentes

Comme nous l'avons déjà expliqué dans l'article décrivant le standard Basicode, celui-ci consiste non seulement en conventions régissant la transmission audio, le format des données, la structure des programmes et le jeu d'instructions utilisables, mais aussi en programmes de conversion et en routines dites standard, obligées ou spécifiques. Avec le Junior Computer, cet aspect est d'autant plus délicat que la machine existe en deux versions (avec ou sans DOS), pour lesquelles les routines diffèrent. De surcroît, le BASIC n'est pas rigoureusement le même non plus dans l'une et l'autre version. Qu'à cela ne tienne, nous nous y adapterons. Tout a été prévu pour le Junior Computer étendu avec KB9 et l'Elekterminal d'une part, et le Junior Computer avec DOS et l'Elekterminal d'autre part.

Les programmes de conversion

Le tableau 1 donne le listing source du programme de conversion écrit pour le Junior Computer étendu avec son BASIC KB9. Le programme pour le Junior Computer avec DOS n'en diffère que par quelques adresses, aussi n'en donnons-nous pas de listing détaillé. On trouve par contre les vidages en format hexadécimal correspondants dans les tableaux 2 (KB9) et 3 (DOS). Les zones mémoire occupées sont respectivement \$0200...059B et \$E000...E39B. Il s'agit de mémoire vive dans les deux cas. Il n'est pas recommandé de chercher à faire tourner ces programmes en mémoire morte (EPROM); il est préférable de les sauvegarder sur cassette ou sur disquette et de les charger en mémoire vive. Dans les paragraphes qui suivent, les informations divergentes concernant le Junior Computer avec DOS figurent entre parenthèses... Le programme comporte une séquence d'écriture et une séquence de lecture, qui forment un tout que l'on peut sauvegarder sur bande ou sur disquette après

l'avoir introduit en mémoire (par le clavier): SA = 0200, EA = 059C (DOS: SA = E000, EA = E39C). Ensuite, il faut charger le BASIC de la cassette (ou de la disquette).

Lecture

Il faut encore une petite interface (décrite à la fin de cet article) avant de pouvoir charger un programme en Basicode. La procédure de chargement est la suivante:

NEW (CR)

POKE8256,Ø:POKE8257,4:X=USR(X) (CR) (POKE574,Ø:POKE575,226:X=USR(X)) (CR)

Sur les deux afficheurs de droite du Junior Computer apparaît le signe =, indiquant qu'il n'y a pas de synchronisation. On lance le lecteur de cassette à présent. Tant que n'apparaît pas l'en-tête (2400 Hz; voir l'article décrivant le Basicode-2), ce signe saute d'un afficheur à l'autre; les données recues ne sont pas valides. La synchronisation a lieu lorsqu'apparaît le signe . I parfaitement stable sur les deux afficheurs. Lorsque commence la lecture des données. l'affiche indique le signe 💆 qui doit rester immobile pendant toute la durée du chargement. En fin de chargement, si tout s'est bien passé, le Junior Computer effectue automatiquement un listage du programme reçu, et conclut la procédure avec le message "OK". Si le chargement ne s'est pas bien déroulé, il affiche le message "CHECKSUM ERROR".

Il est interdit d'interrompre le listage d'une manière ou d'une autre (n'actionner aucune touche tant que ce n'est pas fini!). A défaut de quoi on risque de perturber non seulement le programme de conversion Basicode-2, mais aussi le BASIC lui-même. Même si l'on constate des erreurs flagrantes en cours de listage, il ne faut pas intervenir avant le message final.

Il peut arriver que le Junior Computer ne détecte pas la fin du programme lu sur cassette. Si l'on actionne la touche RESET, il faudra procéder à un nouveau chargement de tout l'interpréteur BASIC.

					1130.	827C 28 -	12 02		JSR	TABLE	CARRIAGE RETURN TO TABLE
					1148.	02 /P A9 I	из		1 00 14	602	END OF TEXT TO TABLE
	WITH KE	B-9 RAS	SIC PROGE	RAM FOR JUNIOR COMPUTER	1160:	6281 26 4 6284 AD 1 8287 26 4	F4 03		L DA JSR	CHSUM STTABL	CHECKSUM TO TABLE (WITHOUT SETTING BITT)
	DATE: 1	c-6-*8	j		1180:	228A A9	78		LDAIM STA		SET INTERRUPT DISABLE NODE
6296		ORG	50200		1208:	8291 BD	65		LDA:M	SCR	SET SQUARE WAVE OUTPUT (PS7)
	PCINTER	RS IN F	PAGE 2E	RO (BASIC)	1222:	2294 A9 i	31		LDAIM	\$21	
	INTER		Sups4		1242:	2296 8D 8	28 63		STA JSR	MEADER	
200	BFRSFL BFRSFK		5007E	BEGINNING OF FREE SPACE FOINTER	1260.	829C 20 1	93 39	LOADTA	LDA	SFFFF	START617 0
244	HERMAL		50084	END OF RAM POINTER	1278:	82A2 A0 6	8 8	OUTCHA	LOYIM	285	BITCOUNTER = 8 ONE BIT TO CARRY
	HISMIH		\$0065		1298:	82A5 48 82A6 89 1			BCS	HIGH	
	6522-10				1310:	02A8 20 3	39 WJ		JSR BVS	2ERO NEXT	ONE PERIOD OF 1288HZ (~8) BRANCH ALWAYR
200 200	TOCK TOCK TOLL		\$1805	TIMER ONE COUNTER	1330:	22AD 20 6	46 Ø)	NIGH NEXT	JSR PLA	ONE	TWO PERIODS OF 2488H2 (-1)
208	TOLE	•	\$18p7	TIMER ONE LATCH	1350:	8281 88 8282 DG 1			DEY	DUTCHA	BITCOUNTER NOT ZERG? THEN BRANCH
		•	5180D	AUXILIARY CONTROL REGISTER INTERRUPT PLAG REGISTER	1378:	6284 20 4 6287 20 4	46 83		JSR JSR		STUPE IT = 1 STOPE IT = 1
1200	IER	•	\$180E	INTERRUPT ENABLE REGISTER	1100.	3384 PF (44 63		100	LDTABL	+01 INCREMENT TABLE POINTER
	CUTPUT	VECTOR	BAS1	C)	1410:	628D DG 6	A1 63		BNE INC	LDTAG_	-02
200	TALCO	:	52A52 52A53	OLIFUT VECTOR	1430:	22C2 AC /	A0 62	LD7	LDX	LDTASL LDTASL	
			TA BUFFI	***	1440:	22C8 C4 E	85		CPY	CHPARE	NOT END OF RAM? THEN BRANCH
				ENZ	1460:	22CE DU 6	84		ENE	CHPARE	
	SOVE		\$03F0		1450:	8208 A5 3	78		LDA	\$2878	+81 GO ON AT BEGINNING OF BASIC WORKSPA
200	SAVINE		\$03F2 \$23F3		1589:	82D5 A5 3	79		LDA STA	SOG79 LDTABL	
200	CHSUM DESTEL	•	503F4 503FD		1520:	82DA CC - 82DD DØ F	4A 02	CHPARE	CPY	STTABL	+62 +62 NOT END OF TABLE? THEN SHANCH
	EXTERN		HOUTINE		1548:	B2DF EC	49 82		CPX	STTABL	FOI END OF TABLEY THEN SKANCH
	MESSY		\$0559		1560:	02E2 D0 E	28 03		BNE JSR	ACADTA READER	
					1570: 1582:	02E7 8C 1	DH 18 P2 03		STY	SAVINL	DISABLE P87
	INIT	BALISE	POINTE	RS RTAUDRESS TO OUTPUT VECTOR	1598:	02ED AC 1	F3 03		LDY	SAVINH	RESET INTER VICTOR
	: IABL:	- NOU. I	NE SIA	MINDONESS IN CONFOIL ASCION	1610:	92F4 AD 1	05		STY	INTER	·21
44 AC 52 2A	SAVE	LDA	OUTVL		1632+	AZP7 AC I	P1 41		LDV	SOVE	RESET OUTPUT VECTOR
81 AC 53 22 86 8D F0 83		STA	SOVL		1658:	02FA 8D 02FD 8C	51 2A		STY	CUTYN	RESET OUTPUT VECTOR
19 8C F1 23 BC A9 42		LDAIN	TABLE	SAVE OUTPUT VECTOR	1668:	8398 AD 6	PB 03		DEO	CESTFL RTRN	DESTROY PLAG NOT SET? THEN BRANCH
A9 42 E A0 82 8 8D 52 2A		LOVIN	SABLE	/256	1680:	0305 A5 3	79 78		LDA	30074 \$2078	DESTROY BASIC PROGRAM IF DESTEL IS SET
3 BC 53 2A		STY	OUTVH	NEW OUTPUT VECTOR	1780:	0309 85 1 0308 85	70		STA STA	50070 5007E	
16 A5 84 18 A4 85		LDY	INTER	• 01	1728.	0300 A4 1	7.8		LDY	50078	
A BD F2 03 D BC P3 03				HAVE INTER VECTOR	1740.	9310 CB			INA		
8 A9 77 2 AB 82		LDYIM	SVECAS	/256	1762:	8312 B4	74		STY	5007A	
24 85 24 26 84 85		STA STY	INTER	-81 NEW INTER VECTOR	1778:	2314 84	7C 7L		STY STY	255 LF	
20 AS 7E 2A A4 7F		LDA	BFRSPH BFRSPH		1622:	84 A1E5			LDAIM		
2C 6D 49 82		STA	STTABL	. 481 BEGINNING FREE SPACE POINTER . 482 TO INDIRECT ADDRESSES STTABL AND	1612:	53:D C8	78		STATY	\$2618	
132 8G A2 82		STA STY	LETABL	01 LOTABL (TAGLE FOINTERS)	1832:	231E 91	78 2C		STAIY	S2C	
38 A9 88 33 A9 88 A68		LDAIN	298		1850:	2322 28 S	59 05	RTRN	JSR PLA	MESSY	"NEW" MESSAGE
230 8D F8 23		STA	DESTEL Se2	CLEAR CHECKSUM CLEAR DESTROY FLAG START OF TEXT CHARACTER	1872:	2326 A8			TAY		
1 W M 7 0 4		- DAIA			1898:	0327 68 0328 40 8	93 00			INTER	-01 RETURN TO BASIC
	THIS	ROUTIN	HE IS C	ALLED BY BASIC AND PUTS THE LOCKAM IN A TABLE	1910:			1 5 SE	7400	H2	
	. LIST	01	- H2 PH	TO B INCOME.	1932:			1 2 25			
42 C9 0A	TABLE	CMPIM	SOA	www.1816	1942:	232B A2	70	HEADER			SET X- AND Y-REGISTER FOR 12020 PERIODS OF 248CH2 (=5 SEC 240DH2)
44 FO 32		BEU	\$62	SKIP LF'S	1950:	8325 AG 1	46 03	HDR	LDYIM JSR	ONE	THO PERIODS OF 2480HZ (-5 SEC 2480HZ)
48 8D FF FF	STTABL	EOR	CHSUM	CHARACTER TO TABLE	1990:	8333 DØ 1	FA		BNE	HDR	
24E 8D F4 23		STA	CMSUN	UPDATE CHECKSUM . 48: INCREMENT TABLE POINTER	2009:	2335 88			726 226	HDS	
754 DE 03 756 EE JA 92		93E	OUTOFH STTABL		2020:	2338 6C			RTS		
59 A5 85 58 CD 4A 82	007057		HIMEMH		2849:			. 7800	enne e	enton o	7 1200HZ
52 DE 16		BNE	OK	NOT END OF RAM? THEN BRANCH	2069:			ONE	TWO P	ERIODS	OF 2409N2
9 A5 84 2 CD 49 02		CMP	STTANL	. •81	2079: 2080:		**				
65 D8 8F 67 A9 FF		LDAIM	SIF		2102:	0339 A9 9	06 18	2 ERO	LDAIN	TOLL	
69 8D FB D3 6C A5 78		STA LDA	\$60.78		2120:	033E A9 6	07 18		LDAIM STA	SØ1	SET TIMER ONE POR 417 MICRO SEC.
		STA	52079	. 481 AND REWRITE WASIC PROGRAM BY TABLE	2130: 2140:	0343 4C 5	53 B3 49 B3	ONE	JRP JSR	PER 10D SUBONE	
GE 80 49 02		STA	STTAHL	402	2158:	0349 A9 (0348 8D (CE	3 MO BU 2			
3 8D 4A 02	OK				2170:	034E A9 0	60		LDAIM		SET TIMER ONE FOR 208 MICRO SEC.
71 A5 79 73 BD 4A 02	OK .							050:00		TOCL	
271 A5 79 273 BD 4A 62	OK : PROG	RAM TO	TAPE		2190:	0353 AD (04 30		816		CLEAR TIMER ONE INTERRUPT PLAG
	: PROG		TAPE		2280:	8356 2C (0D 18 PB	PER	BIT	TFR PER	NOT TIME-OPE?
271 A5 79 273 BD 4A 02			TAPÉ		2280: 2210: 2220: 2230:	#356 2C (0D 18 PB 84 18 6D 18		BIT	TFR	

Il est préférable de ne pas interrompre l'ordinateur, mais de lui proposer la fin d'un autre programme Basicode sur cassette, ou de faire une nouvelle tentative de lecture de la fin du programme en cours de chargement. Peu importe que les données soient tout à fait fantaisistes, l'essentiel étant de ne quitter ni le BASIC, ni le programme de lecture par une interruption. Une nouvelle tentative de lecture du fichier intégral reste possible aussitôt que le Junior Computer aura émis un des messages de fin de lecture. Lorsque le programme à charger est trop long par rapport à la capacité de la mémoire, le message d'erreur est "OUT OF MEMORY". Si l'on désire effectuer tout de même un listage de la partie déjà chargée, il suffit d'effectuer la procédure suivante: POKE8256,156:POKE8257,4:X=USR(X) (CR)

(POKE574,156:POKE575,226:X=USR(X)) (CR)

Ecriture

Pour mettre sur cassette un fichier BASIC avec le standard Basicode-2, la procédure à suivre est la suivante:

POKE8256,Ø:POKE8257,2:X=USR(X):LIST (POKE574,Ø:POKE575,224:X=USR(X):

LIST

On lance le lecteur de cassette en position "enregistrement". Ce n'est qu'ensuite que l'on donne la commande CR! Lorsque l'ordinateur se manifeste avec le message "OK", on peut arrêter le lecteur de cassette.

On peut aussi ne mettre sur cassette qu'une partie du fichier (par exemple les lignes 1000-1090) en suivant la procédure suivante: POKE8256,Ø:POKE8257,2:X=USR(X):

LIST1000-1090

adresses près.

```
INC INCPNT
INC LDIND 102
INCPNT LDA 675A1M 102
CMP LDIND 102
ANK HETBAS NOT THU OF TARLET THEN DRANCH LDA STAIND 101
CMP LDIND 101
BNE RETBAS
LDA SIVL
STA INVECL RESET INPUT VECTOR
LDA SIVL
STA INVECH LDA CINCH
LDA SIVL
STA INVECH LDA SIVL
STA INVECH LDA CINCH
LDA SIVL
STA INVECH LDA SIVL
LDY MESSY "CHECKSUM ERROR? THEN BRANCH LDY MESSY "CHECKBUM ERROR" NEWRAGE
HETURE LDV MESSY "CHECKBUM ERROR" NEWRAGE
LDV MESSY "CM MESSAGE
LDA MESSY "OK" MESSAGE
LDA SOD CARRIAGE RETURN
RTS
RETBAS TVA
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                               04C 8 U0 0 J
04CA 2E C0 04
04C0 AN 66 04
04C0 AN 66 04
04D0 C1 C0 04
04D1 U2 26
04D3 AD 65 U4
04C5 AD 65 U4
04C5 AD 65 U4
04C5 AD 65 U5
04E AD 12 05
    MASICODE READ PROGRAM FOR JUNIOR COMPUTED WITH KR-9 BASIC
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                 1450;
1470;
1480;
1480;
1480;
1590;
1590;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;
1510;

                                                                                                                                                                                                                                                                                                                                DATE: 14-6-181
                                                                                                                                                                                                                                                                                                                                                                                                                       UNG $8466
                                                                                          C480
                                                                                                                                                                                                                                                                                                                                    POINTERS IN PAGE 2ERO (BASIC)
                                                                                                                                                                                                                                                                                                                                    BFRSPH * SOOTE BEGINNING OF FREE SPACE POINTER
BFRSPH * SOOTE
WINZERL * SOBB4 END OF NAM POINTEU
HINZERH * SOOBS
                                                                                                                                                                                                                                                                                                                                4522-10 REGISTERS
                                                                                                                                                                                                                                                                                                                                PCR • $1800 PARTPHENAL CONTROL REGISTER
1PR • 91800 INTERRUPT PLAC REGISTER
1ER • $1800 INTERRUPT ENABLE REGISTER
                                                                                      04##
04#0
04#8
                                                                                                                                                                                                                                                                                                                                    6532-1C REGISTERS
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                             SIA80 DATA REGISTER OF PORT A
SIA82 DATA REGISTER OF FORT 0
SIAFS CLK8T (INTERRUPT DISABLE)
0250: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 4270: 
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                  : MEASURE ONE PERTODTIME
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                               84FD 28 00 85
6500 A9 82
6502 AC D 18
6502 AC D 18
6503 A0 D 18
6504 A0 D 18
6504 A0 DC 18
6504 A0 DC 18
6512 A9 C 18
6512 A9 C 18
6512 A0 D 18
6513 A0 D 18
6513 A0 D 18
6513 A0 D 18
6514 A0 D 18
6515 A0 D 18
6516 A0 D 18
6520 A0 F A0 D 18
6520 A0 F A0 D 18
6520 A0 F A0 D 18
                                                                                                                                                                                                                                                                                                                                INPUT VECTOR (BASIC)
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                  PERIOD JSR HLFPEN
HLFPER LDAIM 287
HLF BIT FR
BEQ HLF
STA FR
LDAIM 281
EUR PCR
STA PCR
LDAIM 58F
TAX
                                                                                                                                                                                                                                                                                                                                    INVECT . 32457 INPUT VECTOR
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                      NU ACTIVE EDGE ON CAI-INPUT? THEN DRANCH CLEAR CAI FLAG
                                                                                                                                                                                                                                                                                                                                    TEMPORARY DATA HUFFERS
                                                                                                                                                                                                                                                                                                                            CHSUM *
PRCNTL 4
PRCNTH *
ZERC *
BUFFTM *
SIVE *
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                             SA3F4 CHECKSUM
SA3F5 PERIOD COUNTER
SA3F6
SA3F6
SA3F6
HALP PERIODTIME
SA3F6
SA3F9
SA3F9
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                      OPPOSITE ACTIVE CAL EDGE DETECT
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                 STA
LDAIM
TAX
EOR
STX
TAX
CLC
ADC
MTX
RTS
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                             1889: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 1896: 
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                        PERIODTIME
                                                                                                                                                                                                                                                                                                                                    EXTERNAL SURROUTINE
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                               HEFFTH PULL PERIODTINE IN ACCU
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                         LDAIM S55
JSR MOSYNC
LDYIM S88
FMA
JSM PERIY
CHC FM
JSH PERIY
CHC FM
JSH PF
GCC FM
GCC PND270 CLC
SNIFT PLA
ROR
D2'
F/
                                                                                                                                                                                                                                                                                                                                PRCHA . $1334 PRINT CHARACTER ROUTINE
                                                                                          0400
                                                                                                                                                                                                                                                                                                                                         : INITIALISE AND RECEIVE
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                               0524 A9 55
0536 20 40 05
0529 A0 80
0522 A0 80
0522 A0 80
0522 A0 80
0532 C0 F0 04
0532 C0 F0 04
0532 C0 F0 80
0532 A0 80
                                                                                  0400 A9 7F
0402 BD 0E 18
0407 A9 48
0407 A9 48
0407 A9 67 BC 18
0400 A9 7A 81
0400 A9 7A 18
0400 A9 7A 18
0412 A5 7A
0414 BD 65 94
0417 A6 7A
0414 BD 65
0419 E8 85
0419 E8 66 84
                                                                                                                                                                                                                                                                                                                                                                                                                                       LOWIN 57F
STA 1PR
SET INTERRUPT DISABLE MCDE
LOAIM 5PF
STA CRUM CLEAR CHRCKSUM
LDAIM 571
LDAIM 571
LDAIM 571
LDAIM 571
LDAIM 571
LDAIM 571
STA PDD
LDA RPRSPI. MEGIMNING OF SHER SPACE POINTEM
STA STAIND -911 TO INDIRECT ADDRESS STAIND
LDX LPRSPN
LDX 256 BYTE FOR EXPANSION
CFX HIMPMH
SCS STOP
STX STAIMU +02
                                                                                                                                                                                                                                                                                                        MEGINNING OF FARE SPACE

TO INDIRECT ADDRESS STATI

UPROPH

256 BYTE FOR EXPANSION

CONTROL SIE

STA PRINTH SET PERIOD COUNTER

LOAIN 516

STA PRINTH SET PERIOD COUNTER

LOAIN 1344

IIUM JSH PERIOD 1144 <> 2408M2 PERIODTINE

CCT INADER PERIODTINE >> 2408M2 PERIODTINE

CCT INADER PERIODTINE >> 2408M2 PERIODTINE

MED PERIODTINE >> 2408M2 PERIODTINE

SEC INCOME INDIRECT ADDRESS STATE

MOR OF THE PERIOD COUNTER

LOAIN 140 MS 100 
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                           SAVE ACCU
PERIOD
ZERO
FNOZRO 1288HZ PERIOD? THEN DRANCH
PERIOD KRCOND 2408HY PERIOD
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                       SHIFT BRANCH ALWAYS
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                 CLC
PLA
ROMA
NEXT RIT TO
DIY
RA
NOT 8 BITS?
RA
GOR CHSUM
STA CHSUM
UPDATE CHECK
PLA
ANDIR 37V CLEAR BIT 7
RTU
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                      NEXT BIT TO ACCU
                                                                              #41C 89 63 9CS
#41E 88 66 84

C421 89 19 HEADER LDAT.

6421 89 19 HEADER LDAT.

6426 89 16 81 STA

6426 89 16 85 JAW

6428 89 40 85 JAW

6428 89 69 89 89 STABEL

6436 89 89 89 STABEL JAW

643 C9 89 89 STABEL JAW

6440 89 87 31 STABEL JAW

645 98 89 80 STABEL JAW

645 98 89 80 STABEL JAW

645 98 89 80 STABEL JAW

645 98 80 STABEL JAW

646 98 98 STABEL JAW

647 98 98 STABEL JAW

647 98 98 
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                       CHSUM
CHSUM UPDATE CHECKSUM
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                      :
1 DISPLAY SYNC-CHARACTER ON 7-SEGM-DISPLAY
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                               854D A9 69
854D 8D 80 1A
8550 AD 82 1A
8553 49 02
8555 8D 82 1A
8556 60
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                          SYNC LDAIM S69
NOSYNC STA PAD
LDA PED
EORIM S62
STA PBD
RTS
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                             PROVIII
IIDA | NOT 16-256 PERTODS OF 2400H27 THEN HRANCII
PERTODTINE X 3 |=12 WEMZ PERTODTEME )

3EC | 12 WEMZ PERTODTINE | 188US - ZERO
2 PRO
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                              OUTPUT MESSAGE (MESS+Y)
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                              MESSY LOAY MESS LOAD CHARACTER
CMPIN 683
BEO MESEMO END OF TEXT CHARACTER?
JSR PRCMA
INV
MESEMD RTS
WESEND RTS
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                    8559 89 68 85
855C C9 83
855E F0 87
8568 28 14 13
8563 C8
8564 4C 59 85
8567 68
    0986:
0986:
0986:
0986:
0928:
0938:
                                                                              | WAST | 
        8940:

8958:

8958:

9978:

0980:

0980:

10980:

10980:

10980:

10980:

10980:

10981:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

11080:

1108
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                       0368 UD
0369 OA
0369 OA
0369 OA
0369 OA
0369 OA
0379 O
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                  MESS =
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                   0
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                   "EMORY SOULD CONTROL OF SOUR 
                                                                              #48HL GA #4 #48F & #48F
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                             JSR
CMP
BCC
JSR
LDAIM
STA
LDA
STA
LDA
STA
LDY
STA
STA
LDY
STA
STA
STY
RTS
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                         IDINU +82
INVECI.
INVECI.
SIVL SAVE INPUT VECTOR
SIVL
LDIND
LDIND /256
INVECI.
INVECI.
INVECI.
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                     Tableau 1. Le listing
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                     source complet du
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                         programme de
                                                                                                                                                                                                                                                                                                                                                     THIS ROUTINE IS CALLED BY BASIC AND TRANSPERS
EVERY CHARACTER PROM THE TABLE TO BASIC
IT ALSO GIVES A LESTING OF THE PROGRAM
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                     conversion Basicode-2
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                     pour le BASIC KB9
                                                                                  64N£ AD FF FF
64E1 A8
64C7 26 34 13
64C5 EE BF 64
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                         du Junior Computer
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                         SEPPP CHARACTER FROM TABLE
                                                                                                                                                                                                                                                                                                                LDIND
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                     avec carte d'extension.
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                         PRCHA
LDIND +01 INCREMENT POINTER
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                     Pour le Junior Computer
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                         avec DOS, le programme
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                     est le même à quelques
```

(POKE574.0:POKE575.224:X=USR(X): LIST1000-1090)

Avant de procéder à l'écriture des données sur la bande, le fichier en BASIC est converti en une séquence de codes ASCII (format de l'instruction LIST) placée en mémoire vive en amont du fichier BASIC en mémoire de travail. Il peut donc arriver que la capacité de la mémoire soit insuffisante pour accueillir ces deux blocs de données simultanément. Dans ce cas, l'ordinateur émet le message "NEW" après avoir mis sur cassette le fichier BASIC. Autrement dit, le fichier original (en format BASIC, si l'on peut dire) n'existe plus en mémoire vive, mais subsiste toutefois sur cassette en format Basicode-2 (et éventuellement en format BASIC si l'on a pris soin de l'y mettre auparavant).

Les principes de la conversion

Pour les détails, on se réfèrera au listing du tableau 1. Il ne sera question ici que de généralités importantes.

Le programme d'écriture

On notera, dans ce qui suit, l'importance de l'instruction X=USR(X). On remplace le vecteur OUTPUT du BASIC par l'adresse de départ d'une routine en langage machine (TABLE dans le programme d'écriture). Cette routine met en mémoire le code ASCII figurant dans l'accumulateur.

Lorsqu'il reçoit l'instruction LIST (dans les séquences POKE...: POKE...:X=USR(X): LIST), l'ordinateur se prépare à effectuer un listage du fichier sur l'écran et/ou sur l'imprimante. Comme le vecteur OUTPUT a été modifié, le fichier se voit transféré en amont du fichier BASIC original par la routine TABLE (vers laquelle pointe le vecteur OUTPUT). Ici le fichier est en format ASCII intégral (tel qu'il apparaît effectivement sur l'écran et non tel qu'il figure dans la mémoire de travail de l'interpréteur BASIC).

Une fois que le BASIC détecte la fin du fichier, il effectue un saut via l'adresse 0003...0005 vers SVECAS. Cette routine assure le transfert du nouveau fichier sur cassette, sous la forme d'un signal audio conforme au standard Basicode-2 (fréquences de 1200 et 2400 Hz). Lorsque c'est fait, il reste à rétablir le vecteur OUTPUT original et à retourner en BASIC.

Le programme de lecture

Il est également fait appel à cette routine à l'aide de l'instruction X=USR(X): le fichier en format Basicode est lu sur cassette et placé en mémoire vive. Une fois que le caractère EOT et la somme de vérification ont été reçus, on modifie le vecteur INPUT du BASIC que l'on fait pointer vers la routine LDIND. Comme l'ordinateur se prépare à l'introduction de nouvelles données (le vecteur INPUT désigne généralement la routine "receive character") via le vecteur INPUT qui désigne la routine LDIND. il est très facile d'obtenir le transfert de la séquence de codes ASCII lue sur la bande et placée provisoirement en mémoire, vers la mémoire de travail de l'interpréteur.

```
1
52277
622EE 845
26DFF 882
782
623
637
638
788
                                                                                                                                                                                          2
2A
2A
8D
C9
49
CD
79
42
6B
A6
D6
AC
8D
                                                                                                                                                                                                                                       4
53
53
85
86
82
80
82
4A
AD
4A
4A
20
82
82
84
85
                                                                                                                                                                                                                                                                                                                            6
8D
84
A1
89
EE
60
80
80
80
79
84
A8
D8
28
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                             9
85
7E
86
PF
A5
80
85
85
85
83
85
88
85
88
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                      A F1 8D A4 8D FFF 85 FB A9 26 3 EE D0 CC AD 8D 7D A8 9F CE
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                   8
83
72
77
74
4D
6D
76
30
76
4A
72
52
85
91
8D
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                            C 9 8 3 8 D 8 3 8 F 4 A A 5 8 D 8 2 8 D 8 2 2 P 7 7 8 6 6 6 6 4
                                                                                                                                                                                                                                                                                                                                                                                                                                                           F8452884A984285282DCCC5768749D
               0250:
0260:
0270:
0280:
0290:
02A0:
02B0:
02C0:
                                                                                                                                                                                          D0
84
83
84
20
CA
18
18
FB
                                                                                                                                                                                                                                                                                   FA
53
Ø4
                  0330:
MEXDUMP: 8488,8598
8 1 2 3
8488: A9 77 80 8E:
8418: 82 1A A5 7E:
8418: 84 A6 7F: 84
8418: 84 A6 A9 87
8518: 86 18 A9 87
8558: 86 85 15 5 40
8588: 86 53 55 40
8588: 86 53 55 40
                                                                                                                                                                                                                                                                                   60049EB85FF669540BF509BF600432554E
```

Tableau 2. Vidage mémoire en format hexadécimal du programme de conversion pour le BASIC KB9.

le Junior Computer et

elektor octobre 1983

Basicode-2

```
HEXDUMP: E000.E163
E800: AD 11 23 AC
E010: BD 11 23 AC
E010: BD 11 23 AC
E010: BD 11 23 AC
E010: AD 77 A0 E0
E010: AD 76 E0
E010: AD 60 AC
E010: AC
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                           4
12
12
85
E8
F2
02
4A
AD
4A
28
E8
E8
28
AD
28
E3
FA
53
84
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                     8
E144A5
A998D0FF9848
F984B17B94C61
A1BF1A94C61
EF8
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                A F 1 B D A 4 B D F F S B B A 9 B D C C A D D C C A D D C C F B D C C F B
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                         C A 9 E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D E 1 B D 
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                            684
65
684
65
686
687
687
687
687
687
687
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                        JUNIOR
```

JUNIOR

M																
HE XDU	MP:	E 20	00,0	E 391	В											
	8	1	2	3	4	5	6	7	8	9	A	В	C	D	E	F
E 200:	A 9	7 F	ØD	ØΕ	F8	A 9	00	8D	BC	F8	8 D	F4	E1	A 9	73	8D
E 210:	82	FA	A 5	7 E	8D	65	£ 2	A 6	7P	Eil	E4	85	88	63	38	66
E 220:	E 2	A 9	10	8D	F 6	Εl	A 9	36	20	4D	E3	26	PD	E 2	C 9	22
E 230:	98	EP	C 9	4 E	ВØ	EB	EΕ	F 5	El	DØ	F @	8 A	26	48	E3	98
E 246:	CE	F6	E 1	DØ	E6	ØA	38	E 9	BC.	8D	P7	El	20	4B	E 3	28
E 250:	88	E3	CD	F7	E1	90	F 5	8.0	8 9	28	88	E 3	CD	p7	E 1	98
E 268:	F8	28	24	E 3	80	PF	PP	C 9	03	FØ	21	EĒ	65	E 2	DØ	83
E 270:	ΕĒ	66	E2	A 5	85	CD	66	E 2	DØ	DF	A 5	84	CD	65	22	DØ
E 280:	D8	Aθ	99	20	59	E 3	A 9	67	8 D	82	FA	68	26	6.0	E 3	CD
E 298:	P7	E1	96	F8	26	24	E3	A 9	67	80	82	FA	A5	7ε	80	BF
EZAU:	E2	A 6	7 F	83	38	CØ	E 2	AD	61	23	AC	02	23	80	F9	El
E 28 8 :	8C	PA	E1	A 9	BD	Aθ	Ε2	8D	01	23	8C	02	23	60	AD	FF
£2C0:	FF	Aθ	8D	63	23	EE	BF	€2	DØ	03	EE	CØ	E 2	AD	66	E2
E 2D 8 :	CD	СØ	E2	Dθ	26	AD	65	E 2	CD	BF	E2	DØ	1 E	AD	P 9	Εl
E 2E Ø:	8D	61	23	AD	FA	Εl	80	02	23	AD	P 4	E1	F 0	05	AØ	12
E 2F 0:	20	59	E3	AØ	25	20	59	E3	A 9	8D	60	98	6.6	20	80	E 3
E 300:	A 9	02	2C	0D	F8	FØ	FB	8D	ØD	F8	A 9	01	4D	ØC	83	8D
E310:	ØC	P8	A 9	FF	AA	4D	F6	FA	9 E	F5	FA	AA	18	6D	F8	E1
E320:	38	FB	E1	60	A 9	55	28	4D	€3	AB	89	48	26	FD	E2	CD
E330:	F7	E 1	80	06	29	FD	E 2	38	88	91	18	68	6A	88	DØ	EB
E 340:	48	4D	F4	E 1	8D	F4	£ 1	68	29	7 F	60	A 9	69	BD	8.0	PA
E 350:	AD	82	FA	49	02	8D	82	FA	60	B9	68	EJ	C 9	03	PE	87
E 360:	20	4.3	23	C8	4C	59	E 3	60	ØD	ØA	41	55	54	28	4F	46
E 370:	20	4D	45	4D	4F	52	59	A G	90	63	ØD	ØA.	43	48	4.5	4.3
E 380 :	48	53	55	4D	20	45	52	52	4F	52	BA	eD	83	ØD	BA	4F
£ 390:	48	ØA	ØD	03	ØD	AB	4E	45	57	ØA.	6 D	63				

Tableau 3. Vidage mémoire en format hexadécimal du programme de conversion pour le BASIC du Junior Computer avec DOS.

le Junior Computer et Basicode-2 elektor octobre 1983 pour qui tout de passe comme si on introduisait un nouveau fichier via le clavier (à grande vitesse de frappe, certes!). Cette séquence de codes ASCII est traitée normalement par l'interpréteur qui en fait un fichier BASIC en mémoire de travail. Il reste à corriger le vecteur INPUT, et

```
LIST
  10 GOTO 1000
20 GOTO 1010
100 PRINT
   101 POKE 6745, 200: PRINT CHR$ (12);
   102 POKE 6745, 3
   103 RETURN
   110 IF HO>63 THEN RETURN
111 IF VE>15 THEN RETURN
112 POKE6745, 288: PRINT CHRS(28);
   113 POKE 6745, 3
   114 PRINT
   115 IF HO-0 GOTO 117
   116 FOR OD=1 TO HO:PRINT CHRS(9);:NEXT
117 FOR OF=-1 TO 15-VE:PRINT CHRS(11);:NEXT
   118 RETURN
120 RETURN
200 IN$="":RETURN
   210 OS=PEEK(8256);OT=PEEK(8257)
211 POKE8256,(10*16+14):POKE8257,(1*16+2)
  211 POKE8/25, (18*10*14); POK
212 O=USR (0)
213 POKE8256, OS: POKE8257, OT
214 OX=(PEEK (6754) AND 127)
215 INS=CHRS (0X)
216 RETURN
   250 RETURN
             RV=RND(1):RETURN
   270 FR=FRE(0): RETURN
   270 FREFRELDS: RETURN
300 IF SGR (SR)=-1 THEN SRS-STRS(SR): RETURN
301 SRS-MIDS(STRS(SR), 2): RETURN
302 SRS-MIDS(STRS(SR), 2): RETURN
310 OS-ABS(SR)+.5-10"-CN:OI=INT(OS): OD=OS-O1+1
311 SRS-**
   311 IF OS>=1E9 THEN 321
313 IF CN=0 THEN ODS="":GOTO 317
314 IF OD=1 THEN ODS=".":GOTO 316
   314 IF OD=1 THEN ODS=".":GOTO 316
315 ODS=MIDS(STRS(OD),3,CN+1)
316 IF LEN(ODS)<0N+1 THEN ODS=ODS+"0":GOTO 316
317 SRS=MIDS(STRS(OI),2)+ODS
318 IF SR<0 AND VAL(SRS)<00 THEN SRS="-"+SRS
319 IF LEN(SRS)<0CT THEN SRS="""+SRS:GOTO 319
320 IF LEN(SRS)<CT THEN SRS="""+SRS:GOTO 321
321 IF LEN(SRS)<CT THEN SRS=SRS+""":GOTO 321
    322 RETURN
    350 PRINT SR$;:RETURN
360 PRINT :RETURN
```

Tableau 4. Les routines standard pour le BASIC KB9.

```
LIST
   10 GOTO 1000
20 GOTO 1010
  100 PRINT
101 POKE64089, 200: PRINT CHR$(12);
   102 POKE 64089. 3
   103 RETURN
   110 IF HO>63 THEN RETURN
111 IF VE>15 THEN RETURN
   112 POKE64089, 200: PRINT CHR$(28);
113 POKE64089, 3
  114 PRINT
  115 IF HO=8 GOTO 117
116 FOR OD=1 TO HO:PRINT CHRS(9);:NEXT
117 FOR OF=-1 TO 15-VE:PRINT CHRS(11);:NEXT
   118 RETURN
  128 RETURN
208 INS="":RETURN
210 OS=PEEK(574):OT=PEEK(575)
211 POKE574,(1*16+11):POKE575,(15*16+14)
  212 O=USR (O)
213 POKE 574, OS: POKE 575, OT
  214 OX=PEEK (9059)
  215 INS=CHRS(OX)
216 RETURN
  250 RETURN
  260 RV=RND (1):RETURN
  278 FR=FRE(8):RETURN

388 IF SR<.81 AND SR>-.01 THEN SR=8

301 IF SGN(SR)=-1 THEN SRS=STRS(SR):RETURN

302 SRS=MIDS(STRS(SR),2):RETURN

310 OS=ABS(SR)+,5*10*-CN:O1=INT(OS):OD=OS-OI+1

311 SRS=""
  312 IF OS>=1E9 THEN 321
313 IF CN=0 THEN ODS="":GOTO 317
314 IF OD=1 THEN ODS=".":GOTO 316
 314 IF OD=1 THEN OD$=".":GOTO 316
315 OD$=MID$ (STR$(OD), 3,CN+1)
316 IF LEN (OD$) < CN+1 THEN OD$=OD$+"8":GOTO 316
317 SR$=MID$ (STR$(OI), 2)+OD$
318 IF SR<@ AND VAL(SR$) < N THEN SR$="-"+SR$
319 IF LEN (SR$) < CT THEN SR$="" "+SR$:GOTO 319
320 IF LEN (SR$) < CT THEN SR$=""
321 IF LEN (SR$) < CT THEN SR$=""
322 RETURN
330 PRINT SR$-D$FTIDD
  350 PRINT SRS;:RETURN
360 PRINT :RETURN
```

Tableau 5. Les routines standard pour le Junior Computer avec DOS.

la machine se manifeste avec le message "OK".

Les routines en Basic

Outre le programme de conversion (ou de substitution, si l'on préfère) que nous venons de décrire à grands traits, il faut disposer de ce que l'on appelle les routines spécifiques; celles-ci sont décrites dans l'article que nous avons déjà mentionné. Parmi ces routines, il en est trois que la combinaison Junior Computer + Elekterminal ne connaît pas. Il s'agit des lignes 120, 200 et 250. La routine 120 devrait agir sur la position du curseur sur l'écran et la routine 200 vérifie si une touche du clavier est actionnée. Ni l'une ni l'autre ne sont possibles en raison de la structure du terminal. La routine 250 est sensée émettre un signal sonore; on s'en passera. Lorsqu'il est fait appel aux routines 120 et 250, il ne se passe rien. Il suffit de placer l'instruction RETURN aux lignes 120 et 250. Dans la routine 200, on s'arrange tout simplement pour que la chaîne IN\$ ne contienne rien (pas de touche actionnée!).

Les tableaux 4 et 5 donnent les routines standard pour le Junior Computer dans ses deux versions, l'une et l'autre avec Elekterminal. On remarquera que les routines 350 et 360 sont officiellement prévues pour une imprimante, alors qu'ici elles sont utilisées pour la console vidéo. Les routines standard peuvent être chargées avant ou après le programme BASIC au format Basicode-2. L'essentiel est qu'elles soient opérationnelles au moment où l'on donne l'instruction RUN. Si on les charge après le fichier principal, il suffit d'utiliser les instructions POKE...: Y=USR (X).

Ceci permet également de lire en deux fois un fichier unique, ou encore d'associer deux programmes différents en seul fichier (à condition que les numéros de ligne de l'un soient différents des numéros de ligne de l'autre).

Conseils pratiques

Après avoir chargé un programme grâce au standard Basicode-2, il n'est pas vain de faire l'effort d'une vérification soigneuse. car malgré l'utilisation d'un standard, il subsiste une infinité de nuances qui, sur l'ordinateur destinataire, n'ont pas la même signification que sur l'ordinateur expéditeur. Notamment en ce qui concerne la configuration des périphériques et leur gestion. A titre d'exemple, imaginons un programme qui trace un labyrinthe... puis, l'une ou l'autre figure au milieu d'une ligne au centre du labyrinthe. Tout cela à l'aide d'instructions PRINT. Si une telle instruction est suivie d'un CR (carriage return), tout ce qui est placé sur la même ligne jusqu'à la fin de cette ligne sera effacé par l'Elekterminal, alors que sur d'autres systèmes ce n'est pas le cas. Il convient donc de compléter toutes les instructions PRINT critiques par un ";"...

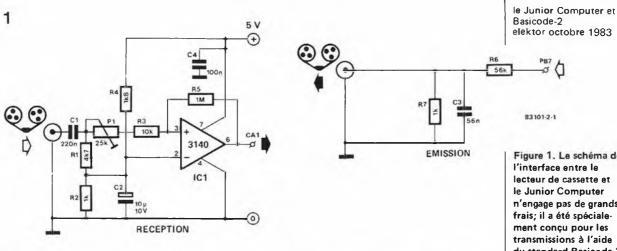
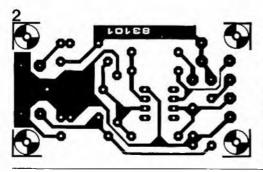
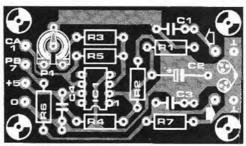


Figure 1. Le schéma de l'interface entre le lecteur de cassette et le Junior Computer n'engage pas de grands frais; il a été spécialement concu pour les transmissions à l'aide du standard Basicode-2.

83101-2-1





Il y a également la difficulté posée par l'absence de certaines possibilités de gestion du curseur (routine 120). L'une des fonctions de la routine standard utilisée pour gérer le curseur est de déterminer le format de l'écran. Si l'on rencontre les instructions relatives à ce formattage. le plus simple est de les supprimer et de modifier les variables HH et VV de telle sorte que leur contenu corresponde au format de l'écran de l'Elekterminal. Soit VV = 15 et HH = 63 (16 lignes de 64 caractères). Attention également au signe @ qui en BASIC KB9 provoque l'effacement de la ligne complète et un CR-LF.

L'interface

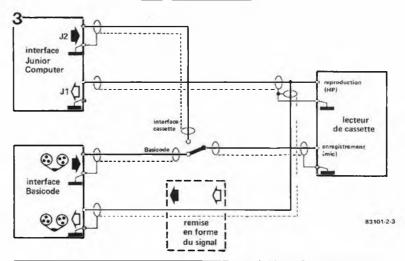
Il s'agit en fait d'un très modeste circuit comme le montre la figure 1. Du côté de la réception, il n'y a guère qu'un seul circuit intégré 3140, monté en trigger de Schmitt/adaptateur de niveau. Pl permet de faire varier le seuil de déclenchement dans une certaine mesure. Ce réglage n'est généralement pas critique. Du côté de l'émission, on ne trouve qu'un simple réseau de filtrage atténuateur.

Le dessin de circuit imprimé (figure 2) a été conçu de telle sorte que l'on puisse monter deux prises cinch à même la plaquette. Les points CA1 et PB7 seront reliés aux broches du même nom sur le connecteur de sortie du VIA de la carte d'interface. Dans la plupart des cas, il faudra disposer d'une possibilité de commutation entre l'interface cassette normale du Junior Computer et la nouvelle interface Basicode-2. C'est pourquoi nous en donnons la procédure de câblage sur la figure 3. Nous attirons votre attention sur le fait que ce

Lista des composants

riste des composants	
Résistances:	Condensateurs:
R1 = 4k7	C1 = 220 n
R2,R7 = 1 k	$C2 = 10 \mu/10 V$
R3 = 10 k	C3 = 56 n
R4 = 1k8	C4 = 100 n
R5 = 1 M	
R6 = 56 k	Semiconducteurs:
P1 = 25 k ajustable	IC1 = 3140

Figure 2. Dessin du circuit imprimé conçu pour l'interface. Les prises d'entrée et de sortie peuvent être soudées à même la plaquette.



câblage est critique et vous recommandons chaudement de vous en tenir strictement aux indications du schéma de câblage. On note, sur la figure 3, la présence d'un circuit de remise en forme du signal FSK. Celui-ci est très utile lorsque l'enregistrement sur cassette a été fait à la radio, ou, en règle générale, lorsque le signal audio est de mauvaise qualité. Ce circuit a été décrit ailleurs dans ce numéro. Il n'est pas indispensable, mais apporte de sérieuses garanties.

Figure 3. Lorsque l'on désire commuter entre l'interface existante et la nouvelle interface Basicode, if est recommandé de se tenir scrupuleusement au schéma de câblage ci-contre afin d'éviter que le dispositif ne ronfle" ou se mettre à osciller.

circuit de remise en forme pour signal FSK elektor octobre 1983

circuit de remise en forme pour signal FSK

Le titre de cet article est peut-être long, mais il a le mérite d'être clair. Dans le texte, il ne sera question que du CREF (pour circuit de remise en forme). On sait que le type de modulation de signal audio le plus utilisé pour la transmission de données numériques est le déplacement ou verrouillage de fréquence. Comme ce signal subit de nombreux avatars en transitant par des appareils de qualité douteuse, il arrive à destination parfois en bien piteux état. C'est là qu'intervient le CREF, conçu à l'origine pour rafistoler le signal FSK enregistré à la télévision (une émission de TV régionale allemande diffuse des programmes conformes au standard Basicode dont il est question ailleurs dans ce numéro). Voilà qui n'est pas peu dire, car la bande son de la télévision, ce n'est pas de la Hi-Fi!

Petite séance de "soins de beauté" pour signaux de données défraîchis entre deux lecteurs de cassette.

1

Le signal FSK, qui véhicule les données en cours de transmission, est prélevé en ou d'un téléviseur, pour être appliqué au CREF en sortie duquel il réapparaît rajeuni, être envoyé soit directement sur l'entrée de l'interface cassette d'un microordinateur, soit sur l'interface Basicode décrite dans ce numéro, soit vers un autre lecteur de cassette. Voilà une chaîne que l'on pourra, à raison, trouver longue et

Photo 1. Ces deux traces illustrent la remise en forme d'un signal FSK. En haut, sans correction; en bas, après remise en forme par le CREF. Les calibres sont les suivants: en haut, 100 mV/div. vert. et en bas, 2 V/div. vert.; 500 μ s/div. horiz.

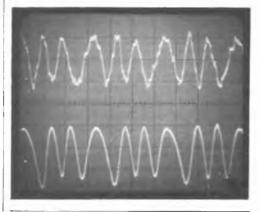
Photo 2. L'efficacité du compresseur est clairement illustrée par cette photo. L'amplitude du signal d'entrée (en haut) varie fortement, alors que l'amplitude du signal de sortie (en bas), corrigée par le compresseur, reste pratiquement constante. Les calibres sont les suivants: en haut et en bas, 2 V/div. vert. et 1 s/div. horiz.

Pour comprendre les principes mis en œuvre, reportons-nous au synoptique de la figure 1. sortie d'un lecteur de cassette (sortie casque) que les chances de "passer" du signal du haut de la photo l (sans remise en forme) sont faibles, alors que le signal du bas (après remise en forme) sera accepté sans difficulté. Même sans envisager la transmission par TV (qui n'existe malheureusement pas en France), après la xième copie d'une copie de cassette, il n'y a guère à espérer de signaux meilleurs que celui de la trace du haut de la photo 1. Outre la forme du signal FSK, son amplitude joue également un rôle déterminant. Nous avons relevé que selon la position du potentiomètre "Volume" d'un lecteur de cassette, le niveau pouvait varier en sortie entre environ 450 mVeff et 4 Veff... sans parler des "trous magnétiques" qui font souvent monter la moutarde au nez du programmeur. Avec le circuit de remise en forme, ces problèmes ne tiennent plus que du mauvais rêve. Un filtre passe-bande élimine les parasites, et un compresseur corrige la dynamique de telle sorte que, malgré des fluctuations importantes à l'entrée (une vingtaine de dB), l'amplitude de sortie restera constante. Si, malgré l'efficacité du CREF, le signal audio ne convient toujours pas à l'ordinateur, on pourra avoir recours à l'interface Basicode, également représentée sur la figure 1, et décrite ailleurs dans ce numéro.

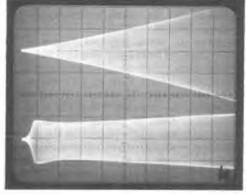
complexe. Mais les faits sont là qui prouvent

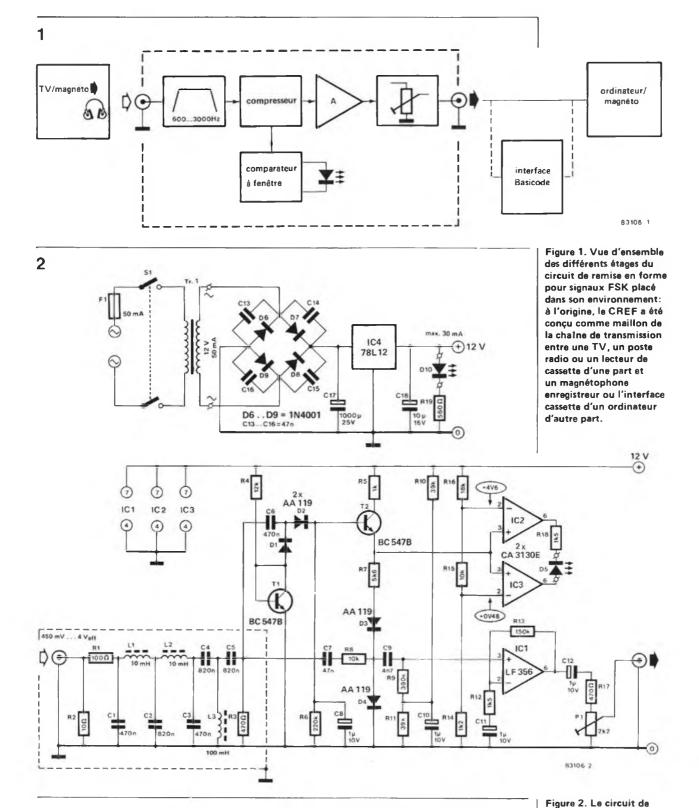
Des bits sur bande

La cassette est et reste le support de mémoire de masse le plus économique pour l'amateur. Les niveaux logiques transformés en signaux audio deviennent enre-



2





gistrables sur bande magnétique.
Le type de modulation utilisé par le standard
Basicode est un exemple de modulation
à verrouillage de fréquence (FSK), mais il
en existe d'autres, plus ou moins différents.
Les fréquences les plus usitées sont 1200
et 2400 Hz, et c'est là l'essentiel pour la
mise au point et l'accord du filtre
passe-bande.

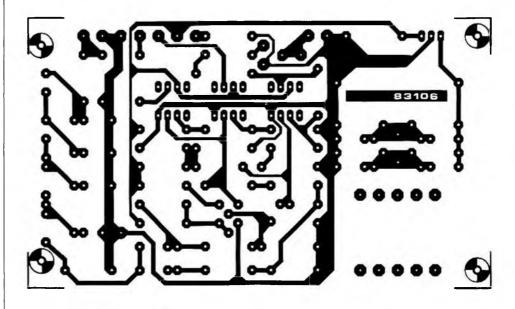
Le circuit

L'entrée présente une faible impédance (R2 = 10Ω), puisqu'on la destine à une connexion directe avec une sortie casque.

Le filtre passe-bande (de R1 à R3, en passant par les selfs et les condensateurs) atténue les parasites... et accessoirement aussi, mais dans une moindre mesure, le signal utile (0,5x). Derrière le réseau C7/R8/C9 on trouve un amplificateur dont le gain est de 40 dB, et qui rétablit le signal utile à un niveau utilisable. Si ce gain se révélait excessif, il reste la possibilité d'atténuer le signal de sortie de l'amplificateur opérationnel A1 à l'aide de P1. Le réseau R9/R11/C10 assure la polarisation de l'entrée non-inverseuse, de sorte que l'on peut se contenter d'une alimentation asymétrique de 12 V.

remise en forme pour signaux FSK consiste en un filtre passe-bande, un amplificateur (A1), un compresseur et un comparateur à fenêtre. La LED D5 s'allume pour signaler la présence d'un "bon" signal compris entre 0,45 et 4 Veff. La compression est assurée par T2 qui module le courant à travers les diodes D3 et D4.

3



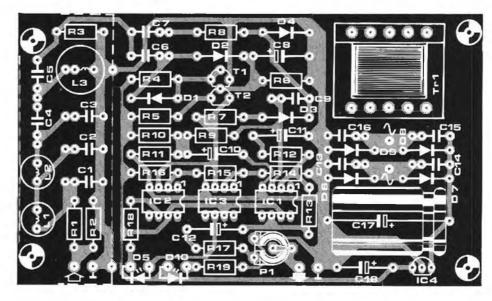


Figure 3. Le dessin de circuit imprimé conçu pour le CREF intègre tous les composants, le transformateur y compris. Le câblage du transformateur devra être effectué par l'utilisateur lors de la réalisation: nous n'avons pas voulu imposer un type de transfo précis. D'autre part, il y a lieu de blinder le filtre passe-bande à l'aide d'un rectangle de tôle de blindage.

Liste des composants

Résistances:

 $R1 = 100 \Omega$

 $R2 = 10 \Omega$

R3,R17 = 470 Ω

R4 = 12 k

R5 = 1 k

R6 = 220 k

R7 = 5k6

R8,R15 = 10 k

R9 = 390 kR10,R11 = 39 k

R12 = 1k5

R13 = 150 k

R14 = 1k2

R16 = 18 k

R18 = 1k5

R19 = 560 Ω P1 = 2k2 (2k5) ajustable

Condensateurs:

C1,C3,C6 = 470 n

C2,C4,C5 = 820 n

C7,C13...C16 = 47 n $C8,C10,C11,C12 = 1\mu/10 V$

C9 = 4n7

 $C17 = 1000 \mu/25 V$

 $C18 = 10 \mu/16 V$

Semiconducteurs:

D1...D4 = AA 119

D5,D10 = LED rouges

(LED D5 à haut rendement) D6...D9 = 1N4001

T1,T2 = BC 547B

IC1 = LF 356 IC2,IC3 = CA 3130 E

IC4 = 78L12

L1,L2 = 10 mH

L3 = 100 mH

Divers:

F1 = fusible 50 mA avec porte-fusible

Tr = transfo secteur 12 V/50 mA

S1 = interrupteur secteur bipolaire

Boîtier métallique (pour circuit HF de préférence)

Le compresseur

Une des particularités du circuit de remise en forme est son aptitude à compresser le signal. Comme on le voit sur la photo 2, le signal à amplitude variable du haut est restitué avec une amplitude constante (en bas). Il s'agit là d'un signal sinusoïdal de 1800 Hz.

On remarquera que le compresseur n'entre en service qu'à partir d'un certain seuil. Le signal prélevé sur le filtre passe-bande est appliqué non seulement à l'amplificateur via C7, mais aussi au compresseur, via C6 et D2 (qui en assure le redressement). De sorte que l'on est en présence d'un signal de commande continu sur la base de T2 qui entre plus ou moins en conduction. Le courant à travers R7 et les diodes D3 et D4 varie par conséquent; plus il sera élevé, plus la résistance au courant alternatif des deux diodes diminuera, et plus l'atténuation du signal en entrée de l'amplificateur Al sera forte. Un compresseur simple, mais efficace.

Les diodes D1 et D2 sont polarisées à travers R4 et le transistor T1 monté en diode, de telle sorte que le redressement de tensions d'entrée même faibles reste possible. La constante de temps et l'inertie de la tension de commande sont déterminées par le couple R6.C8, tandis que le couple R3.C8 maintient le temps de montée à une valeur suffisamment faible pour éviter toute surmodulation inutile du circuit. Le comparateur à fenêtre construit autour des amplificateurs opérationnels A2 et A3 témoigne du fonctionnement du compresseur. Tant que la tension d'émetteur de T2 se situe entre 0,48 V et 4,6 V, la LED D5 est allumée, indiquant ainsi que le niveau du signal d'entrée du CREF est "utilisable". En dehors de cette plage, la LED s'éteint, mais le CREF fonctionne quand même, avec toutefois des réserves quant à la qualité du signal et sa fiabilité...

Réalisation et utilisation

La réalisation du CREF ne posera aucun problème particulier si on se sert du dessin de circuit imprimé de la figure 3; tous les composants, transformateur y compris, peuvent y être casés. Il se peut que la présence du transformateur devienne une contrainte quant au type et à la configuration de ses broches... mais rien n'interdit de percer d'autres trous dans le circuit. Son câblage sera fait sur mesure.

Le filtre passe-bande devra être blindé à l'aide d'un morceau de tôle légère... ce qui ne dispense personne de monter l'ensemble dans un boîtier aussi étanche que possible aux hautes fréquences. Il ne s'agit pas là d'une lubie de technicien tatillon, mais d'une nécessité réelle et bien fondée si l'on désire obtenir des résultats satisfaisants, notamment dans un environnement pollué (c'est le cas autour des ordinateurs, qui rayonnent allègrement!). Il serait lamentable de compromettre les efforts électroniques par des négligences mécaniques.

Les applications possibles du CREF nous ramènent au synoptique de la figure 1. En

4

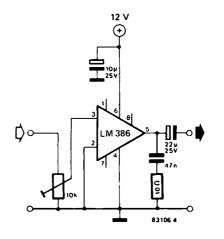


Figure 4. Si le magnétophone utilisé ne dispose pas d'un étage de sortie pour casque, il faut intercaler un amplificateur tel que celui-ci (à souder sur un petit morceau de circuit imprimé d'expérimentation). Dans ce cas, un renforcement de l'alimentation devient nécessaire.

circuit de remise en forme

pour signal FSK

elektor octobre 1983

principe, le circuit est placé entre la sortie casque d'un lecteur de cassette et l'entrée "ligne" d'un autre lecteur de cassette, ou l'interface cassette d'un ordinateur. Il faudra tenir compte des diverses combinaisons possibles lors du câblage et du choix des prises (cinch, DIN, BNC, etc...). Si l'enregistreur n'est pas doté d'un dispositif automatique de correction du niveau d'enregistrement, on mettra son potentiomètre d'entrée en position d'ouverture maximale, et l'on adaptera le niveau d'enregistrement avec P1; ceci ne va pas sans quelques tâtonnements.

Lorsque l'appareil enregistreur est doté d'un galvanomètre (ou d'un autre type de vu-mètre), rechercher la position 0 dB. Avec un enregistreur automatique, il suffit de mettre Pl en position d'ouverture maximale.

Lorsque le CREF est relié directement à un ordinateur, il faut rechercher la position de Pl convenant à l'interface cassette du système.

Lecteur de cassette sans sortie de puissance

Il n'est pas possible d'utiliser le CREF tel quel avec un lecteur de cassette sans étage de puissance. Dans ce cas, il faut intercaler un petit amplificateur tel celui de la figure 4, avec une alimentation stabilisée propre de 12 V/200 mA, ou un renforcement de l'alimentation originale (transformateur de 250 mA et régulateur de la série 7812).

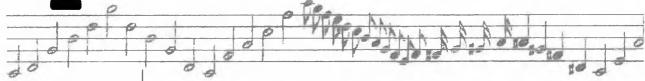
Le gain de cet étage est de 20, ce qui améliore la sensibilité d'entrée et augmente l'impédance d'entrée. Il va de soi qu'il faudra supprimer la résistance de $10~\Omega$ à l'entrée du CREF (R2).

Cette solution est boîteuse, et il ne faut y avoir recours que si l'on ne peut vraiment pas mettre la main sur un lecteur de cassette muni d'un étage de sortie pour casque. Encore que l'amplificateur à LM386 proposé ici n'est peut-être pas pire que ceux que l'on trouve dans la plupart des petits magnétophones à cassette...

quantificateur elektor octobre 1983

Le nombre d'or du solfège de l'électronique musicale (synthèse analogique), c'est la caractéristique 1 V/octave, généralisée au point d'être devenue un standard industriel au fil des années. Comme on le sait, il s'agit d'une corrélation établie entre une grandeur musicale (l'octave: intervalle entre deux fréquences dont l'une est le double de l'autre) et une grandeur électrique (le volt). Puisque l'octave se décompose en douze demis-tons égaux, on a aussi saucissonné le volt en 12 fractions égales; et c'est ainsi que sont "accordés" (au sens musical du terme) les modules de synthétiseur commandés en tension (VCO et VCF notamment): la variation de la tension de commande se fait par pas (ou multiples) de 83,33 mV. Et le quantificateur est un appareil qui permet d'obtenir des signaux de commande répondant à cette caractéristique, à partir d'autres signaux, d'origine quelconque, non subdivisés en degrés de 83,33 mV. Voilà qui laisse entr'apercevoir des horizons sonores infiniment variés!

quantificateur



convertisseur analogique-númerique + transcodeur + convertisseur numérique-analogique = manipulation des échelles musicales

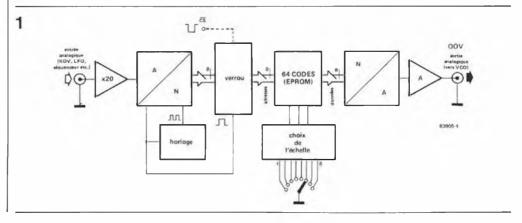
D'emblée, il faut dissiper toute équivoque: le quantificateur n'est pas un générateur, c'est un module de liaison entre deux autres modules de synthétiseur; il s'agit d'une interface ou, mieux, d'un convertisseur ou transcodeur. C'est à dire qu'on lui fournit un signal, et qu'il en délivre un autre. Il existe, bien entendu, un rapport entre l'un et l'autre, le second étant une copie quantifiée du premier; ce qui signifie qu'il a été "moulé" selon la fameuse caractéristique V/octave de telle sorte qu'il produise les différents degrés d'une échelle musicale définie par l'utilisateur.

C'est ce qui apparaît sur le graphique de la figure 2. On y voit d'une part la courbe du signal d'entrée (dans cet exemple, il s'agit d'une enveloppe, mais ce signal peut provenir d'un LFO, d'un séquenceur, d'un générateur aléatoire, du percutron, d'une pédale, etc...) et d'autre part deux exemples de tension de sortie du quantificateur (QOV = quantisizer output voltage): l'une comporte tous les degrés (12 x ½ton) de l'échelle chromatique — elle suit de près de signal d'entrée — et l'autre ne comporte que les trois notes de l'accord majeur.

Quantifier! Qu'est-ce à dire?

La quantification est une fragmentation d'une grandeur physique en valeurs discrètes, multiples d'un quantum ou unité irréductible. Dans notre cas, le quantum est le demi-ton musical ou le douzième de volt (83,33 mV). Notre appareil présente fondamentalement deux modes de fonctionne-

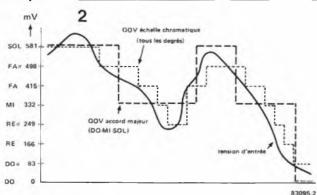




quantificateur elektor octobre 1983

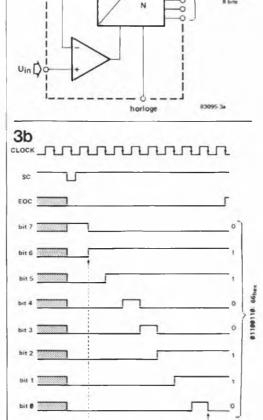
Figure 2, Pour une tension d'entrée donnée (d'origine quelconque) le quantificateur peut délivrer huit courbes de sortie différentes, organisées chacune suivant une autre échelle musicale. Dans l'exemple ci-contre, la tension QOV en pointillés fins suit l'échelle chromatique, et la tension QOV en pointillés grossiers ne donne que les notes de l'accord majeur.

ment (aux nombreuses variantes qu'il ne sera pas possible d'examiner ici): l'une avec transcodage ou modification de l'échantillonnage, et l'autre sans. Dans ce dernier cas, le quantificateur n'est ni plus ni moins qu'un convertisseur analogique analogique de précision: une tension appliquée à l'entrée est convertie en une valeur numérique, ellemême aussitôt et directement reconvertie en une grandeur analogique. Ce procédé permet de redresser une courbe à la caractéristique V/octave incertaine; ou encore de passer d'une caractéristique Y x 1 V/octave au standard 1 V/octave, à condition toutefois que la précision du signal d'entrée soit correcte (± ½ LSB). Non moins intéressante



3a

Figure 3a. Structure interne simplifiée du convertisseur analogique numérique intégré ZN427-E8 de Ferranti. Les deux étages essentiels sont le convertisseur numérique analogique commandé par une horloge externe, et le comparateur rapide auquel est appliquée d'une part la tension de sortie du convertisseur N/A et d'autre part la tension à convertir VIN.



0

0 ŏ

-0

sortie

numérique

B bits

Figure 3b. Diagramme des signaux au cours d'un cycle de conversion du ZN427. La durée de conversion est toujours la même (9 impulsions d'horloge) quelle que soit la valeur de la tension à convertir. Dans notre application, l'impulsion de fin de conversion émise par la convertisseur lui-même sert à produire la nouvelle impulsion de début de conversion.

83095-3b

pour les possesseurs de μP_i le quantificateur sans transcodage leur offre deux convertisseurs de qualité, réunis sur le même circuit et adressables séparément comme on le verra plus loin.

L'autre mode de fonctionnement est de loin le plus spectaculaire, dans la mesure où il permet d'introduire une organisation musicale dans des signaux de commande qui en sont dépourvus. C'est à la suite de cet article qu'il appartiendra d'en démontrer l'intérêt

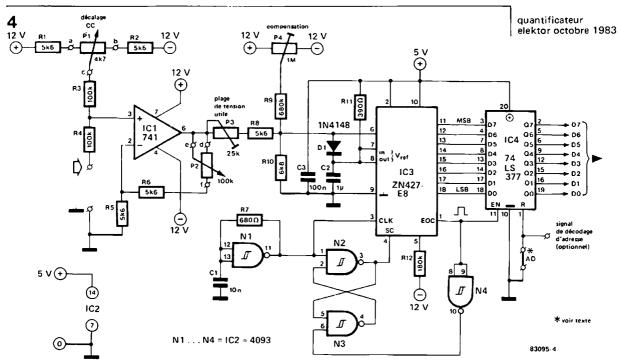
Après en avoir décrit les principes, voyons à présent comment est construit l'appareil. La figure 1 schématise la chaîne de traitement du signal en six blocs successifs. Un amplificateur d'entrée pour faibles signaux assure également une compensation du décalage pour les signaux alternatifs. On trouve ensuite le convertisseur analogiquenumérique (A/N) avec son horloge: celuici délivre toutes les 63 µs un code numérique de 8 bits, de magnitude proportionnelle à l'amplitude du signal d'entrée. Ces données sont ensuite mémorisées dans un verrou (éventuellement adressable, ce qui permet d'utiliser le convertisseur avec un micro-ordinateur, indépendamment du reste du circuit du quantificateur). Le même code de huit bits est appliqué à une mémoire morte programmable sous forme d'adresse de poids faible. A chaque adresse figure une donnée que l'on applique au convertisseur numérique-analogique (N/A), en sortie duquel apparaît une tension proportionnelle à la magnitude du code numérique. Toute l'originalité du quantificateur réside dans le choix de ces codes.

Les bits de poids fort pour l'adressage de la mémoire morte sont fournis par un circuit de sélection de l'échelle musicale accessible à l'utilisateur. La mémoire morte est subdivisée en 8 zones différentes autorisant le transcodage en huit échelles musicales.

La mise en forme numérique

Après quelques tours et détours, nous voici arrivés enfin au schéma de la figure 4. On y trouve l'amplificateur d'entrée IC1, le convertisseur A/N IC3, le verrou IC4 et l'horloge IC2. Le signal d'entrée est appliqué sur R4 et parvient à l'entrée non inverseuse d'IC1, superposé à une tension de décalage prélevée sur le curseur de P1. Il se trouve, en effet, que le convertisseur A/N ne peut traiter que des tensions positives; or, bon nombre de signaux de commande délivrés par un synthétiseur sont alternatifs (LFO par exemple). Le gain de cet amplificateur est déterminé par la position du curseur de P2, et varie entre vingt et l'unité. De sorte que l'on peut affirmer qu'avec ce circuit d'entrée, le quantificateur est uni-

La résistance ajustable P3 permet de limiter l'amplitude du signal avant que le ZN 427 n'en effectue la conversion (la structure interne simplifiée de ce circuit apparaît sur la figure 3a). Comme la tension de référence interne d'IC3 est de 2,5 V (broches 7 et 8), la tension d'entrée maximale convertible (broche 6) aura la même valeur. Pour mener à bien la conversion A/N, le ZN 427 requiert un signal d'horloge (broche 3) et un impulsion de début de conversion SC



(broche 4). Le circuit d'horloge (N1) délivre un signal de 140 kHz environ. L'impulsion de début de conversion est une combinaison du signal d'horloge et du signal de fin de conversion EOC (broche 1) délivrée par le ZN 427 lui-même, et inversée par N4 avant d'être appliquée à la bascule N2/N3. Avec cette configuration, chaque fin de conversion en déclenche une nouvelle, comme on le voit sur le diagramme de la figure 3b.

Au début de la conversion, le bit de sortie de poids le plus fort (bit 7; attention! contrairement à notre habitude, le fabricant du ZN 427 l'appelle bit 1 . . .) est mis au niveau logique haut, et tous les autres bits au niveau logique bas. En sortie de l'étage N/A du ZN 427 apparaît une tension égale à %VREF que l'on compare à la tension à convertir VIN. Au moment du premier flanc descendant suivant dans le signal d'horloge, le niveau logique du bit 7 est établi définitivement: haut si %VREF < VIN, et bas si %VREF > VIN; simultanément, le bit suivant (bit 6) est mis au niveau logique haut: son niveau logique définitif est établi dès le flanc descendant suivant en fonction du résultat de la comparaison entre la sortie de l'étage N/A et la tension à convertir. Cette procédure est réitérée jusqu'à épuisement des 8 bits, Aussitôt après l'établissement du bit de poids le plus faible, la sortie EOC du convertisseur passe au niveau logique haut, et la donnée numérique apparaît en sortie des tampons du convertisseur, où elle reste verrouillée jusqu'à l'apparition de la nouvelle impulsion de début de conversion. La procédure entière requiert neuf impulsions d'horloge. A raison de 7,1 μ s de cycle d'horloge (la fréquence est de 140 kHz disions-nous), la durée totale d'une conversion est de 63 µs; ce qui donne une fréquence d'échantillonnage du signal de 15 kHz. C'est plus qu'assez pour la conversion de signaux TBF et apériodiques. Mais . . .

Digression

... c'est un peu juste pour l'échantillonnage de signaux audio (la fréquence d'échantillonnage doit être au moins égale au double de la plus haute fréquence du signal à convertir, ne l'oublions pas!). Cependant, avec la durée de conversion minimale garantie par le fabricant du ZN 427, à savoir $15\,\mu s$ (horloge à 600 kHz), la fréquence d'échantillonnage passe à environ 60 kHz! C'est une porte ouverte à l'expérimentation. Nous sortons, certes, du cadre strict du quantificateur, mais les qualités de ce circuit valent bien que nous attirions sur elles l'attention de nos lecteurs.

C'est d'ailleurs la raison pour laquelle nous avons choisi pour IC4 un verrou adressable avec sorties à haute impédance. La broche 1 d'un 74LS374, lorsqu'elle est au niveau logique haut, rend les sorties invisibles pour le bus du μ P auquel elles peuvent être reliées. Il a également été prévu une entrée pour un signal de décodage d'adresse (AD). De sorte que cette première partie du quantificateur devient autonome et pourra éventuellement être reliée telle quelle à un bus d'ordinateur (il faut, dans ce cas, supprimer le strap marqué d'un " \star "!).

Le transcodage

Maintenant que nous disposons d'un code numérique, les choses se musicalisent un tantinet . . . et se compliquent peut-être pour le non-initié. A ce niveau, le numérique et le musical s'imbriquent étroitement. Ce que nous appelons le transcodage a lieu dans une EPROM 2716, dont nous avons déjà indiqué que les bits d'adresse de poids faible (bits Ø . . . 8) sont ceux de la donnée numérique fournie par le circuit de la figure 4. Les bits d'adresse de poids fort sont, comme on le voit sur le schéma de la figure 5, fournis par le circuit de sélection de l'échelle musicale. L'adressage des huit zones de l'EPROM est fait par l'utilisateur à l'aide de S1 et S3 (ou S2). L'une des lignes d'entrée du verrou IC7 est mise au

Figure 4. Partie analogiquenumérique du circuit du quantificateur. Bien que réuni sur le même circuit imprimé avec la partie numérique-analogique de la figure 5, ce convertisseur est autonome, Un signal de validation du verrou IC4 peut remplacer le strap marqué d'un astérisque, Si les sorties DØ . . . D7 doivent être reliées à un bus de microordinateur, il est impératif que ce circuit intégré (IC4) soit un 74LS374 dont les sorties sont à haute impédance lorsque sa broche 1 est au niveau logique haut.

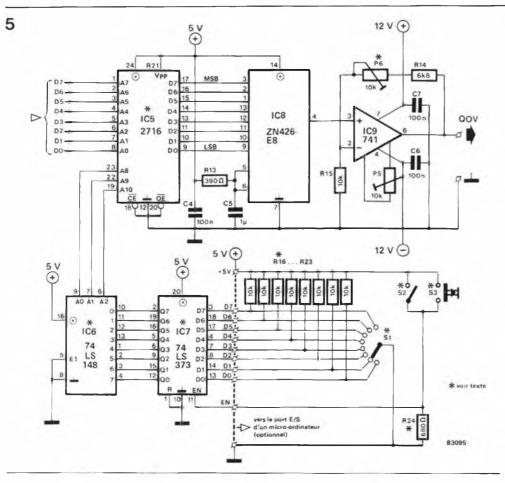


Figure 5. Partie numérique analogique du circuit du quantificateur. L'EPROM IC5 contient les codes numériques sous forme de données permettant d'obtenir diverses échelles musicales après conversion en une tension QOV par IC8 et IC9. Le choix entre les huit échelles et accords disponibles est effectué par l'utilisateur à l'aide de S1 . . . S3. Ces organes de commande ainsi que les résistances associées peuvent être remplacés par un port de sortie de microordinateur.

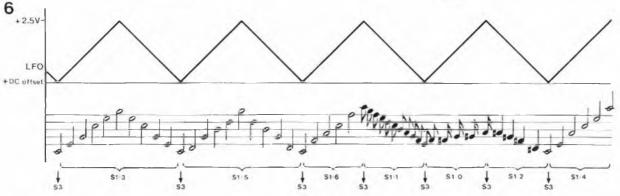
niveau logique bas par le point commun du commutateur rotatif \$1. Les autres lignes sont forcées au niveau logique haut par les résistances de polarisation \$R16...\$R23. Lorsque l'utilisateur actionne fugitivement \$3 ou ferme \$2, le niveau logique bas appliqué ainsi sur la broche \$11 du 74LS373, assure le transfert de ces niveaux logiques en sortie du verrou. De là, ils sont appliqués à IC6 qui en fait un code binaire à trois bits. Ceux-ci correspondent aux lignes d'adresse \$A8...\$A10 d'IC5.

Le verrou IC7 n'étant pas validé en permanence, l'utilisateur peut sauter d'un code à l'autre sans que l'on ''entende'' les codes intermédiaires: le nouveau décodage d'adresse de l'EPROM n'est validé que lorsque le poussoir S3 est actionné (ou S2 fermé). C'est à ce moment seulement que l'on change de zone.

A l'intérieur de chacune de ces zones, une même donnée peut figurer à plusieurs

adresses successives, comme on peut le voir sur le tableau 1. Ce qui signifie que pour différents codes A/N, on aura le même code N/A, et par conséquent la même tension de sortie QOV. Ainsi, dans le tableau la, toutes les quatre adresses, la donnée change de telle sorte que, après conversion N/A, GOV croisse de 83,33 mV. Avec ce code, tous les degrés de l'échelle chromatique sont présents. Nous sommes dans la première zone de l'EPROM, le commutateur S1 est en position Ø. Si nous le mettons en position 1, nous accédons à une autre zone, dans laquelle tous les degrés de l'échelle chromatique n'apparaissent plus. Il s'agit par contre de la gamme majeure (tableau 1b), ou si l'on préfère, les touches blanches seulement d'un clavier de piano. La tension OOV n'évolue plus par pas de 83,33 mV, mais par multiples de cette valeur: il y a d'abord deux tons entiers, puis un demi-ton, etc. On notera aussi qu'il y a un ordre de présé-

Figure 6. En actionnant S3 au creux de la courbe du signal de commande (sortie triangulaire d'un LFO) et en manipulant S1 entretemps, on passe sans heurt d'une échelle ou d'un accord à l'autre. On voit nettement que la phrase musicale épouse les contours du signal de commande, mais que les degrés de chaque échelle sont différents et plus ou moins nombreux. Ceci n'est pas sans influence sur le déroulement rythmique qui est d'autant plus lent qu'il y a moins de degrés valides.



83095-6

Figure 7. Dessin des pistes cuivrées du circuit imprimé concu pour le quantificateur. Tous les composants des figures 4 et 5 y trouvent leur place, à l'exception des résistances R16 . . . 24 et de S1 . . . S3 que l'on câblera soit sur la face avant de l'appareil. soit sur un petit morceau de circuit imprimé d'expérimentation

Liste des composants

Résistances:

R1, R2, R5, R6, R8 = 5k6R3, R4 = 100 k R7, R24 = 680 12 R9 = 680 kR10, R14 = 6k8 R11, R13 = 390 Ω R12 = 180 kR15...R23 = 10 k P1 = 4k7 lin.P2 = 100 k lin.P3 = 25 k aj. (10 tours*) P4 = 1 M aj. (10 tours*) P5 = 10 k aj. (10 tours*)

*éventuellement Condensateurs:

C1 = 10 nC2, C5 = $1 \mu (MKT)$ C3, C4, C6, C7 = 100 n

P6 = 10 k aj. 10 tours

Semiconducteurs: D1 = 1N4148IC1, IC9 = 741 102 = 4093IC3 = ZN427-E8 (Ferranti) IC4 = 741 S377(74LS374; voir texte) IC5 = 2716 (programmée, voir texte)

IC6 = 74LS148 1C7 = 74LS373

IC8 = ZN426-E8 (Ferranti)

S1 = commutateur rotatif 1 circuit 8 positions S2 = contacteur unipolaire S3 = bouton poussoir (contact travail)

ance entre les divers degrés. Dans l'exemple revient à supprimer l'EPROM IC5: si c'est

du tableau la (gamme chromatique), il y avait quatre adresses par note, alors que dans le tableau 1 b la note RE (2ème degré) n'est disponible qu'à 6 adresses, tandis que la note FA (4eme degré) en a sept et les notes DO et MI (ler et 3ème degrés) en ont huit chacune. Ce qui implique que les tensions produisant ces deux dernières notes auront statistiquement plus de chances d'apparaître en sortie QOV que celles qui produisent les deux premières.

Si l'on place le commutateur S1 en position 2 (et que l'on actionne S3), on n'obtient, en sortie QOV, que les tensions correspondant à l'échelle pentatonique, ou, si l'on préfère, les touches noires seulement d'un clavier de piano. Le tableau 1c résume l'organisation des zones de l'EPROM; on s'y réfèrera pour les autres échelles et accords musicaux disponibles.

Sur la figure 6, on peut découvrir les différentes phrases musicales générées par le quantificateur à partir d'un même signal trianqulaire de LFO, en fonction des différentes positions de S1: l'accord majeur de tonique (S1 = 3), l'accord de dominante (S1 = 5), l'accord de sous-dominante (S1 = 6), la gamme majeure complète (Sl = 1), la gamme chromatique $(Sl = \emptyset)$, l'échelle pentatonique (S1 = 2), et pour clore cet exemple, l'accord de tonique du relatif mineur (S1 = 4). On voit qu'il suffit d'actionner S3 au bon moment entre deux manipulations du commutateur S1. Les données apparaissant en sortie de

l'EPROM sont appliquées directement à un convertisseur N/A (IC8) dont le fonctionnement ne mérite aucun commentaire particulier. L'étage de sortie est un tampon avec compensation du décalage du zéro (P5) et réglage de la caractéristique 1 V/octave à l'aide d'une résistance ajustable multitours.

Options

Il a déjà été fait mention de la possibilité de ne pas utiliser le transcodeur, ce qui dans le but de réaliser un convertisseur A/N-N/A de précision, on relie les 8 entrées d'adresses aux 8 sorties de données et l'on n'implante pas, outre IC5, les composants du circuit de sélection de l'échelle (tous marqués d'un astérisque sur le schéma de la figure 5). Si c'est pour n'utiliser que les convertisseurs séparément, on omet également les composants mentionnés cidessus, ainsi que le strap marqué d'un astérisque sur la figure 4: les données A/N pourront être prélevées sur les huit premières broches d'adresses d'IC5 (non implanté!), tandis que les données N/A pourront être appliquées sur les huit broches de données d'IC5 (non implanté!). Ne pas omettre d'appliquer un signal de validation au point AD (figure 4, broche 1 d'IC4 = 74LS374!).

Il existe encore une autre option: supprimer S1...S3 et R16...24, et commander le circuit de sélection d'échelle musicale à l'aide d'un port de sortie de micro-ordina-

Mise au point

Comme nous proposons un dessin de circuit imprimé, la réalisation du quantificateur ne posera aucun problème particulier, si ce n'est que les résistances R16 . . . R24 devront être montées à même les broches du commutateur rotatif, ou encore sur un petit morceau de circuit d'expérimentation percé au préalable de façon à pouvoir y monter le commutateur S1 lui-même. L'EPROM 2716 programmée devrait être disponible chez les (bons) marchands de composants.

La mise au point proprement dite commence par le réglage du tampon de sortie (après les vérifications de routine, bien sûr!). On retire IC5 de son support, et l'on relie les broches 1 . . . 3 et 9 . . . 13 d'IC8 à la masse. La tension de sortie de ce circuit intégré (broche 4) sera nulle. Il faut actionner P5

gamme majeure do — C 8 ré — D 6 mi — E 8 1 fa — F 7 sol — G 6 la — A 6 si — B 7 penta- gamme tonique do # — C # 10 sol # — G # 9 la # — A # 10 do majeur do — C 16 mi — E 16	00 01 02 03 04 05 07 08 09 08 00 00 00 00 00 00 00 00 00 00 00 00	do a ré		C C	M	94
do — C 8 ré — D 6 mi — E 8 fa — F 7 sol — G 6 la — A 6 si — B 7 penta- gamme tonique do # — C # 10 ré # — D # 9 fa # — F # 10 sol # — G # 9 la # — A # 10 do majeur do — C 16	01 (02 (03) 04) 05 (06) 07) 08) 09 (08) 08) 08) 06 (07)	do #	4 1 1	С		94
do — C 8 ré — D 6 mi — E 8 fa — F 7 sol — G 6 la — A 6 si — B 7 penta- gamme tonique do # — C # 10 ré # — D # 9 fa # — F # 10 sol # — G # 9 la # — A # 10 do majeur do — C 16	01 (02 (03) 04) 05 (06) 07) 08) 09 (08) 08) 08) 06 (07)	do #	T. 1 1	С	м	94
ré — D 6 mi — E 8 1 fa — F 7 sol — G 6 la — A 6 si — B 7 penta- gamme tonique do # — C # 10 ré # — D # 9 1a # — F # 10 sol # — G # 9 la # — A # 10 do majeur do — C 16	03) 04; 05(06; 07) 08; 09; 0A(0B) 0C; 0F)	do #	1 1 1	С	#	94
mi — E 8 fa — F 7 sol — G 6 la — A 6 si — B 7 penta- gamme tonique do # — C # 10 ré # — D # 9 fa = — F # 10 sol # — G = 9 la # — A # 10 do majeur do — C 16	04 1 05 (06 1 07) 08) 09 (08) 06 (07)	ré	1 1	D	#	
1 fa - F 7 sol - G 6 la - A 6 si - B 7 penta- gamme tonique do # - C # 10 ré # - D # 9 2 fa # - F # 10 sol # - G # 9 la # - A # 10 do majeur do - C 16	04 1 05 (06 1 07) 08) 09 (08) 06 (07)	ré	1 1	D	#	
sol — G 6 la — A 6 si — B 7 penta- gamme tonique do # — C # 10 ré # — D # 9 2 fa # — F # 10 sol # — G = 9 la # — A # 10 do majeur do — C 16	961 971 98) 991 9A(9B) 9C (9D(9F)	ré	1 1	D	#	
la — A 6 si — B 7 penta- gamme tonique do # — C # 10 ré # — D # 9 2 fa # — F # 10 sol # — G # 9 la # — A # 10 do majeur do — C 16	961 971 98) 991 9A(9B) 9C (9D(9F)	ré	1 1	D		
penta- gamme tonique do # - C # 10 ré # - D # 9 2 fa # - F # 10 sol # - G # 9 la # - A # 10 do majeur do - C 16	08) 09 (08) 0C 0E (0F)		1 1			Ø8
penta- gamme tonique do # - C # 10 ré # - D # 9 2 fa # - F # 10 sol # - G # 9 la # - A # 10 do majeur do - C 16	09 i 0A(0B) 0C i 0D(0E(0F)		1 1			Ø8
gamme tonique do # - C # 10 ré # - D # 9 2 fa # - F # 10 sol # - G # 9 la # - A # 10 do majeur do - C 16	09 i 0A(0B) 0C i 0D(0E(0F)		1 1			08
gamme tonique do # - C # 10 ré # - D # 9 2 fa # - F # 10 sol # - G # 9 la # - A # 10 do majeur do - C 16	0A(0B) 0C 0D(0E(0F)		-			98
do # - C # 10 ré # - D # 9 2 fa # - F # 10 sol # - G # 9 la # - A # 10 do majeur do - C 16	9C 9D(9E 9F 10	ré	-	-		
ré # - D # 9 fa # - F # 10 sol # - G = 9 la # - A # 10 do majeur do - C 16	0D(0E(0F) 10)	ré	-	С		
2 fa # = F # 10 sol # - G = 9 la # - A # 10 do majeur do - C 16	0E (0F) 10 1	ré	-	Р		
sol # - G = 9 1a # - A # 10 do majeur do - C 16	0F) 10 j 11 (re				gc
la # - A # 10 do majeur do - C 16	10 1			U		Q.C
do majeur do — C 16	11 (
do - C 16						
do - C 16		mi		Е		10
2	12 (1111	8	-		1 4
	13)					
sol - G 16	14)					
	15 (fa		F		14
la mineur	16 (1.5
do - C 16	17)					
4 mi – E 16	18)					
la — A 16	19 (fa #	_	F	#	18
	14				"	
sol majeur	18					
ré - D 16	1C)					
201 - 0 10	10	sol	_	G		10
si — B 16	1E (_		
	1F)					
fa majeur	20)					
6 do - C 16	21	sol #	_	G	#	20
14 - 1 10	22 (
Ia – A 16	24					
	25					
ré majeur	26	la	-	A		24
7 ré - D 16	27)					
18 # - F# 10	28)					
la – A 16	29					
	2A(la ₩	_	Α	#	28
	28)					
	2C 1					
	2D			_		_
	2E (si	-	8		20
	2F)			au	Н	
	20					
	0000	les 4 o	C+ 0-	ver		
		ntes 🤏 o				+ 04
		ex par			1	% to

de telle sorte qu'en sortie d'IC9 (broche 6) elle soit nulle aussi. On relie ensuite les broches 13 et 1 d'IC8 au + 5 V et l'on ajuste P6 de telle sorte qu'en sortie d'IC9 la tension soit de 1,00 V (multimètre numérique à 3 chiffres!). On remet ensuite la broche 13 d'IC8 à la masse, et l'on relie la broche 2 au + 5 V (de même que la broche 1) et l'on vérifie la tension de sortie d'IC9 qui devrait être de 2,00 V. Une éventuelle dérive pourra être corrigée à l'aide de P6. Après ce réglage, la caractéristique 1 V/octave de la tension QOV est (en principe) garantie. La tension de sortie d'IC9 devra être de 3,00 V lorsque la broche 3 et la broche 13 d'IC8 sont reliées au + 5 V, et que les broches 1, 2 et 9 . . . 12 sont à la masse.

Avant d'insérer l'EPROM, on pourra vérifier la présence des bits d'adresse de poids fort sur les broches 19, 22 et 23 du support d'IC5, ainsi que leur conformité à la position de S1 (ne pas omettre d'actionner S3 entre deux manipulations!).

Il reste à effectuer la même compensation sur le circuit de conversion A/N. On retire IC1 de son support et l'on relie sa broche 6 (ou le curseur de P3) à la masse. Ajuster ensuite P4 de sorte que les broches 11 . . . 18 d'IC3 soient au niveau logique bas. Le réglage de P3 pourra être fait à l'oreille en fonction du signal de commande appliqué au quantificateur. Il suffit de faire en sorte que la phrase musicale générée par le VCO auquel on applique la tension QOV épouse les contours du signal de commande appliqué à l'entrée sans ''écrêtage''.

Ainsi fait, le quantificateur est prêt à l'emploi; il ne reste qu'à lui trouver une alimentation définitive que l'on prélèvera soit sur le synthétiseur "hôte", soit sur une alimentation à régulateurs intégrés réalisée spécialement pour ce circuit. La consommation est de 120 mA en 5 V et bien moindre en ± 12 V.

Dans ce même numéro, nous publions un article sur la connexion de l'éprogrammateur d'Elektor à la carte principale du Junior Computer. Avis aux amateurs qui souhaitent réaliser leurs propres EPROM de transcodage!

Tableau 1a. Extrait du contenu de la zone Ø de l'EPROM. Tous les degrés de l'échelle chromatique sont valides et l'adressage est également réparti entre eux (4 adresses par note). La probabilité est par conséquent la même pour chacun des douze degrés.

Tableau 1b. Extrait du contenu de la zone 1 de l'EPROM. Seuls les sept degrés de la gamme majeure sont valides. L'adressage n'est pas réparti également entre eux, du fait que certains ont un "poids musical" plus fort que d'autres. De sorte que certaines notes appara îtront plus souvent et dureront plus longtemps que d'autres.

Tableau 1c. Vue d'ensemble sur les huit zones de l'EPROM avec les échelles et les accords obtenus dans chacune d'entre elles. Quelque soit le nombre de notes valides par octave, l'étendue du QOV produit par chaque zone est de 5 octaves.

ableau 1	8			tableau	1b		
	EPRO	M (zone Ø)	N/A	A/N	EPRO	M (zone 1)	N/A
dresses	hex	Données	oov	Adresses	hex	Données	QOV
000	00	0000000)	0 1 0 0	00	00000000	1
001	00	0000000	Omv	0 1 0 1	90	00000000	11
0 0 2	00	0000000	(0 0	0102	00	00000000	4
0 0 3	00	0 0 0 0 0 0 0 0	J	0103	00	0000000	0 mV
0 0 4	04	00000100	1	0 1 0 4	00	99999999	1 0 1110
0 0 5	04	00000100	83 mV	0 1 0 5	00	99999999	A
006	04	00000100	(03 111 0	0106	00	00000000	1 ton
0 0 7	04	00000100	,	0107	00	00000000) I ton
008	08	00001000)	0108	08	00001000	1
009	08	00001000)167 mV	0109	08	00001000	1
0 0 A	0 8	00001000	(0 1 0 A	08	00001000	/167 mV
0 0 B	08	00001000	2	0 1 0 B	08	00001000	LIGY IIIV
0 0 C	ØC	00001100)	0 1 0 C	08	00001000	1
0 0 D	ØC.	0 0 0 0 1 1 0 0	-250 mV	0 1 0 D	08	0 0 0 0 1 0 0 0	1 ton
0 0 E	ØC.	00001100	(0 1 0 E	10	00010000	1 1011
0 0 F	ØC	00001100		0 1 0 F	10	9 9 9 1 9 9 9 9	
0 1 0	10	00010000	1	0 1 1 0	10	00010000	1
0 1 1	10	00010000	333 mV	0 1 1 1	10	00010000)333 mV
0 1 2	10	00010000	[0 1 1 2	10	00010000	raaa mv
0 1 3	10	00010000	9	0 1 1 3	10	00010000	N
0 1 4	14	00010100)	0 1 1 4	10	00010000	% ton
0 1 5	14	00010100	417 mV	0 1 1 5	10	00010000	/ n ton
0 1 6	14	00010100	1	0116	14	00010100	١
9 1 7	14	00010100	ľ	0 1 1 7	14	00010100	II .
0 1 8	18	00011000	3	0118	14	00010100	417 mV
0 1 9	18	00011000	500 mV	0119	14	00010100	par/mv

tableau 1c	ECHELLES .
0000 00FF 0100 01FF 0200 02FF 0300 03FF 0400 04FF 0500 05FF 0600 06FF 0700 07FF	échelle chromatique gamme majeure échelle pentatonique accord majeur DO-MI-SOL accord mineur LA-DO-MI accord majeur SOL-SI-RE accord majeur FA-LA-DO accord majeur FA-LA-DO accord majeur FR-FA-#-LA

alimentation programmable elektor octobre 1983

E. Stöhr

La fréquentation quotidienne de certains circuits intégrés nous les rend si familiers que l'on aurait tendance, parfois, à en négliger de bien remarquables virtualités. Ce n'est pas le cas de l'auteur de cet article qui a eu l'idée d'attaquer l'entrée de référence d'un régulateur de tension bien connu, le 723, à l'aide d'un convertisseur numérique/analogique: il en résulte une précision remarquable dans la programmation de la tension de service, avec en plus la possibilité d'un choix (à commande numérique, s'il vous plaît!) du courant de charge maximal. Ce montage devrait intéresser tous ceux qui, confrontés à des exigences de précision "analogique", comptent mettre à profit la précision toute "numérique" de leur système à microprocesseur.

alimentation rogrammable

en fait d'alimentation c'est une interface numérique/ analogique de puissance!

Nous sommes en présence d'un convertisseur numérique/analogique peu banal: que le temps de conversion soit de 5 μ s, c'est déjà une bonne chose; ce qui est remarquable, surtout, c'est le courant de charge de 2 A. D'autre part, comme on peut le voir dans le résumé des caractéristiques, la plage de tension de sortie programmable est subdivisée en plusieurs calibres dont la commutation est numérique elle aussi. Et il en va de même pour les trois calibres de courant!

Le circuit

Le coeur du montage est bien sûr le convertisseur numérique/analogique intégré à 8 bits. C'est IC1, dont la sortie Eo délivre une tension analogique (sous haute impédance) proportionelle à la magnitude du mot binaire appliqué à ses entrées Bl . . . B8. Ce mot binaire, acheminé par le bus de données du système de programmation, transite par les verrous IC5 et IC6 dont la commande est assurée par des signaux sur lesquels nous reviendrons.

L'organe de puissance est le régulateur de tension intégré IC3 du type 723. Celui-ci compare la tension de référence programmable qui lui est fournie par IC2 après adaptation d'impédance et compensation du décalage, à la tension de sortie réelle qu'il corrige en conséquence, tout en opérant une limitation du courant de sortie. C'est d'ailleurs grâce à la présence du darlington T9 (BD 649) que ce courant de sortie peut atteindre une valeur tout à fait respectable:

Les résistances R18 . . . R20 et les résistances ajustables P3 . . . P5 assurent respectivement le réglage du courant de charge maximal et de la tension de sortie maximale.

Comme il s'agit d'une alimentation, il n'est pas étonnant qu'elle soit dotée d'un redresseur et d'un condensateur de filtrage (C5) qui fournissent la tension et le courant nécessaires à la régulation par le couple IC3/T9. Cette même tension alimente d'ailleurs un deuxième régulateur intégré

du type 723 dont la fonction est de fournir au convertisseur N/A DAC 0800 (IC1) une tension de référence stable ($U_{ref} = 10,0 \text{ V}$).

La commutation

En plus du couple de verrous déjà mentionné (IC5, IC6), on note la présence d'un second couple identique (IC7, IC8), relié lui aussi au bus de données. Ces deux verrous supplémentaires assurent la commande des transistors de commutation des résistances et potentiomètres de réglage du courant et de la tension. On remarquera que si T4 et T5 sont associés aux relais Re4 et Re5 (qui assurent la mise en parallèle des résistances de limitation du courant), et Tl . . . T3 aux relais Rel ... Re3 (la commutation des ajustables de réglage de la tension est assurée par eux), il reste même trois sorties inutilisées (mais parfaitement utilisables. . .)! Ces trois derniers relais peuvent être d'un type miniature et de faible puissance.

Il nous reste à examiner les signaux de commande des deux paires de verrous. Celle-ci est résolument binaire: lorsque les signaux X et Y sont tous deux au niveau logique haut, la sortie de N1 passe au niveau logique bas: les verrous IC5 et IC6 sont transparents et le convertisseur N/A est relié directement au bus de données. Lorsque les signaux X et Y changent de niveau logique (séparément ou ensemble), les verrous se bloquent et leurs sorties maintiennent le dernier mot binaire présent sur le bus de données avant leur fermeture. Lorsque X est au niveau logique haut et Y au niveau logique bas, le niveau logique bas apparaissant en sortie de N3 active les verrous IC7 et IC8 qui deviennent transparents: les niveaux logiques présents sur le bus de données sont acheminés directement sur la base des transistors de commutation Tl . . . T8.

Ainsi, lorsque les deux configurations des lignes X et Y mentionnées ci-dessus ne sont pas présentes, l'alimentation est totalement isolée du système qui la commande; avec la

Caractéristiques

Tension d'entrée (nivaau logique haut): niveau TTL si la tension d'alimentation 5 V pour ICS et ICG: niveau CMOS avec tension d'alimentation appropriée (ic

Résolution: 8 hits

Tension de sortie:
0...30 V programmable en 3 catibres

Courant de charge maximal: 2 A

Catibres programmables:

0 ... 5 V (1 bit = 19,5 mV)

0 ... 15 V (1 bit = 50 mV)

0 ... 30 V (1 bit = 117 mV)

Courants de charge commutables 50 mA, 0,5 A; 2 A

Deux signaux de décodage sont requis SELECT et ENABLE, qui peuvent être abtenus par décodage d'adresses

première configuration le processeur agit sur la tension de sortie, alors que la deuxième configuration mentionnée lui donne accès à la commutation des calibres de tension et de courant.

Les signaux des lignes X et Y pourront être obtenus, à la convenance de chacun, à l'aide d'une combinaison plus ou moins complexe de lignes d'adresses de l'ordinateur utilisé.

Réalisation et réglage

Selon le système de programmation utilisé, il y aura lieu d'adapter le schéma proposé ici aux exigences particulières de l'utilisateur. Ceci concerne la configuration du bus, les tensions correspondant aux différents niveaux logiques, et le décodage d'adresses qui permettra d'obtenir les signaux X et Y. Il faut remarquer aussi que les relais Re4 et Re5 doivent être capables d'acheminer chacun tout ou partie du courant délivré par cette alimentation programmable. Re1 . . . Re3 pourront être du type miniature

DIL conçu spécialement pour l'implantation sur circuit imprimé. Le fait d'alimenter IC5...IC8 en 5 V peut tenir lieu d'adaptation de niveau entre la carte N/A de puissance et le bus du système à microprocesseur.

Le radiateur du transistor de puissance devra dissiper, dans le pire des cas, une soixantaine de watts. Une bonne aération ne sera pas superflue! Sans parler de la pâte thermoconductrice dont la présence est indispensable. . .

Pour le réglage, il faut un voltmètre numérique et un système numérique de commande (micro-ordinateur de préférence) pour la programmation de la tension de service

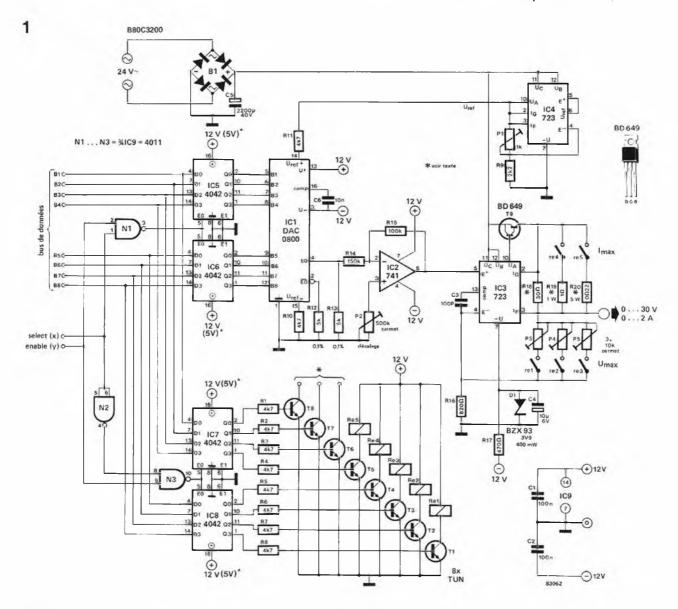
Après avoir soigneusement vérifié le montage que l'on aura réalisé soit sur circuit imprimé fait maison, soit sur carte d'expérimentation à pastilles cuivrées (l'une et l'autre au format européen), on pourra procéder au réglage: commencer par appliquer huit niveaux logiques bas aux entrées Bl...B8, tandis que

alimentation programmable elektor octobre 1983

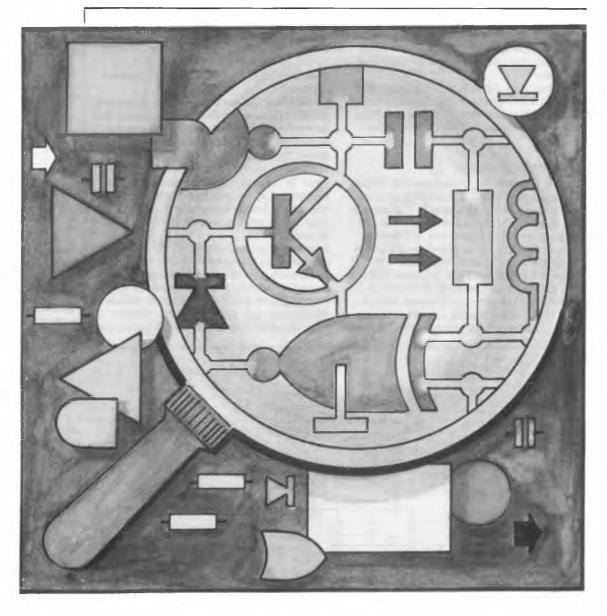
Décodage:

×	Y	Fonction
"1"	"1"	Conv. N/A
"1"	ø	Calibres
"Ø"	"1"	
Q	g	

Figure 1. Pour réaliser cette alimentation programmable, on fait appel à un régulateur intégré (IC3) dont la tension de référence est fournie par un convertisseur numérique/analogique lui-même commandé par un microprocesseur.



Note: Les tensions de + et -12 V pourront être fournies par l'alimentation de l'ordinateur hôte si celui-ci le permet.



la ligne SELECT(X) et la ligne ENABLE(Y) sont toutes deux au niveau logique haut. On ajuste à présent P1 de telle sorte qu'en sortie d'IC4 la tension U_{ref} soit précisément de 10 V (le voltmetre numérique donne une résolution de trois chiffres après la virgule, soit 10,000 V).

L'étape suivante consiste à mettre la ligne ENABLE(Y) au niveau logique bas, et les lignes de données B8 et B4 au niveau logique haut: les relais Rel et Re5 doivent coller. Remettre la ligne ENABLE(Y) au niveau logique haut, et toutes les lignes B1...B8 au niveau logique bas. Mesurer la tension Usortie qui doit être nulle. Si elle ne l'est pas, compenser le décalage à l'aide de P2 (offset).

Ensuite on met toutes les lignes B1...B8 au niveau logique haut et l'on règle la tension U_{sortie} à 5,00 V à l'aide de P3. Puis on vérifie le courant de sortie maximal qui doit être de l'ordre de 2 A. Voilà le premier calibre règlé.

Mettre B5 et B7 au niveau logique haut, et toutes les autres lignes B au niveau logique bas, de même que la ligne ENABLE(Y): les relais Re2 et Re4 sont actives. Remettre la ligne ENABLE(Y) ainsi que toutes les lignes B1 ... B8 au niveau logique haut, et

ajuster la tension U_{sortie} à 13 V à l'aide de P4; le courant de charge maximal doit être d'environ 0,5 A.

Pour finir, il faut régler le troisième et dernier calibre: mettre la ligne B6 au niveau logique haut, tandis que toutes les autres lignes B sont au niveau logique bas. Pour activer le relais Re3 et faire décoller Re4, il faut appliquer un niveau logique bas sur ENABLE(Y), laquelle ligne revient aussitôt au niveau logique haut, de même d'ailleurs que toutes les lignes B1...B8. La tension de sortie pourra être réglée à 30 V grâce à P5. Le courant de sortie ne dépassera plus les 50 mA.

Une fois les trois calibres réglés, l'alimentation programmable est prête à l'usage. Elle rendra de grands services lors d'expérimentations requerrant une grande précision et une bonne souplesse. Il reste bien sûr à mettre au point un petit programme de commande de l'interface de puissance, ce à quoi un petit système comme le Junior Computer se prête à merveille. Nous serions heureux d'entendre de vos nouvelles à ce sujet: si vous avez mis au point quelques routines élégantes et confortables, faites-les nous parvenir et nous les publierons volontiers.